

PCT

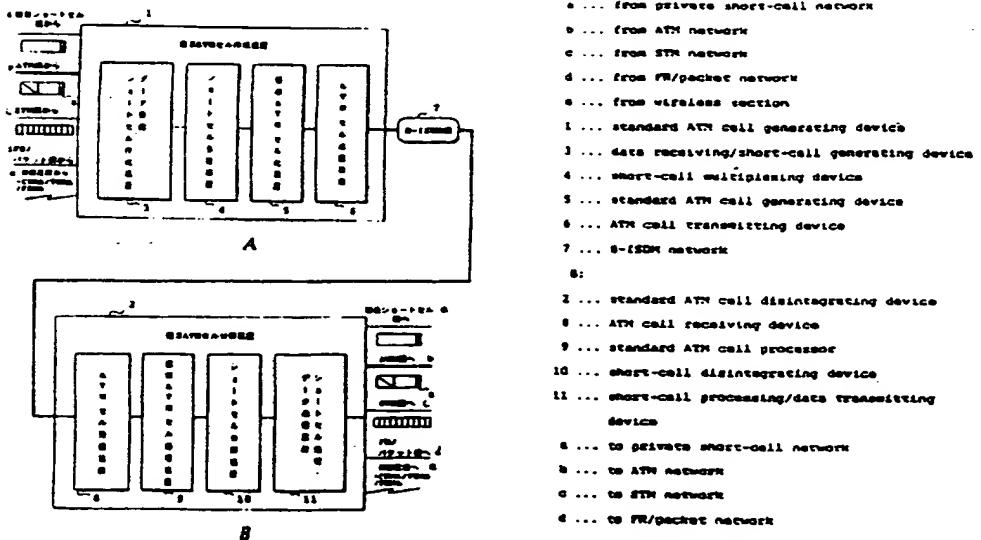
世界知的所有権機関
国際事務局

特許協力条約に基づいて公開された国際出願

(51) 国際特許分類6 H04L 12/28	A1	(11) 国際公開番号 (43) 国際公開日	WO97/33406 1997年9月12日(12.09.97)
(21) 国際出願番号 PCT/JP96/02954		大貴雅史(OONUKI, Masafumi)[JP/JP]	
(22) 国際出願日 1996年10月11日(11.10.96)		〒158 東京都世田谷区奥沢7丁目18-2 Tokyo, (JP)	
(30) 優先権データ 特願平8/52169 1996年3月8日(08.03.96)	JP	中島昭久(NAKAJIMA, Akihisa)[JP/JP] 〒189 東京都東村山市富士見町3丁目14-26 Tokyo, (JP)	
(71) 出願人 (米国を除くすべての指定国について) エヌ・ティ・ティ移動通信網株式会社 (NTT MOBILE COMMUNICATIONS NETWORK INC.)(JP/JP) 〒105 東京都港区虎ノ門2丁目10-1 Tokyo, (JP)		(74) 代理人 弁理士 谷 義一(TANI, Yoshikazu) 〒107 東京都港区赤坂5丁目1-31 第6セイコービル3階 Tokyo, (JP)	
(72) 発明者: および (75) 発明者/出願人 (米国についてのみ) 田村 基(TAMURA, Motoshi)[JP/JP] 〒167 東京都杉並区上井草2丁目21-8-12 Tokyo, (JP)		(81) 指定国 CA, CN, JP, KR, US, 欧州特許 (DE, FR, GB, IT, SE).	
岡川隆俊(OKAGAWA, Takatoshi)[JP/JP] 〒273 千葉県船橋市本郷町493 西船プラザレジデンス6008号 Chiba, (JP)		添付公開書類 国際調査報告書	
中村 寛(NAKAMURA, Hiroshi)[JP/JP] 〒178 東京都練馬区大泉学園町4丁目10-36 Tokyo, (JP)			
貝山 明(KAJIYAMA, Akira)[JP/JP] 〒236 神奈川県横浜市金沢区能見台4丁目4-1 いこいの街A棟409 Kanagawa, (JP)			

(54) Title: SYSTEM AND METHOD FOR SHORT-CELL MULTIPLEX ATM TRANSMISSION

(54) 発明の名称 ショートセル多重ATM伝送システム及び伝送方法



(57) Abstract

Short-cell multiplex for transmitting short data (basically, data of 48 bytes, but data of 48 bytes are also transmittable) generally shorter than the payload of a standard ATM cell through an ATM network. A standard ATM cell generating device (1) converts various forms of input information into short cells, efficiently transfers the short cells to a standard ATM cell in view of the length of the information into consideration, and outputs the standard ATM cell to a B-ISDN network (7). A standard ATM cell disintegrating device (2) disintegrates the standard ATM cell generated by the device (1) and inputted through the network (7) into short cells, converts the short cells into the original various forms of input information, and outputs the information through transmission lines. The short-cell ATM multiplex causes less delay, enhances the efficiency of transmission lines, and has a high compatibility with the standard ATM system.

(57) 要約

ATM標準セルのペイロードより主に短いデータ（48 byte未満を基本とするが、48 byteを超えることも許容する。）をATM網で伝送する際の、ショートセル多重を提供する。

標準ATMセル作成装置1は、さまざまな形式の入力情報を、ショートセルに変換し、その情報長を鑑みて効率良く標準ATMセルに乗せ替え、B-ISDN網7に出力する。標準ATMセル分解装置2は、B-ISDN網7から入力される、標準ATMセル作成装置1により作成された標準ATMセルを、ショートセルに分解し、さらにそのショートセルをもとの入力情報の形式に変換し、それぞれの伝送路に出力する。上記の構成により、遅延が少なく伝送路効率がよく、しかも標準ATM方式との整合性のよいショートセルATMセル多重が得られる。

情報としての用途のみ

PCTに基づいて公開される国際出願をパンフレット第一頁にPCT加盟国を固定するために使用されるコード

AL	アルバニア	E	エストニア	L	リベリア	R	ロシア連邦
AM	アルメニア	ES	スペイン	LS	レント	SDE	スー・ダーン
AT	オーストリア	FIR	フィンランド	LT	リトアニア	SEG	スウェーデン
AU	オーストラリア	FR	フランス	LU	ルクセンブルグ	SSI	シンガポール
AZ	アゼルバイジャン	GAB	ガボン	LV	ラトヴィア	SSK	シロヴェニア
BBB	ベルベドス	GBE	ギリス	MC	モナコ	SNK	スロヴァキア共和国
BEEF	ベルギー	GEH	グルジア	MD	モルドバ	SZ	スネガル
BGC	ブルガリア	GN	ガーナ	MG	マダガスカル	TD	ティヤード
BBI	ベナン	GRR	ギニア	MK	マケドニア田ユーロスラ	TG	トーゴ
BR	ブラジル	HUE	ギリシャ	WI	ウイグル共和国	TJ	タジキスタン
BY	ベラルーシ	IEST	ハンガリー	ML	マリ	TM	トルクメニスタン
CA	カナダ	IST	アイスランド	MN	モンゴル	TR	トルコ
CF	中央アフリカ共和国	ITP	イタリー	MR	モーリタニア	TT	トリニダード・トバゴ
CGH	コンゴー	JP	日本	MW	マラウイ	UAG	クックライナ
CIS	イス	KEG	ケニア	MX	メキシコ	UUS	クガング
CI	コート・ジボアール	KGP	キルギスタン	NE	ニジニエール	VZN	米国
CM	カメールーン	KPR	朝鮮民主主義人民共和国	NL	オランダ	UZ	ウズベキスタン共和国
CCN	中国	KZR	大韓民国	NO	ノルウェー	VV	ヴィエトナム
CZ	チェコ共和国	KZ	カザフスタン	NZ	ニュージーランド	YU	ユーゴスラビア
DE	ドイツ	LK	リヒテンシュタイン	PPL	ポーランド		
DK	デンマーク	LK	スリランカ	PT	ポルトガル		
				RO	ルーマニア		

明 細 書

ショートセル多重ATM伝送システム及び伝送方法

技 術 分 野

本発明は、ATM伝送に関し、特にATM網、独自ショートセル網、STM (Synchronous Transport Module)網、無線、パケット網、FR (フレームリレー) 網などで伝送されるATM標準セルのペイロードより主に短いデータ (48 byte未満を基本とするが、48 byteを超えることも許容する。) をATM網で伝送する際の、ショートセル多重に関する。

背 景 技 術

音声などの低ビットレートでリアルタイム性の高い情報をATMセル化する場合、標準ATMセルのペイロード部分に全て情報を蓄積すると遅延時間が大きくなり、品質劣化を招く。このため、パーシャル的 (ATMセルの一部分を使用する) に情報を乗せて伝送するパーシャルフィル方式が提案されていた。

また、構内などのローカル環境においては、低ビットレートデータに整合性の良い標準ATMセルの48 byteよりも短いペイロード部分を持つショートセルの提案が行われていた。

図30(a)、図30(b)に、上記のパーシャルフィルとショートセ

ルの方式を示す。

図30(a)に示したパーシャルフィル方式では、入力されたデータをパーシャルフィルセル作成装置12において、データにパーシャルフィルのためのダミーデータを付加して標準ATMセルとし、B-ISDN網に出力する。パーシャルフィルセル分解装置13ではB-ISDN網から受信したパーシャルフィルセルからデータ部分を取り出し出力する。

また、図30(b)に示したショートセル方式においては、入力されたデータをショートセル作成装置14において、データ長にあった大きさでセル化し、独自のセルスロット構成を持つ専用網に出力する。ショートセル分解装置15では専用網から受信したショートセルからデータ部分を取り出し出力する。

発明の開示

上記の従来の技術で述べたパーシャルフィル方式においては、標準ATMセルのペイロードの一部分しか使用しないため、標準ATMセルのペイロード使用効率やそれに伴う伝送路効率が悪くなるという問題点があった。

また、ショートセル方式では、独自のセルスロット構成を持つ専用網が必要であり、標準ATM交換網(B-ISDN網)との整合性が悪いという問題点があった。

そこで1つのATMセルに複数のユーザの情報を多重する、ショートセル多重伝送方式が提案された(ISS'95中島)。この方式は、1つのATMセルのペイロード内に、一定時間内に到達した異なるユーザからの短パケットを多重して伝送する方式で、これにより、遅延が一定範囲内に抑えられると同時に、効率が向上できる利点がある。

この伝送方式に関し(品川特許)が開示されている。さらに多重するユ

ーザの組合せに自由度を増した（三田特許）も出願されている。

ここで可変長のユーザデータを取り扱う場合に、あらかじめ長さを取り決めた固定長のショートセルに可変長のユーザデータを詰め、ショートセルペイロードの余った部分をダミー情報を詰める方法とショートセルをユーザデータに合わせて可変長ショートセルとしてATMセル内に多重／分離する方法の2つが考えられる。効率の観点では後者の方が優れるが、ATMセル毎に長さの異なる可変長のショートセルの長さを判別して切り出しを行う技術が必要となる。後者的方式において、さらに効率を追求した場合には、1つのATMセル内に多重する場合ではATMペイロードがある程度の占有率に達し、新たなショートセルの多重が見込めない場合には、部分的にダミー情報を詰めて送るため、ペイロードをすべて充満して伝送する場合に比較して効率がやや劣るという欠点があった。そこでショートセルを可変長にすると同時にそれらを1つ以上のATMセル内に多重／分離する、セルまたがり技術が有効である（ドコモ、ATM-F）。

この可変長のショートセルを1つ以上のATMセル内に多重／分離する1方法に関しATTがITUに寄書を提出している。ATT寄書では、各ショートセル単位に長さ情報（Length Information）とユーザ識別子（LLN:Logical Link Number）を付与し、可変長のショートセルの切り出しを実現している。セルまたがりの際の長さ情報の付与方法は、セルまたがりが生じた前半のショートセルの長さ情報にはショートセル全体の長さを表示し、続きのATMセル内の先頭に多重される後半のショートセルの長さ情報には後半のショートセルの長さのみを表示する。受信側ではショートセルの長さ情報がATMセルのペイロードの終わりを越えて設定されている場合に次のATMセルにまたがると判断し、この長さの不足分と、次に受信したATMセル内の先頭に多重される後半のショートセルの長さ情報

と比較し、一致した場合にセルまたがりで分割されていたショートセルの前半部と後半部を結合する。

しかしながら、この方法ではATMセルの伝送にセルロスが生じた場合に、ショートセルの切り出し処理に同期外れが生じ、以下の2点の問題点を招く。1点目は、セルロスが生じた後に受信したATMセルの先頭に多重されるショートセルの長さ情報が、前に受信していたまたがりショートセルの前半部のために期待していた不足の長さ分と不一致の場合、セルロスがあったことは検出できるが、後に受信したATMセルの先頭に多重されるショートセルが果たして完全な形のショートセルなのか、紛失されたATMセルからの続きのショートセルであったのかが識別できない（問題1）。2点目は、セルロスがあったにも関わらず、偶然にも期待していた不足の長さ分とセルロス後に受信したATMセルの先頭に多重されるショートセルの長さ情報が一致したしまった場合に、セルロスを検出できない上に、謝ったショートセル同士を結合してしまう（問題2）。

本特許では、可変長のショートセル多重伝送の装置および伝送方法について、以下のことをそれぞれ特徴とする3種類に関する。

(1) 多重分離のための情報を各ショートセル単位に付与する多重伝送
(実施例1)

(2) 多重分離のための情報をATM単位にまとめて付与する多重伝送
(実施例2)

(3) 多重分離のための情報を付与しない多重伝送(実施例3)

(1) は各ショートセル単位に長さ情報を付与して多重分離を行うという点でATT寄書と同様の特徴を持つが、ATT寄書の2つの問題点に関し、長さ情報でセルまたがりを判別するのではなく、ショートセル状態情報を付与して判別することにより、問題1を解決している。さらに、問題

2を解決するためのオプション選択制御としてショートセルを多重した後の多重データに対して、ATMセル伝送に関する制御情報を付加することにより、ATMセル単位のセルロスの検出をより確実に行うことができる能力を具備している。

(2)、(3)はこれまで開示されていない新たなショートセル多重伝送である。

上記目的を達成するために、請求項1記載の発明は、様々な種類の入力情報からショートセルを作成し、それらのショートセルを多重して1以上の標準ATMセルのペイロードに乗せ、ATM交換網へ出力する機能を持つ標準ATMセル作成装置(1)と、標準ATMセルを伝送するATM交換網(7)と、ショートセル多重ATMセルを受信し、ショートセルに分解した後、出力データの形式に変換し伝送路に出力する機能を持つ標準ATMセル分解装置(2)とを備えることを特徴とする。

請求項2記載の発明は、独自ショートセル、ATMセル、STMフレーム、フレームリレーやパケット網などの情報パケット、TDMA/FDM A無線フレーム、CDMA無線パケット等の様々な入力情報を受信し、それぞれの情報単位毎にショートセルを作成する機能を持つデータ受信・ショートセル作成装置(3)と、1以上の標準ATMセルのペイロードとして、ショートセルを多重を行う機能を持つショートセル多重装置(4)と、多重された多重データを標準ATMペイロードとして受信し、AALとヘッダを付加して標準ATMセルを作成する機能を持つ標準ATMセル化装置(5)と、その標準ATMセルをATM交換網に出力する機能を持つATMセル送信装置(6)とを備えることを特徴とする。

請求項3記載の発明は、請求項2記載の標準ATMセル作成装置(1)において、前記標準ATMセル化装置(5)は、前記ショートセル多重裝

置（4）からの多重化データ以外からもデータを入力して、ATM標準セルを作成することを特徴とする。

請求項4記載の発明は、請求項2又は3記載の標準ATMセル作成装置（1）において、前記データ受信・ショートセル作成装置（3）は、独自ショートセル、ATMセル、STMフレーム、フレームリレーやパケット網の情報である情報パケット、TDMA／FDMA無線フレーム、CDMA無線パケットなどの様々な形態のデータを受信する機能を持つデータ受信部（3-1）と、入力データをフレーム単位／パケット単位毎に切り出しショートセルのペイロード（SC-PL）を作成する機能を持つSC-PL作成部（3-2）と、必要に合わせてデータの属性からショートセルのAALを付与する機能を持つSC-AAL付与部（3-3）と、データのアドレス情報からショートセルのヘッダに変換し付与する機能を持つSC-H付与部（3-4）とを備えることを特徴とする。

請求項5記載の発明は、請求項2～4いずれか記載の標準ATMセル作成装置（1）において、前記ショートセル多重装置（4）は、自由長のショートセルが複数入力されてきたものを、様々な目的（例：データ属性毎、同一セル長毎、同一方路毎、等に多重）にあわせ、多重相手の組合せや順序などを決定する機能を持つ多重組合せ決定部A（4A-1）と、ショートセルの長さ情報等を含むショートセル情報を各ショートセル毎に付与する機能を持つショートセル情報付与部A（4A-2）と、多重組合せ決定部A（4A-1）の決定に従いショートセル情報を付与したショートセルを結合する機能を持つショートセル多重部A（4A-3）とを備えることを特徴とする。

請求項6記載の発明は、請求項2～4いずれか記載の標準ATMセル作成装置（1）において、前記ショートセル多重装置（4）は、自由長のショ

一トセルが複数入力されてきたものを、様々な目的（例：データ属性毎、同一セル長毎、同一方路毎、等に多重）に合わせ、あらかじめ定められた多重相手の組合せや順序などを決定する機能を持つ多重組合せ決定部B（4B-1）と、多重されるショートセルの長さや多重数などの情報を含む多重情報を作成する機能を持つ多重情報作成部B（4B-2）と、多重組合せ決定部B（4B-1）の決定に従いショートセル、多重情報を結合する機能を持つショートセル多重部B（4B-3）とを備えることを特徴とする。

請求項7記載の発明は、請求項2～4いずれか記載の標準ATMセル作成装置（1）において、前記ショートセル多重装置（4）は、自由長のショートセルが複数入力されてきたものを、様々な目的（例：データ属性毎、同一セル長毎、同一方路毎、等に多重）に合わせ、予め定められた多重相手の組合せや順序などを決定する機能を持つ多重組合せ決定部C（4C-1）と、多重組合せ決定部C（4C-1）の決定に従いショートセルを結合する機能を持つショートセル多重部C（4C-2）とを備えることを特徴とする。

請求項8記載の発明は、請求項6記載の標準ATMセル作成装置（1）において、前記多重情報は、多重データ構成を示す多重パターン識別子（P I : P a t t e r n I d e n t i f i e r）を含み、この多重パターン識別子と多重データ構成を対応づけておき、前記ショートセル多重装置（4）は、多重データ構成に応じた多重情報を付与することを特徴とする。

請求項9記載の発明は、請求項6記載の標準ATMセル作成装置（1）において、前記多重情報として、標準ATMセルのペイロードに同一長のショートセルがいくつ多重されているかを示す多重セル数情報（N）と、多重されているショートセルの長さを示すショートセル長情報（L）とを

含み、前記ショートセル多重装置（4）は、多重データ構成に応じた多重情報を付与することを特徴とする。

請求項10記載の発明は、請求項6記載の標準ATMセル作成装置（1）において、前記多重情報は、標準ATMセルのペイロードにいくつショートセルが多重されているかを示す多重セル数情報（N）と、多重されているショートセルの長さを多重セル数（N）分だけ示すセル長情報（L1～LIN）を含み、前記ショートセル多重装置（4）は、多重データ構成に応じた多重情報を付与することを特徴とする。

請求項11記載の発明は、B-ISDN網（7）から入力されてきた標準ATMセルを受信する機能を持つATMセル受信装置（8）と、受信した標準ATMセルを分解・処理を行い、ペイロードを得る機能を持つ標準ATMセル処理装置（9）と、得られたペイロードをショートセルに分解する機能を持つショートセル分解装置（10）と、そのショートセル毎に特定の処理を行い、独自ショートセル、ATMセル、STMセル、フレムリレーやパケット網の情報である情報パケット、TDMA/FDMA無線フレーム、CDMA無線パケットなどに変換し、それぞれの伝送路に出力する機能を持つショートセル処理・データ送信装置（11）とを備えることを特徴とする。

請求項12記載の発明は、請求項11記載の標準ATMセル分解装置（2）において、前記標準ATMセル処理装置（9）は、前記ショートセル分解装置（10）以外にもデータを出力して、ATM標準セルを処理することを特徴とする。

請求項13記載の発明は、請求項11または12記載の標準ATMセル分解装置（2）において、前記ショートセル分解装置（10）は、多重データの先頭から順次ショートセル情報を切り出し、分析してショートセル

に分解することを特徴とする。

請求項 14 記載の発明は、請求項 11 または 12 記載の標準 ATM セル分解装置 (2) において、前記ショートセル分解装置 (10) は、多重情報を切り出して分析する多重情報分析部 B (10B-1) と、多重情報分析部 B (10B-1) からの分析結果によりショートセルに分解するショートセル分解部 B (10B-2) とを有することを特徴とする。

請求項 15 記載の発明は、請求項 11 または 12 記載の標準 ATM セル分解装置 (2) において、前記ショートセル分解装置 (10) は、あらかじめ定められた構成により、ショートセルに分解することを特徴とする。

請求項 16 記載の発明は、請求項 11 ~ 15 のいずれか記載の標準 ATM セル分解装置 (2) において、前記ショートセル処理・データ送信装置 (11) は、受信したショートセルの SC-H を処理する機能を持つ SC-H 処理部 (11-1) と、そのショートセルに AAL があった場合に必要な AAL 処理を行う機能を持つ SC-AAL 処理部 (11-2) と、ショートセルのペイロードを処理する機能を持つ SC-POL 処理部 (11-3) と、それぞれの出力データの形に変換を行い伝送路に出力する機能を持つデータ送信部 (11-4) とを備えることを特徴とする。

請求項 17 記載の発明は、請求項 11、12 又は 14 のいずれか記載の標準 ATM セル分解装置 (2) において、前記標準 ATM セルの多重情報は、多重データ構成を示す多重パターン識別子 (P I : P a t t e r n I d e n t i f i e r) を含み、この多重パターン識別子と多重データ構成を対応づけておき、前記ショートセル分解装置 (10) は、多重情報に応じた多重データ構成に分解することを特徴とする。

請求項 18 記載の発明は、請求項 11、12 又は 14 のいずれか記載の標準 ATM セル分解装置 (2) において、前記標準 ATM セルの多重情報

は、標準ATMセルのペイロードに同一長のショートセルがいくつ多重されているかを示す多重セル数情報（N）と、多重されているショートセルの長さを示すショートセル長情報（L）とを含み、前記ショートセル分解装置（10）は、多重情報に応じた多重データ構成に分解することを特徴とする。

請求項19記載の発明は、請求項11、12または14のいずれか記載の標準ATMセル分解装置（2）において、前記多重情報は、標準ATMセルのペイロードにいくつショートセルが多重されているかを示す多重セル数情報（N）と、多重されているショートセルの長さを多重セル数（N）分だけ示すセル長情報（L₁₁～L_{1N}）を含み、前記ショートセル分解装置（10）は、多重情報に応じた多重データ構成に分解することを特徴とする。

請求項20記載の発明は、請求項2～10又は22～36のいずれかに記載の標準ATMセル作成装置（1）と請求項11～19又は37～51のいずれかに記載の標準ATMセル分解装置（2）とを含むことを特徴とする。

請求項21記載の発明は、請求項20記載の標準ATMセル作成／分解装置において、前記ショートセルは、サブショートセルを階層的に多重化したものであることを特徴とする。

請求項22記載の発明は、様々な種類の入力情報からショートセルを作成し、それらのショートセルを多重して1以上の標準ATMセルのペイロードに乗せ、ATM交換網へ出力する機能を持つ標準ATMセルを作成し、標準ATMセルを伝送し、ショートセル多重ATMセルを受信し、ショートセルに分解した後、出力データの形式に変換し伝送路に出力する機能を持つ標準ATMセルに分解することを特徴とする。

請求項 2 3 記載の発明は、請求項 2 2 記載のショートセル多重ATM伝送方法において、前記ショートセルは、サブショートセルを階層的に多重化したものであることを特徴とする。

請求項 2 4 記載の発明は、様々な種類の入力情報からショートセルを作成し、それらのショートセルを多重して 1 以上の標準 ATM セルのペイロードに乗せ、多重された多重データを標準 ATM ペイロードとして受信し、AAL とヘッダを付加して標準 ATM セルを作成し、その標準 ATM セルを ATM 交換網に伝送し、ショートセル多重 ATM セルを受信し、受信したショートセル多重 ATM セルの分解・処理を行い、ペイロードを得て、得られたペイロードをショートセルに分解した後、出力データの形式に変換し伝送路に出力する機能を持つ標準 ATM セルに分解することを特徴とする。

請求項 2 5 記載の発明は、様々な種類の入力情報からショートセルを作成し、ショートセルに個別に付与する必要がある情報をショートセル多重用個別 AAL として付与し、ショートセルを多重して多重データを作成し、多重データに、作成される ATM セルに共通するショートセル多重用共通 AAL を付与し、標準 ATM セルに ATM ヘッダを付与し、その標準 ATM セルを ATM 交換網に伝送し、ショートセル多重 ATM セルを受信し、ATM ヘッダに従って処理装置ヘルーチングを行い、ショートセル多重用共通 AAL とショートセル多重用個別 AAL との組合せにより多重データを処理してショートセルを取り出し、該ショートセルをショートセル多重用個別 AAL に従って個別に処理し、ショートセルを出力データに変換して出力することを特徴とする。

請求項 2 6 記載の発明は、請求項 2 5 記載のショートセル多重 ATM 伝送方法において、ショートセル多重用共通 AAL とショートセル多重用個

別AALとの組合せは、ショートセル多重用個別AALが長さ情報及びまたがり情報を含むことを特徴とする。

請求項27記載の発明は、請求項25記載のショートセル多重ATM伝送方法において、ショートセル多重用共通AALとショートセル多重用個別AALとの組合せは、ショートセル多重用共通AALが長さ情報及びまたがり情報を含むことを特徴とする。

請求項28記載の発明は、請求項25記載のショートセル多重ATM伝送方法において、ショートセル多重用共通AALとショートセル多重用個別AALとの組合せは、ショートセル多重用共通AALがまたがり情報を含み、ショートセル多重用個別AALが長さ情報を含むことを特徴とするショートセル多重ATM伝送方法。

請求項29記載の発明は、独自のショートセル、ATM、STMフレーム、フレームリレーやパケット網などの情報パケット、TDMA/FDM A無線フレーム、CDMA無線パケット等の様々な入力データを受信して標準ATMセルを作成する標準ATMセル作成装置において、作成される標準ATMセルに共通に付与されているAALをショートセル多重用共通AALとして付与し、ショートセルに個別に付与する必要がある情報をショートセル多重用個別AALとして付与することを特徴とする。

請求項30記載の発明は、前記ショートセル多重用個別AALにショートセル多重のための長さ情報を付与することを特徴とする。

請求項31記載の発明は、前記長さ情報は、多重するショートセルの分割前の長さを付与することを特徴とする。

請求項32記載の発明は、前記長さ情報は、標準ATMセル単位に分割後の長さを付与することを特徴とする。

請求項33記載の発明は、前記ショートセル多重用共通AALにショー

トセル多重のための長さ情報を付与することを特徴とする。

請求項 3 4 記載の発明は、前記ショートセル多重用共通A A Lに、標準ATMセルをまたがってショートセルが多重化されていることを示すまたがり情報を付与することを特徴とする。

請求項 3 5 記載の発明は、前記ショートセル多重用個別A A Lに、標準ATMセルをまたがってショートセルが多重化されていることを示すまたがり情報を付与することを特徴とする。

請求項 3 6 記載の発明は、前記ショートセル多重用個別A A Lに、ショートセルを個別に処理する情報を付与することを特徴とする。

請求項 3 7 記載の発明は、前記ショートセルを個別に処理する情報には、有音／無音の切り替わりを識別する情報を付与することを特徴とする。

請求項 3 8 記載の発明は、前記ショートセルを個別に処理する情報には、ショートセルに含まれるデータ内容の個別性を示す情報や品質を示す情報を付与することを特徴とする。

請求項 3 9 記載の発明は、標準ATMセル作成装置において、ショートセル多重用個別A A Lを付与し、ショートセル多重用個別A A Lには分割後の長さ情報を付与することを特徴とする。

請求項 4 0 記載の発明は、独自のショートセル、ATM、STMフレーム、フレームリレーやパケット網などの情報パケット、TDMA/FDM A無線フレーム、CDMA無線パケット等の様々な入力データから作成された標準ATMセルを受信してショートセルに分解する標準ATMセル分解装置において、標準ATMセルに共通に付与されているショートセル多重用共通A A Lおよびショートセルに個別付与されているショートセル多重用個別A A Lを用いて、ショートセルを分解し、分解された個別のショートセル処理を行うことを特徴とする。

請求項 4 1 記載の発明は、前記ショートセル多重用個別 A A L に、ショートセル多重のための長さ情報が付与されていることを特徴とする。

請求項 4 2 記載の発明は、前記長さ情報は、多重されたショートセルの分割前の長さが付与されていることを特徴とする。

請求項 4 3 記載の発明は、前記長さ情報は、標準 A T M セル単位に分割後の長さを付与していることを特徴とする。

請求項 4 4 記載の発明は、標準 A T M セル分解装置において、ショートセル多重用個別 A A L を付与し、ショートセル多重用個別 A A L には分割後の長さ情報を付与することを特徴とする。

請求項 4 5 記載の発明は、前記ショートセル多重用共通 A A L にショートセル多重のための長さ情報が付与されていることを特徴とする。

請求項 4 6 記載の発明は、前記ショートセル多重用共通 A A L に、標準 A T M セルをまたがってショートセルが多重されていることを示すまたがり情報が付与されていることを特徴とする。

請求項 4 7 記載の発明は、前記ショートセル多重用個別 A A L に、標準 A T M セルをまたがってショートセルが多重されていることを示すまたがり情報が付与されていることを特徴とする。

請求項 4 8 記載の発明は、前記ショートセル多重用個別 A A L に、ショートセルを個別に処理する情報が付与されていることを特徴とする。

請求項 4 9 記載の発明は、前記ショートセルを個別に処理する情報には、有音／無音の切り替わりを識別する情報が付与されていることを特徴とする。

請求項 5 0 記載の発明は、前記ショートセルを個別に処理する情報には、ショートセルに含まれるデータ内容の個別性を示す情報や品質を示す情報を付与することを特徴とする。

請求項 5 1 記載の発明は、請求項 2 ~ 10 又は 24 ~ 34 のいずれかに記載の標準 ATM セル作成装置と請求項 11 ~ 19 又は 35 ~ 45 のいずれかに記載の標準 ATM 分解装置とを標準 ATM セル交換網を介して接続したことを特徴とする。

請求項 5 2 記載の発明は、請求項 5 1 記載のショートセル多重 ATM 伝送システムにおいて、前記ショートセルは、サブショートセルを階層的に多重化したものであることを特徴とする。

請求項 5 3 記載の発明は、請求項 2 ~ 4 記載の標準 ATM セル作成装置 (1) における前記データ受信・ショートセル作成装置 (3) の SC-A AL 付与部 (3-3, 3-3') は、分割ユーザデータの最後のものまたは分割ユーザデータの最初のものに、SC-A AL として最終識別情報又は先頭識別情報を付与することを特徴とする。

請求項 5 4 記載の発明は、請求項 5 3 記載のデータ受信・ショートセル作成装置 (3) の SC-A AL 付与部において、最終識別情報には、分割ユーザデータの最終であることを示す識別ビットが表示されることを特徴とする。

請求項 5 5 記載の発明は、請求項 5 3 記載のデータ受信・ショートセル作成装置 (3) の SC-A AL 付与部において、先頭識別情報には、分割ユーザデータの先頭であることを示す識別ビットが表示されることを特徴とする。

図面の簡単な説明

図 1 は、図 1 A と図 1 B との関係を示す図である。

図 1 A は、本発明のショートセル多重 ATM 伝送方式の基本装置構成

を示す図である。

図1Bは、本発明のショートセル多重ATM伝送方式の基本装置構成を示す図である。

図2は、データ受信・ショートセル作成装置の詳細構成と動作例を示す図である。

図3は、ショートセル処理・データ送信装置の詳細構成と動作例を示す図である。

図4は、ショートセル多重装置の詳細構成と動作例を示す図である。

図5は、多重データ長によるパターン例を示す図である。

図6は、ショートセル分解装置の詳細構成と動作例を示す図である。

図7は、ショートセル多重装置の他の実施例の詳細構成と動作例を示す図である。

図8は、多重データ長によるパターン例を示す図である。

図9は、ショートセル分解装置の他の実施例の詳細構成と動作例を示す図である。

図10は、多重情報のデータ構成法1を説明する図である。

図11Aは、多重情報のデータ構成法2を説明する図である。

図11Bは、多重情報のデータ構成法2を説明する図である。

図12Aは、多重情報のデータ構成法3を説明する図である。

図12Bは、多重情報のデータ構成法3を説明する図である。

図13は、多重情報のデータ構成法3の例を説明する図である。

図14は、ショートセル多重装置のもう1つの実施例の詳細構成と動作例を示す図である。

図15Aは、多重データ長によるパターン例を示す図である。

図15Bは、多重データ長によるパターン例を示す図である。

図16は、ショートセル分解装置のもう1つの実施例の詳細構成と動作例を示す図である。

図17は、図17Aと図17Bとの関係を示す図である。

図17Aは、ショートセル多重ATM伝送と他の伝送との混合伝送を示す図である。

図17Bは、ショートセル多重ATM伝送と他の伝送との混合伝送を示す図である。

図18Aは、ショートセル多重化のフォーマットを説明するための図である。

図18Bは、ショートセル多重化のフォーマットを説明するための図である。

図19Aは、ショートセル多重化のフォーマットを説明するための図である。

図19Bは、ショートセル多重化のフォーマットを説明するための図である。

図20は、図20Aと図20Bとの関係を示す図である。

図20Aは、ショートセル多重化処理を説明するための図である。

図20Bは、ショートセル多重化処理を説明するための図である。

図21は、図21Aと図21Bとの関係を示す図である。

図21Aは、ショートセル多重化処理を説明するための図である。

図21Bは、ショートセル多重化処理を説明するための図である。

図22は、図22Aと図22Bとの関係を示す図である。

図22Aは、ショートセル多重化処理を説明するための図である。

図22Bは、ショートセル多重化処理を説明するための図である。

図23は、ショートセル多重化処理を行う装置構成を説明するための図

である。

図24は、ショートセル多重化処理を行う装置構成を説明するための図である。

図25は、ショートセル多重化処理を行う装置構成を説明するための図である。

図26は、図26Aと図26Bとの関係を示す図である。

図26Aは、ショートセル多重化処理を行う装置構成を説明するためのブロック図である。

図26Bは、ショートセル多重化処理を行う装置構成を説明するためのブロック図である。

図27は、図27Aと図27Bとの関係を示す図である。

図27Aは、ショートセル多重化処理を行う装置構成を説明するためのブロック図である。

図27Bは、ショートセル多重化処理を行う装置構成を説明するためのブロック図である。

図28は、図28Aと図28Bとの関係を示す図である。

図28Aは、サブショートセル多重を行うための装置構成を説明する図である。

図28Bは、サブショートセル多重を行うための装置構成を説明する図である。

図29は、2階層のショートセル多重を説明する図である。

図30Aは、従来の技術のバーシャルフィル方式およびショートセル方式を説明する図である。

図30Bは、従来の技術のバーシャルフィル方式およびショートセル方式を説明する図である。

図31Aは、ショートセル多重用共通AAL、ショートセル多重用個別AAL、SC-AALのAALのペイロードに対する付加の方法を示す図である。

図31Bは、ショートセル多重用共通AAL、ショートセル多重用個別AAL、SC-AALのAALのペイロードに対する付加の方法を示す図である。

図31Cは、ショートセル多重用共通AAL、ショートセル多重用個別AAL、SC-AALのAALのペイロードに対する付加の方法を示す図である。

図31Dは、ショートセル多重用共通AAL、ショートセル多重用個別AAL、SC-AALのAALのペイロードに対する付加の方法を示す図である。

図31Eは、ショートセル多重用共通AAL、ショートセル多重用個別AAL、SC-AALのAALのペイロードに対する付加の方法を示す図である。

図32は、図32Aと図32Bとの関係を示す図である。

図32Aは、ユーザデータ分割時のデータ受信・ショートセル作成装置とショートセル処理・データ送信装置を説明する図である。

図32Bは、ユーザデータ分割時のデータ受信・ショートセル作成装置とショートセル処理・データ送信装置を説明する図である。

図33は、ショートセル多重用AAL Protocol Stack を説明する図である。

図34は、図33に該当する処理を行った場合のサブレイヤと処理装置との対応を説明する図である。

図35は、ショートセル多重ATM伝送方法を概略的に説明するフロー

チャートである。

図36は、ショートセル多重A TM伝送方法を詳細に説明するフローチャートである。

図37は、ショートセル多重A TM伝送方法において、ショートセル多重用共通A ALとショートセル多重用個別A ALの特定の組合せについて説明するフローチャートである。

図38は、ショートセル多重A TM伝送方法において、ショートセル多重用共通A ALとショートセル多重用個別A ALの特定の組合せについて説明するフローチャートである。

図39は、ショートセル多重A TM伝送方法において、ショートセル多重用共通A ALとショートセル多重用個別A ALの特定の組合せについて説明するフローチャートである。

発明を実施するための最良の形態

図面を参照して、本発明の実施例を説明する。

図1(A) (B)に、本発明の実施例を示す。図1(A) (B)において、1は標準A TMセル作成装置、7は標準A TM交換網が構築されているB-ISDN網、2は標準A TMセル分解装置である。また、標準A TMセル作成装置1は、データ受信・ショートセル作成装置3、ショートセル多重装置4、標準A TMセル化装置5、A TMセル送信装置6で構成されている。標準A TMセル分解装置2は、A TMセル受信装置8、標準A TMセル処理装置9、ショートセル分解装置10、ショートセル処理・データ送信装置11から構成されている。この各部分は、後で詳細に説明する。

さて、標準ATMセル作成装置1は、独自ショートセル、ATMセル、STMフレーム、フレームリレーやパケット網の情報パケット、TDMA／FDMA無線フレーム、CDMA無線パケットなどのさまざまな入力情報を、ショートセルに変換し、その情報長を鑑みて効率良く標準ATMセルに乗せ替え、B-ISDN網7に出力する。この場合、データ源は、標準セルのペイロードより長い(48byte以上)場合もある。

B-ISDN網7は、標準ATMセルを伝送、交換し、ATMヘッダ(ATM-H)に設定されたアドレスに従ってルーティングを行う。

標準ATMセル分解装置2は、B-ISDN網7から入力される、標準ATMセル作成装置1により作成された標準ATMセルを、ショートセルに分解し、さらにそのショートセルを独自ショートセル、ATMセル、STMフレーム、フレームリレーやパケット網の情報パケット、TDMA／FDMA無線フレーム、CDMA無線パケットなどに変換し、それぞれの伝送路に出力する。

標準ATMセル分解装置2の出力を加工(データ処理)、交換処理した後に、さらに標準ATMセル作成装置1に入力しても良い。

複数の標準ATMセル作成装置1と複数の標準ATMセル分解装置2がB-ISDN網を介して接続することができる。

標準ATMセル作成装置1と標準ATMセル分解装置2を一体化し、標準ATMセル作成／分解装置とすることができます。

標準ATMセル作成装置1について、詳しく説明する。標準ATMセル作成装置1は、データ受信・ショートセル作成装置3、ショートセル多重装置4、標準ATMセル化装置5、ATMセル送信装置6で構成されている。

データ受信・ショートセル作成装置3は、独自ショートセル、ATMセ

ル、STMフレーム、フレームリレーやパケット網の情報パケット、TDMA/FDMA無線フレーム、CDMA無線パケットなどのさまざまな入力情報を受信し、ショートセルに変換する処理を行う。

ショートセル多重装置4は、データ受信・ショートセル作成装置3で作成したショートセルを複数多重して、多重データ（標準ATMのAAL部を除くペイロード部）を作成する。

標準ATM化セル装置5は、ショートセル多重装置4から受信した多重データに標準ATMのAAL(ATM Adaptation Layer)を付与し、さらに標準ATMヘッダを付与することによって、多重データを標準ATMセルとする。標準ATMセルは、ATMセル送信装置6に送られる。

このATMセル送信装置6を複数設置することもできる。この場合は、標準ATMセル化装置5とATMセル送信装置6との間にATMスイッチを配置し、標準ATMヘッダにより複数のATMセル送信装置6から1つを選択するようとする。

また、データ受信・ショートセル作成装置3、ショートセル多重装置4、標準ATMセル化装置5を複数設置し、それを1つのATMセル送信装置6に接続することもできる。この場合も、複数の標準ATMセル化装置5とATMセル送信装置6との間にATMスイッチを設ける必要がある。

標準ATMセル化装置5は、バス設定時に標準ATMセル処理装置9と通信しB-ISDN網(7)にATM交換機を含む場合は、含まれる各ATM交換機内のアドレス交換を経て、標準ATMセルのルーティングの際に使用するアドレス変換テーブル（後述）を設定する。このアドレス変換テーブルをあらかじめ局データ等で設定しておけばバス設定時の通信によるアドレス変換テーブルの設定処理は省略できる。

ATMセル送信装置6は、B-ISDN網とのインターフェース機能を有

し、標準ATMセル化装置5で作成された標準ATMをB-ISDN網7に送信する機能を持つ。

標準ATMセル分解装置2について、詳しく説明する。標準ATMセル分解装置2は、ATMセル受信装置8、標準ATMセル処理装置9、ショートセル分解装置10、ショートセル処理・データ送信装置11から構成されている。

ATMセル受信装置8は、B-ISDN網とのインターフェース機能を有し、B-ISDN網7からの標準ATMセルを受信する機能を持ち、受信した標準ATMセルを標準ATMセル処理装置9に送る。

この標準ATM処理装置9、ショートセル分解装置10およびショートセル処理、データ送信装置の一連の装置を複数設置することもできる。この場合は、ATM受信装置8と標準ATM処理装置9との間にATMスイッチを配置し、標準ATMヘッダにより複数の標準ATM処理装置9から1つを選択するようとする。

また、複数のATMセル受信装置8を設けることもできる。この場合も標準ATM処理装置9と複数のATMセル受信装置8との間にATMスイッチを設ける必要がある。

標準ATMセル処理装置9は、標準ATMセル受信装置8から受信した標準ATMセルのATMヘッダを処理し、さらにAAL (ATM Adaptation Layer) 処理を行う。ペイロードとして得られた多重データは、ショートセル分解装置10に送られる。

ショートセル分解装置10は、標準ATMセル処理装置9から受け取った多重データをショートセルに分解・合成し、ショートセル処理・データ送信装置11に送る。

ショートセル処理・データ送信装置11は、ショートセル分解装置10

から受信したショートセルを出力伝送路の方式に従って変換処理し、独自ショートセル、ATMセル、STMフレーム、フレームリレーやパケット網の情報パケット、TDMA/FDMA無線フレーム、CDMA無線パケットなどのさまざまな伝送路に出力する。

図2及び図3を参照して、データ受信・ショートセル作成装置3及びショートセル処理・データ送信装置11を詳しく説明する。

なお、図2および以降の図において、SC-AALがデータの先頭のみに付与されるように示されてある。これは、例示であり、ITU-Tで標準化されているAALと同様に、データの後尾、データの先頭、もしくは先頭と後尾にあっても良い。

ショートセル多重用共通AAL、ショートセル多重用個別AAL、SC-AALはAALのペイロードに対して、ヘッダとして付加してもよいし(図31(A))、トレイラとして付加してもよいし(図31(B))、ヘッダとトレイラに分割して付加してもよい(図31(C))。

データ受信・ショートセル作成装置3は、独自ショートセル、ATMセル、STMフレーム、フレームリレーやパケット網の情報パケット、TDMA/FDMA無線フレーム、CDMA無線パケットなどのさまざまな入力情報を受信し、ショートセルに変換する処理を行う。

図2において、データ受信・ショートセル作成装置3は、データ受信部3-1、SC-PL(Short Cell-Payload:ショートセルペイロード)作成部3-2、SC-AAL(Short Cell-AAL:ショートセルAAL)付与部3-3、SC-H(Short Cell-Header:ショートセルヘッダ)付与部3-4からなる。

データ受信部3-1は、入力データの伝送方式を終端して新たにATM伝送する場合と、データ受信部3-1の受信データをデータ送信部11

— 4 の送信データの同傳送方式にトランスペアレント（透過的）に伝送する場合とで、その処理が異なる。

まず、入力データの伝送方式を終端して、新たに ATM 伝送する場合を説明する。データ受信部 3 - 1 は、入力データの伝送方式に適合するハーディンタフェースを具備し、入力データをフレーム単位／パケット単位に切り出す処理を行う。

この際、入力の伝送方式を終端するためのさまざまな制御を行う。（例えば、入力が ATM 方式の場合は、AAL 处理を行い、入力がフレームリレーやパケット方式の場合は、送達制御やフレームチェック処理を行う。）

次に、切り出した入力データからユーザデータ部分とデータを伝送するためのアドレス情報を得る。以下入力データによるユーザデータ部分とアドレス情報の取得方法の例を説明する。

例 1 :

入力が独自ショートセル、ATM セルの場合は、ペイロード部をユーザデータ部分とし、ATM ヘッダをアドレス情報とすることができる。

例 2 :

入力が STM フレームや TDMA/FDMA 無線フレーム情報の場合は、フレーム情報をすべてユーザデータ部分とし、回線／CH 番号とタイムスロット位置からアドレス情報を新たに作成する。

例 3 :

入力がフレームリレーやパケット網の情報パケットの場合は、情報パケットのユーザデータ部分をそのままユーザデータ部とし、パケットのアドレス部やヘッダ部をアドレス情報とすることができる。

例 4 :

入力が CDMA 無線情報パケットの場合は、情報パケットのユーザデータ

タ部をそのままユーザデータ部とし、パケットのCDMAコード番号などをアドレス情報とすることができる。

このように、アドレス情報は、入力がSTM等論理アドレスを持たない場合は、物理的な回線、タイムスロット位置情報等を当てている。

一方、データ受信部3-1の受信データをデータ送信部11-4にトランスペアレントに伝送する場合では、データ受信部3-1は、入力データの传送方式に適合するハードインターフェースを具備し、入力データをフレーム単位／パケット単位に切り出す処理を行う。

切り出した入力データは、すべてユーザデータ部分とし、さらに入力データから前述と同様にアドレス情報を得る。

データ受信部3-1で得たアドレス情報は、アドレス情報1として、SC-H付与部3-4で使用する。

SC-PL作成部3-2は、データ受信部3-1で得た入力データのユーザデータ部をSC-PLとする。

SC-AAL付与部3-3は、ショートセルコネクションの設定の際に、アウトチャネルにより得たデータ属性により、AALタイプを決定し、必要なAAL情報をSC-PLに付加する。また、SC-PLの処理のために新たな情報（例えば、音声データに対する無音圧縮制御のための制御情報や移動通信データのダイバーシティハンドオーバのための制御情報など）をSC-AALとして追加しても良い。ユーザデータについてAAL制御を望まない場合は、この処理を省略しても良い。ここで設定されたAALタイプは、後にSC-H付与部3-4と標準ATMセル分解装置2のSC-H処理部11-1でショートセルヘッダを決定する際に併せて通知、SC-AAL処理部11-2での処理に対応付けられる。

SC-H付与部3-4は、ショートセルのバス設定時に標準ATMセル

分解装置 2 の S C - H 処理部 1 1 - 1 と通信し、ルーティングのためのアドレス変換テーブルを設定する。

S C - H 付与部 3 - 4 が設定、参照するアドレス変換テーブル 1 は、入力データのアドレス情報 1 とショートセルヘッダの対応付け、および S C - A A L 付与部 3 - 3 で決定したショートセル A A L タイプを記憶する。

S C - H 処理部 1 1 - 1 が設定、参照するアドレス変換テーブル 2 は、ショートセルヘッダと出力データのアドレス情報 2 との対応付け、および S C - A A L 付与部 3 - 3 で決定したショートセル A A L タイプを記憶する。

このパス設定時の通信によるアドレス変換テーブル 1, 2 の設定処理は、アドレス情報 1、S C - H、アドレス情報 2、ショートセル A A L タイプの関係をあらかじめ局データ等でアドレス変換テーブル 1, 2 に各々設定しておけば省略できる。

ショートセルヘッダの構成としては、標準 A T M セルヘッダと同じ構成を取る場合と、標準 A T M セルヘッダと異なる構成を取る場合がある。

標準の A T M ヘッダと同じ構成を取った場合には、後述のように、実施例 3 で例示するように、ショートセルヘッダをそのまま多重データを運ぶ標準 A T M ヘッダとすることができます。ショートセルヘッダショートセル処理・データ送信装置 1 1 のデータ送信部 1 1 - 4 での出力を A T M とする場合に整合性が良いなどの利点がある。

S C - H 付与部 3 - 4 で完成したショートセルは、ショートセル多重装置 4 に送られる。

図 3 を参照して、ショートセル処理・データ送信装置 1 1 について詳しく説明する。

S C - H 付与部 3 - 4 で完成したショートセルは、標準 A T M セル分解

装置 2 内のショートセル処理・データ送信装置 11 にて元の伝送方式のデータ、もしくはその他の伝送方式のデータに復元／変換される。

ショートセル処理・データ送信装置 11 は、受信したショートセルを変換処理し、独自ショートセル、ATMセル、STMフレーム、フレームリレー やパケット網の情報パケット、TDMA/FDMA無線フレーム、CDMA無線パケットなどのさまざまな伝送形態に出力する。

図 3において、ショートセル処理・データ送信装置 11 は、SC-H (Short Cell-Header : ショートセルヘッダ) 処理部 11-1、SC-AAL (Short Cell-AAL : ショートセルAAL) 処理部 11-2、SC-PPL (Short Cell-Payload : ショートセルペイロード) 処理部 11-3、データ送信部 11-4 からなる。

SC-H 処理部 11-1 は、バス設定時に SC-H 付与部 3-4 と通信し、前述のアドレス変換テーブル 2 を設定する。

SC-H 処理部 11-1 は、ショートセル分解装置 10 から受け取ったショートセルのショートセルヘッダを分析し、アドレス変換テーブル 2 を使って出力データのアドレス情報 2 とショートセルの AAL タイプを得る。

SC-AAL 処理部 11-2 は、ショートセルに AAL が設定されていた場合、SC-H 処理部 11-1 で得たショートセルの AAL タイプに従って AAL 処理を行う。また、ショートセルに AAL が設定されていない場合は、この処理は省略される。

SC-PPL 処理部 11-3 は、ショートセルのペイロード部を出力データのユーザデータ部として得る。

データ送信部 11-4 は、出力データの伝送方式に適合するハードインタフェースを具備し、送出する伝送方式に応じてフレーム単位／パケット単位に出力データをそれぞれの伝送路に送り出す処理を行う。

出力データの作成方法は、データ受信部3-1で入力データの伝送方式を終端して新たにATM伝送する場合と、データ受信部の受信データをデータ送信部の同伝送方式にトランスペアレントに伝送する場合のどちらを取っていたかで処理が異なる。

まず、入力データの伝送方式を終端して新たにATM伝送する方法を取っていた場合は、データ送信部11-4は、SC-H処理部11-1で得たアドレス情報2、SC-AAL処理部11-2で得たデータ属性、SC-PAL処理部11-3で得たユーザデータから出力データを作成する。

例1：

出力が独自ショートセル、ATMセルの場合は、ユーザデータをペイロード部とし、アドレス情報2をATMヘッダ、ショートセルでのAALをそのままATMセルのAALとすることができる。

例2：

出力がSTMフレームやTDMA/FDMA無線フレーム情報の場合は、ユーザデータ部分をフレーム情報とし、アドレス情報2から回線/CH番号とタイムスロット位置を判定する。

例3：

出力がフレームリレーやパケット網の情報パケットの場合は、ユーザデータ部を情報パケットのユーザデータ部とし、アドレス情報2からパケットのアドレス部やヘッダ部を作成することができる。

例4：

出力がCDMA無線情報パケットの場合は、ユーザデータ部を情報パケットのユーザデータ部とし、アドレス情報2からパケットのCDMAコード番号などを判定することができる。

この場合も、STM等、論理アドレスを持たない場合は、物理的な回線、

タイムスロット位置情報等を用いている。

一方、データ受信部3-1の受信データをデータ送信部11-4の送信データの同传送方式にトランスペアレントに伝送する方法を取っていた場合では、SC-P L処理部11-3で得たユーザデータをアドレス情報を含んだ出力データとする。ただし、出力がSTMフレームやTDMA/FDMA無線フレーム情報の場合は、ユーザデータ部分をフレーム情報とし、アドレス情報2から回線/CH番号とタイムスロット位置を判定する。

図4～図16を用いて、ショートセル多重化装置とショートセル分解装置の構成を説明する。

実施例1

図4～図6を用いて、実施例1（ショートセル多重化装置Aとショートセル分解装置A）の場合を説明する。

この実施例1は、ショートセル毎に長さ情報を付加するものである。

図4において、ショートセル多重装置A（4A）は、多重組合せ決定部A（4A-1）と、ショートセル情報付与部A（4A-2）と、ショートセル多重部A（4A-3）からなる。

ショートセル多重装置A（4A）は、まず、多重組合せ決定部A（4A-1）において、入力された複数のショートセルを標準ATMセルのペイロードに多重する際に、どの組合せで、どの順番で多重を行うか決定する。

この決定に際して、多重組合せ決定部A（4A-1）は、ショートセル情報付与部A（4A-2）で付与するショートセル情報のbyte長と標準ATMセル化装置5で付与する標準ATMのAALのbyte長をあらかじめ入手しておくことにより、標準ATMのペイロードの48byteからそれらの制御情報のためのbyte長を差し引いた、実質的にショ

トセルの多重用に使用できるデータbyte長を知ることができる。

この決定は、装置内の待ち合わせ遅延を最小限にするために、受信順に多重の組合せとする場合と、受信したショートセルをそのセルの属性（S C - A A L タイプ）に応じた待ち合わせ遅延許容時間を超えない範囲内でバッファで待ち合わせを行い、バッファ内に蓄積された複数のショートセルの中から、セルの属性、セル長、セルのアドレス（S C - H）等から多重相手としてふさわしいものを多重の組合せとすることができます。

例 1 :

セルの属性に着目すれば、同じ属性のセル同志を多重相手とすることで、遅延制御等を標準 ATM 管理で行い易くすることができる。

例 2 :

セル長に着目すれば、多重化した際に標準 ATM セルのペイロードに余り（バーシャルファイル）がなるべく生じない組合せを選んだり、1つのショートセルが複数の標準 ATM セルにまたがって乗せられることがなるべく生じない組合せを選んだりすることができる。

例 3 :

セルのアドレスに着目すれば、行き先の方路が同じショートセル同志を多重することにより、多重した標準セルのまま、より遠方の共通の目的地まで伝送させることができる。

上記の様にして決定した多重の組合せは、図 5 に示すように、多重データ長により以下の 3 つの多重データ長パターンに分類される。

ここでの多重データ長とは、多重するショートセル長の和とショートセル情報付与部（4 A - 2）で各ショートセルに付与されるショートセル情報の和、さらに標準 ATM セル化装置 5 で付与される A A L 情報長を合わせた長さである。

(パターン1) 多重データ長が48byteのもの

(パターン2) 多重データ長が48byte未満のもの

(パターン3) 多重データ長が48byteを超えるもの

パターン3の場合には1つの標準ATMセルに入りきらないので、最後のショートセルのあふれたデータ分(48byteを超える分)は次の標準ATMセルで送る必要がある。そのため、あふれたデータ分を新たなショートセル(SC-H, SC-AALを持たない)として分割し、次の標準ATMセルに多重されるショートセルの1番目とする。

ショートセル情報付与部A(4A-2)は、多重組合せ決定部A(4A-1)から受け取ったショートセルから、ショートセル情報を作成し、それぞれのショートセルの先頭に付加する。

ショートセル情報は、ショートセル長情報(LI)、ショートセル状態情報(ST:Short cell Type)、およびそれらの情報を伝送した際の伝送誤りに対する誤り検出・誤り修復ビット(パリティビット, CRC, etc)等からなる。

ショートセル状態情報は、ショートセルが完全な形か(ST="00")、後半部のみが欠けているのか(ST="01")、前半部のみが欠けているか(ST="10")、前半部も後半部も欠けているのか(ST="11")を知るための情報である。

ショートセル多重部A(4A-3)は、先に述べた多重データ長パターンにより異なった処理を行う。

多重データ長パターン1は、多重データ長が48byteであるため、多重組合せ決定部4A-1において決定された、ショートセルの組合せと多重の順番に従ってショートセル情報が付加されたショートセルをつなぎ合わせる。

パターン2は、多重データ長が48byte未満であるため、多重データ長パターン1と同様にショートセルをつなぎ合わせた後、標準ATMセル化装置5で付与されるAAL情報長を鑑みて48byteのデータ長になるように多重データの最後にさらに無意情報(NULL)を付加する。

多重データ長パターン3は、多重データ長が48byte超の場合であるが、48byteを超えるデータについては、次の標準ATMセルに多重されるショートセルの1番目にまわすことにより、多重データ長は48byteとなっている。従って、多重データ長パターン1と同様にショートセルをつなぎ合わせる処理を行う。

多重部(4A-3)で作成された多重データ(48byte-標準ATMのAAL情報長)は、標準ATMセル化装置5に送られる。

さて、このようにして作成された多重データは、ショートセル分解装置Aにより、もとのデータに分解される。これを図6により説明する。

ショートセル分解装置A(10A)は、ショートセル分解部A(10A-1)からなり、標準ATMセル処理装置9から受け取った、ショートセル多重部A(4A-3)で作成された多重データをショートセルに分解・合成する。

ショートセル分解部A(10A-1)は、ショートセル多重部A(4A-3)で作成された多重データの先頭からショートセル情報を切り出し、分析することにより、ショートセル情報に続くショートセルを取り出すことができる。この操作を多重データの最後のショートセルまで行う。

ショートセル分解部A(10A-1)は、ショートセル情報を分析することにより、ショートセル長情報(LI)とショートセル状態情報(ST)、誤り検出・誤り修復ビット(C)を得る。

第一に、誤り検出・誤り修復ビット(C)からショートセル情報に伝送

誤りが生じていないか判断し、修復可能であれば修復を行う。誤りが生じた際に誤り検出機能しか持たない場合または誤り修復が不可能であった場合には、誤った情報に基づいたショートセルの切り出しは困難であるため、以降の多重データの破棄を行う。（ここで誤った切り出しの可能性を許容した上で、破棄を行わずさらに処理を続けても良い）

第二に、ショートセル長情報（L I）によりショートセル情報に続くショートセルを切り出すことができる。例えば、ショートセル長情報が 8 b y t e であればショートセル情報に続く 8 b y t e をショートセルとして切り出してやれば良い。

第三に、ショートセル状態情報（S T）により、ショートセル長情報により切り出したショートセルが、完全な形のセルなのか、前半部のみが欠けているか、後半部のみが欠けているのか、前半部も後半部も欠けている（1つのショートセルが3つ以上の多重データにまたがる場合）のか、というまたがり情報を知ることができる。図35、図36、図37のフローチャートに示すように、実施例1では、多重用個別A A Lに長さ情報とまたがり情報を含む。

ショートセル状態情報（S T）により以下のように処理を行う。

S T = “0 0” であればショートセルが完全な形と判断し、切り出したショートセルをショートセル処理・データ送信装置 1 1 へ送る。

S T = “0 1” であれば後半部のみが欠けていると判断し、切り出したショートセルを後半部との合成のために一時蓄積し、次の多重データ内のショートセルを待つ。

S T = “1 0” であれば前半部のみが欠けていると判断し、合成のために蓄積されているショートセルと合成し、ショートセル処理・データ送信装置 1 1 へ送る。

S T = "1 1" であれば前半部も後半部も欠けていると判断し、合成のために蓄積されているショートセルと合成し、再度蓄積し、次の多重データ内のショートセルを待つ。

ある多重データ（多重データ1）の最後のショートセルのショートセル状態情報が S T = "0 1" または S T = "1 1" の場合、次に来る多重データ（多重データ2）の先頭のショートセルのショートセル状態情報は S T = "1 0" または S T = "1 1" でなければならない。これに矛盾がある場合には、多重データ1と多重データ2の間に1つまたは複数の多重データが存在していたことになり、それらの多重データを運んでいた標準ATMセルにセル損失があったと判断できる。

逆に、ある多重データ（多重データ4）の最初のショートセルのショートセル状態情報が S T = "1 0" または S T = "1 1" であるにもかかわらず、1つ前の多重データ（多重データ3）の最後のショートセルのショートセル状態情報が S T = "0 0" または S T = "1 0" であり、合成のための蓄積ショートセルがない場合には、多重データ3と多重データ4の間に1つまたは複数の多重データが存在していたことになり、それらの多重データを運んでいた標準ATMセルにセル損失があったと判断できる。

これらのセル損失の有無や損失セルの個数を正確に把握するためには、多重データを運ぶ標準ATMセルに順序情報を持つAAL（例えばAALタイプ1）を適用する必要がある。

標準ATMセルのAALの機能を使用して、標準ATMセル処理装置9より、セル損失が生じたことをショートセル分解部A（10A-1）に通知することによって、S Tのみでは判別できないセル損失のために生じる、誤ったショートセル合成（異なるショートセルの前半部と後半部の合成）を防止することができる。

セル損失による多重データ欠落や伝送誤りによる多重データの破棄により、完全なショートセルに再生不可能となったショートセルは破棄される。

すなわち、後半部と合成するために蓄積されていた前半部のショートセルは、待ち合わせていた後半部ショートセルが得られなかった場合には破棄される。

多重データの先頭から切り出した後半部ショートセルと合成するための前半部ショートセルが蓄積されていない場合には、切り出した後半部ショートセルは破棄される。従って、多重データに含まれる2番目のショートセルから有効となる。

実施例 2

別のショートセル多重装置について、図7～図9を用いて説明する。

この実施例2は、多重化されているショートセルの数と各々の長さを1つの多重情報として付加するものである。

図7において、ショートセル多重装置B(4B)は、多重組合せ決定部B(B-1)と、多重情報作成部B(4B-2)と、ショートセル多重部B(4B-3)からなる。

ショートセル多重装置B(4B)は、まず、多重組合せ決定部B(4B-1)において、入力された複数のショートセルを標準ATMセルのペイロードに多重する際に、どの組合せで、どの順番で多重を行うか決定する。この決定処理は先の多重組合せ決定部A(4A-1)と同様である。

この決定に際して、多重組合せ決定部B(4B-1)は、多重情報作成部B(4B-2)で作成する多重情報のbyte長と標準ATMセル化装置5で付与する標準ATMのAALのbyte長をあらかじめ入手しておくことにより、標準ATMのペイロードの48byteからそれらの制御

情報のための byte 長を差し引いた、実質的にショートセルの多重用に使用できるデータ byte 長を知ることができる。

決定した多重の組合せは、図 8 に示すように、多重データ長により以下の 3 多重データ長パターンに分類される。

ここでの多重データ長とは、多重するショートセル長の和と多重情報作成部 B (4B-2) で作成される多重情報長、さらに標準 ATM セル化装置 5 で付与される AAL 情報長を合わせた長さである。

(パターン 1) 多重データ長が 48 byte のもの

(パターン 2) 多重データ長が 48 byte 未満のもの

(パターン 3) 多重データ長が 48 byte を超えるのもの

パターン 3 の場合には 1 つの標準 ATM セルに入りきらないので、最後のショートセルのあふれたデータ分 (48 byte を超える分) は次の標準 ATM セルで送る必要がある。そのため、あふれたデータ分を新たなショートセル (SC-H, SC-AAL を持たない) として分割し、次の標準 ATM セルに多重されるショートセルの 1 番目とする。

多重情報作成部 B (4B-2) は、多重組合せ決定部 B (4B-1) から受け取ったショートセルから、多重情報を作成する。

多重情報は、複数のショートセルが多重データ内にどのように多重されているかを示す情報で、多重情報のデータ構成は色々な構成を取ることができる。

ショートセル多重部 B (4B-3) は、先に述べた多重データ長パターンにより若干異なった処理を行う。

多重データ長パターン 1 は、多重データ長が 48 byte であるため、多重組合せ決定部 B (4B-1) において決定された、ショートセルの組合せと多重の順番に従ってショートセルをつなぎ合わせ、多重データの先

頭に多重情報作成部B（4B-2）で作成した多重情報を付加する。

多重データ長パターン2は、多重データ長が48byte未満であるため、多重データ長パターン1と同様にショートセルをつなぎ合わせ、多重データの先頭に多重情報作成部B（4B-2）で作成した多重情報を付加した後、標準ATMセル化装置5で付与されるAAL情報長を鑑みて48byteのデータ長になるように多重データの最後にさらに無意情報（NULL）を付加する。

多重データ長パターン3は、多重データ長が48byte超の場合であるが、48byteを超えるデータについては、次の標準ATMセルに多重されるショートセルの1番目にまわすことにより、多重データ長は48byteとなっている。従って、多重データ長パターン1と同様にショートセルをつなぎ合わせ、多重データの先頭に多重情報作成部B（4B-2）で作成した多重情報を付加する処理を行う。

ショートセル多重部B（4B-3）で作成された多重データ（48byte—標準ATMのAAL情報長）は、標準ATMセル化装置5に送られる。

多重情報のデータ構成について、図10～図12を用いて説明する。

多重情報データ構成例1

図10に示した構成は、多重パターン識別子情報（P I）とそれを伝送した際の伝送誤りに対する誤り検出・誤り修復ビット（C）（パリティビット、CRC、etc）等からなる構成である。

このデータ構成においては、多重組合せ決定部B（4B-1）で決定される多重データの構成が限られている場合に、あらかじめ多重パターン識別子情報P Iと多重データの構成を対応付けている。

例えば、以下の a) ~ c) 等とすることができます。

a) 多重パターン識別子情報 P I が “0 0 0 0 0 1” であれば、23 byte のショートセルが 2 個多重のように、同一長ショートセルの多重とする。

b) 多重パターン識別子情報 P I が “0 0 0 0 1 0” であれば、16 byte のショートセルが 1 個と 30 byte のショートセルが 1 個」のように異長ショートセルの多重とする。

c) 多重パターン識別子情報 P I が “0 0 0 0 1 1” であれば、30 byte のショートセルが 1 個と 30 byte のショートセルの前半の 16 byte、多重パターン識別子情報 P I が “0 0 0 1 0 0” であれば、その 30 byte のショートセルの後半の 14 byte と 30 byte のショートセルが 1 個と、無意情報 2 byte のように多重データをまたがったショートセルの多重データ構成とする。

多重情報データ構成例 1 を取った場合、多重情報作成部 B (4B-2) は、多重組合せ決定部 B (4B-1) から受け取ったショートセルの組合せと順番から、あらかじめショートセル分解部 B (10B-1) と決めてある多重データの構成に対応する多重パターン識別子情報 (P I) を選択し多重情報を作成する。多重情報に、さらに伝送誤りのための、誤り検出・誤り修復ビット (C) を付加することができる。

多重情報データ構成例 2

図 1 1 (a) に示した構成は、多重セル数情報 (N) とショートセル長情報 (L) 、多重シーケンス番号 (SN) 、それらを伝送した際の伝送誤りに対する誤り検出・誤り修復ビット (C) (パリティビット, CRC, etc.) 等からなる構成である。

このデータ構成例は、同一長のショートセルを多重する際に用いる。

多重セル数情報 (N) は、多重データの中に何個のショートセルが多重されているかを示す。多重セル数 N は、0, 1, 2, 3, … の正の整数 (0 を含む) の値を取る。

例えば、多重セル数 0 は、多重データ内にショートセルを 1 つも含まないダミーデータであることを示す。多重セル数 1 は、多重データ内にショートセルを 1 つ含むことを示す。

ショートセル長情報は、1 つのショートセルが何 byte であるかを示す。

多重シーケンス番号は、最後のショートセルが多重データからあふれてしまつた際に、あふれたショートセルのデータを次の多重データにまわす制御を行う場合に用いる。

例えば、ショートセルの多重用に使用可能な多重データ長 (48 byte - 多重情報長 - 標準 ATM の AAL 長) が 45 byte だった場合に、36 byte 長のショートセルの多重を行つた場合、4 つの多重データ ($45 \text{ byte} \times 4 = 180 \text{ byte}$) によって 5 個のショートセル ($36 \text{ byte} \times 5 = 180 \text{ byte}$) を運べることが分かる。すなわち、4 パターンの多重データ構成があることを示している。従つて、この 4 つの多重データにそれぞれ多重シーケンス番号 (SN) として 1 ~ 4 の値を循環して与えてやれば、ショートセルがどのように多重データをまたがつて多重されているかを判断することができる。ショートセル長情報 (L) と多重シーケンス番号 (SN) からショートセルの境界が判別でき、多重セル数により何番目のショートセルまで有効かを判別できる。(多重セル数を次の多重データへのまたがりがおこらない数まで少なく設定することで、パーシャルフィルにすることができる。その場合次の多重シーケンス番号

は1に戻る。)。

図11(b)では、36byteのショートセルを3つを送る場合を示している。最初のセルは、多重シーケンス番号1、次は多重シーケンス番号2、最後は、多重シーケンス番号3である。

ショートセルの長さによっては、多重シーケンス番号が循環しない場合もあるので、多重データに付加するダミーデータ(パーシャル)部分が最小限となる多重シーケンス番号Mで、パーシャルフィルにして、次から新たに多重シーケンス番号1~Mを繰り返すことができる。

多重情報データ構成例2を取った場合、多重情報作成部B(4B-2)は、多重組合せ決定部B(4B-1)から受け取ったショートセルの組合せと順番から、多重セル数情報(N)、およびショートセル長情報(L)(ショートセルに欠けのない完全な状態時の長さ)を多重情報として作成する。

多重セル数×ショートセル長≤ショートセルの多重用に使用可能な多重データ長(48byte-多重情報長-標準ATMのAAL長)の場合には、セルまたがりが生じない。

多重セル数×ショートセル長>ショートセルの多重用に使用可能な多重データ長(48byte-多重情報長-標準ATMのAAL長)の場合には、セルまたがりが生じるため、最後のショートセルのあふれたショートセルのデータを次の多重データにまわす制御を行う。その場合には、先述のように多重データまたがりを何回繰り返しているかによって多重シーケンス番号(SN)を多重情報として付与する。多重データまたがりを行わない場合は多重シーケンス番号(SN)は基本的に不要であるが、多重データまたがりの有無の混在がある場合は0に設定して区別しても良い。

多重情報にさらに誤り検出・誤り修復ビット(C)を、伝送誤り検出、

保護のために付加することができる。

多重情報データ構成例 3

図12及び図13に示した構成は、多重セル数情報（N）と多重形態情報（C T : C e l l T y p e）、ショートセル長情報（L I 1 ~ L I n）、およびそれらの情報を伝送した際の伝送誤りに対する誤り検出・誤り修復ビット（パリティビット、C R C, etc）等からなる。

このデータ構成例は、同一長、および異なる長さのショートセルを多重する際に用いる。

多重セル数情報（N）は、多重データの中に何個のショートセルが多重されているかを示す。多重セル数Nは、多重情報データ構成例2と同様に、0, 1, 2, 3, …の正の整数（0を含む）の値を取る。

多重形態情報（C T）は、すべてのショートセルが完全な形か（C T = “00”）、最後尾（多重セルのN番目）のショートセルの後半部のみが欠けているのか（C T = “01”）、先頭のショートセル（多重セルの1番目）の前半部のみが欠けているか（C T = “10”）、先頭のショートセル（多重セルの1番目）の前半部も最後尾（多重セルのN番目）のショートセルの後半部も欠けているのか（C T = “11”）を知るための情報である。

ショートセル長情報（L I 1 ~ L I n）は、各ショートセルが何byteであるかを示し、多重セルの数だけのショートセル長情報を持つ。例えば、多重セル数が5であれば、5つのショートセル長情報を持つ。

多重情報データ構成例3を取った場合、多重情報作成部B（4B-2）は、多重組合せ決定部B（4B-1）から受け取ったショートセルの組合せと順番から、多重セル数情報（N）、多重形態情報（C T）、N個のショ

ートセル長情報 ($L I_1 \sim L I_n$) を多重情報として作成する。多重情報に、さらに、誤り検出・誤り修復ビット (C) を、多重情報の伝送誤り検出、保護のために付加することができる。

多重情報は、多重セル数情報 (N) に応じた可変長の情報長を取ることができ、多重情報分析部B (10B-1) では多重セル数情報 (N) から多重データのデータ構成および情報長を判断できる。

ショートセル分解装置Bについて、図9を用いて説明する。

図9において、ショートセル分解装置B (10B) は、多重情報分析部B (10B-1) と、ショートセル分解部B (10B-2) から構成されている。ショートセル分解装置Bは、標準ATMセル処理装置9から受け取った、ショートセル多重部B (4B-3) で作成された多重データをショートセルに分解・合成する。

多重情報分析部B (10B-1) は、ショートセル多重部B (4B-3) で作成された多重データの先頭から多重情報を切り出し、分析することにより、多重されたショートセルを取り出すための情報を得る。

ショートセル分解部B (10B-2) で得た多重情報をもとに、多重されたショートセルを取り出す処理を行うが、これは多重情報データ構成により異なるため、以下に多重情報データ構成例別に記す。

多重情報データ構成例1の場合にショートセル分解部B (10B-2) は、多重情報として、多重パターン識別子情報 (P I) 、誤り検出・誤り修復ビット (C) を得る。

第一に、誤り検出・誤り修復ビット (C) から多重情報に伝送誤りが生じていないか判断し、修復可能であれば修復を行う。誤りが生じた際に誤り検出機能しか持たない場合または誤り修復が不可能であった場合には、誤った情報に基づいたショートセルの切り出しは困難であるため、多重テ

ータの破棄を行う。（ここで誤った切り出しの可能性を許容した上で、破棄を行わずさらに処理を続けても良い）。

第二に、多重パターン識別子情報（P I）により、ショートセルの多重データ構成が判別できるため、ショートセルを切り出すことができる。

ショートセルが複数の多重データにまたがっている場合には、ショートセルの前半部の蓄積、次の多重データに含まれる後半部との合成により、完全なショートセルを得ることができる。

例えば、「多重パターン識別子情報が“0 0 0 0 1 1”であれば、30 byteのショートセルが1個と30 byteのショートセルの前半の16 byte、多重パターン識別子情報が“0 0 0 1 0 0”であれば、30 byteのショートセルの後半の14 byteと30 byteのショートセルが1個と無意情報2 byte」のように多重データをまたがったショートセルの多重データ構成が定められている場合に、多重パターン識別子情報“0 0 0 0 1 1”的に多重パターン識別子情報“0 0 0 1 0 0”が受信されれば、先に述べたように多重データをまたがっているショートセルを合成し、完全なショートセルを得ることができる。

多重パターン情報の受信に矛盾が生じた場合（例えば、先の例で多重パターン識別子情報“0 0 0 0 1 1”を2度続けて受信した場合）には、多重情報を運ぶ標準ATMセルにセル損失が生じたことが分かる。

セル損失による多重データ欠落や伝送誤りによる多重データを破棄により、完全なショートセルに再生不可能となったショートセルは破棄される。

すなわち、後半部と合成するために蓄積されていた前半部のショートセルは、待ち合わせていた後半部ショートセルが得られなかつた場合には破棄される。

多重データの先頭から切り出した後半部ショートセルと合成するための

前半部ショートセルが蓄積されていない場合には、切り出した後半部ショートセルは破棄される。従って、多重データに含まれる2番目のショートセルから有効となる。

これらのセル損失の有無や損失セルの個数を正確に把握するためには、多重データを運ぶ標準ATMセルに順序情報を持つAAL（例えばAALタイプ1）を適用する必要がある。

標準ATMセルのAALの機能を使用して、標準ATMセル処理装置9より、セル損失が生じたことをショートセル分解部B（10B-2）に通知することによって、多重情報では判別できないセル損失のために生じる、誤ったショートセル合成（異なるショートセルの前半部と後半部の合成）を防止することができる。

ショートセル分解部B（10B-2）で分解したショートセルは、ショートセル処理・データ送信装置11に送られる。

多重情報データ構成例2の場合にショートセル分解部B（10B-2）は、多重情報として、多重セル数情報（N）、ショートセル長情報（L）、多重シーケンス番号（SN）、および誤り検出・誤り修復ビット（C）を得る。

第一に、誤り検出・誤り修復ビット（C）から多重情報に伝送誤りが生じていないか判断し、修復可能であれば修復を行う。誤りが生じた際に誤り検出機能しか持たない場合または誤り修復が不可能であった場合には、誤った情報に基づいたショートセルの切り出しは困難であるため、多重データの破棄を行う。（ここで誤った切出しの可能性を許容した上で、破棄を行わずさらに処理を続けても良い）。

第二に、多重シーケンス番号（SN）を分析し、 $SN = 0$ であれば、セルまたがりは無いと判断し、多重セル数情報（N）とショートセル長情報

(L) から、長さ L I b y t e のショートセルを N 個切出す処理を行う。

S N = 1 であれば、新しくセルまたがりが始まるこことを認知し、多重セル数情報 (N) とショートセル長情報 (L) から、長さ L I b y t e のショートセルを切り出せるだけ切出し、最後に残った半端なショートセルを次の多重データ (S N = 2) から得るショートセルの後半部と合成するため蓄積する。

切出し処理は、半端なショートセルの切出しも含め N 回行い、余りの多重データがあれば無意情報として破棄する。

S N > 1 であれば、S N の番号に従い、多重データにおけるショートセルの境界を判断して切り出す。切り出した 1 つ目のショートセルは、蓄積していた前半部のショートセルの後半部であり、両者を合成して完全な形のショートセルを得る。

2 つ目のショートセルからは、長さ L I b y t e のショートセルを切り出せるだけ切出し、最後に残った半端なショートセルを次の多重データから得るショートセルの後半部と合成するために蓄積する。

切出し処理は、半端なショートセルの切出しも含め N 回行い、余りの多重データがあれば無意情報として破棄する。

例えば、ショートセルの多重用に使用可能な多重データ長が 45 b y t e である時に、36 b y t e のショートセルを多重データにまたがって多重する場合は、多重シーケンス番号 1 の多重データ（多重データ 1）は、36 b y t e のショートセル 1 つ（ショートセル A）と 9 b y t e のショートセル 1 つ（ショートセル B の前半部）が含まれていることが分かる。さらに多重シーケンス番号 2 の多重データ（多重データ 2）は、27 b y t e のショートセル 1 つ（ショートセル B の後半部）と 18 b y t e のショートセル 1 つ（ショートセル C の前半部）が含まれていることが分かる。

ここで、ショートセル分解部B（10B-2）は、多重データ1を受信した時点でショートセルBの前半部を蓄積し、さらに多重データ2を受信した時点でショートセルBの後半部と合成することにより、完全なショートセルを得ることができる。

また先の例で、多重データ2の多重セル数Nが1となっていた場合には、ショートセルBの後半部のみを取り出し、後のデータは無意情報として破棄する。その場合、多重シーケンス番号（SN）はリセットされ、次からSN=1に戻る。

多重シーケンス番号が不連続に受信された場合（多重シーケンス番号1の後に多重シーケンス番号3を受信した場合）は、多重情報を運ぶ標準ATMセルにセル損失が生じたことが分かる。

セル損失による多重データ欠落や伝送誤りによる多重データの破棄により、完全なショートセルに再生不可能となったショートセルは破棄される。

すなわち、後半部と合成するために蓄積されていた前半部のショートセルは、待ち合わせていた後半部ショートセルが得られなかった場合には破棄される。

多重データの先頭から切り出した後半部ショートセルと合成するための前半部ショートセルが蓄積されていない場合には、切り出した後半部ショートセルは破棄される。従って、多重データに含まれる2番目のショートセルから有効となる。

多重シーケンス番号により、シーケンスの1サイクル内のセル損失は検出できるが、それを超えるセル損失の有無や損失セルの個数を正確に把握するためには、多重データを運ぶ標準ATMセルに順序情報を持つAAL（例えばAALタイプ1）を適用する必要がある。

標準ATMセルのAALの機能を使用して、標準ATMセル処理装置9

より、セル損失が生じたことをショートセル分解部B(10B-2)に通知することによって、多重情報では判別できないセル損失のために生じる、誤ったショートセル合成(異なるショートセルの前半部と後半部の合成)を防止することができる。

ショートセル分解部B(10B-2)で分解したショートセルは、ショートセル処理・データ送信装置11に送られる。

多重情報データ構成例3の場合に、ショートセル分解部B(10B-2)は、多重情報として、多重セル数情報(N)、多重形態情報(CT:Ce11 Type)、N個のショートセル長情報(LI1~LIn)、および誤り検出・誤り修復ビット(C)を得る。図35、図36、図38に説明するように、多重情報データ構成例3は、多重用共通AALに長さ情報とまたがり情報を含む。図35、図36、図38に、上述の処理のフローチャートが示されている。

第一に、誤り検出・誤り修復ビット(C)から多重情報に伝送誤りが生じていないか判断し、修復可能であれば修復を行う。誤りが生じた際に誤り検出機能しか持たない場合または誤り修復が不可能であった場合には、誤った情報に基づいたショートセルの切り出しは困難であるため、多重データの破棄を行う。(ここで誤った切出しの可能性を許容した上で、破棄を行わずさらに処理を続けても良い)。

第二に、多重形態情報(CT)とショートセル長情報(LI1~LIn)から多重セル数に基づきN個のショートセルの切出しを行う。すなわち、多重情報を切り出した後の多重データの先頭から、ショートセル長情報に示される長さ(ショートセル長LI1~LIn)に従ってN個のショートセルを切出し、あまりの多重データが有る場合は無意情報として破棄する。

ここで、1番目とN番目(N=1の場合もあり得る)のショートセルの

切出し処理を行う際に、多重形態情報 (C T) を参照する。

C T = "0 0" の場合、すべてのショートセルが完全な形であると判断し、通常の切出し処理を行う。

C T = "0 1" の場合、N番目のショートセルの後半部のみが欠けていると判断し、このショートセルを蓄積し、次の多重データ内の1番目のショートセルとの合成に備える。

C T = "1 0" の場合、1番目のショートセルの前半部のみが欠けていると判断し、蓄積している、1つ前の多重データ内の最後のショートセルと受信した1番目のショートセル合成し、完全な形のショートセルを得る。

C T = "1 1" の場合、1番目のショートセルの前半部とN番目のショートセルの後半部が欠けていると判断し、まず、蓄積している、1つ前の多重データ内の最後のショートセルと受信した1番目のショートセルを合成し、完全な形のショートセルを得る (N = 1 の場合は、完全な形を得ず、再度蓄積する)。また、受信したN番目のショートセルを蓄積し、次の多重データ内の一一番目のショートセルとの合成に備える。

多重形態情報の受信に矛盾が有る場合 (例えば、ある多重データの多重情報で C T = "0 0" または C T = "1 0" を受信した次の多重データの多重情報で C T = "1 0" または C T = "1 1" を受信した場合、逆に、ある多重データの多重情報として C T = "1 0" または C T = "1 1" を受信したにもかかわらず、前の多重データの多重情報が C T = "0 0" または C T = "1 0" であり、合成のための蓄積ショートセルが無い場合等) は、多重情報を運ぶ標準 ATM セルにセル損失が生じたことが分かる。

セル損失による多重データ欠落や伝送誤りによる多重データを破棄により、完全なショートセルに再生不可能となつたショートセルは破棄される。

すなわち、後半部と合成するために蓄積されていた前半部のショートセ

ルは、待ち合わせていた後半部ショートセルが得られなかつた場合には破棄される。

多重データの先頭から切り出した後半部ショートセルと合成するための前半部ショートセルが蓄積されていない場合には、切り出した後半部ショートセルは破棄される。従つて、多重データに含まれる2番目のショートセルから有効となる。

これらのセル損失の有無や損失セルの個数を正確に把握するためには、多重データを運ぶ標準ATMセルに順序情報を持つAAL（例えばAALタイプ1）を適用する必要がある。

標準ATMセルのAALの機能を使用して、標準ATMセル処理装置9より、セル損失が生じたことをショートセル分解部B（10B-2）に通知することによって、多重情報では判別できないセル損失のために生じる、誤ったショートセル合成（異なるショートセルの前半部と後半部の合成）を防止することができる。

ショートセル分解部B（10B-2）で分解したショートセルは、ショートセル処理・データ送信装置11に送られる。

実施例3

ショートセル多重装置及びショートセル分解装置の実施例3について、図14～図16を用いて説明する。

この実施例3は、多重データ構成は、事前にショートセル多重装置C（4C）とショートセル分解装置C（10C）の間で通知してあるため、単にその通知してある多重パターンでショートセルを連結するのみである。

ショートセル多重装置C（4C）は、多重データを運ぶ標準ATMセルのヘッダのアドレスと多重データ構成をあらかじめショートセル分解装置

C (10C) と示し合わせておくことにより、先述のショートセル情報や多重情報を付加する必要がないことを特徴とする。このため、標準ATMセルのペイロード内でショートセル情報や多重情報の占めるデータ byte 長分を、実質的なショートセルの多重のために使用できる利点がある。

さらに、ショートセル多重装置C (4C) は、SC-H付与部 (3-4) でショートセルに付与するショートセルヘッダ構成が標準ATMセルヘッダと同じ構成を取る場合には、このショートセルヘッダを付与する際に、前記の対応付け、すなわち、ショートセルヘッダのアドレスと、多重データ構成をあらかじめ、ショートセル分解装置C (10C) と示し合わせておくことにより、多重した先頭のショートセルヘッダをそのまま、多重データを運ぶ標準ATMのヘッダとすることができます。これにより、標準ATMヘッダのbyte長である5byteを、実質的なショートセルの多重のためにさらに使用できる利点が有る。

ショートセル多重装置C (4C) は、多重組合せ決定部C (4C-1) と、ショートセル多重部C (4C-2) から構成され、

(1) 多重データを運ぶ標準ATMセルのヘッダを、標準ATMセル化装置5で付与する場合

(2) 多重データを運ぶ標準ATMセルのヘッダを、SC-H付与部3-4で付与するショートヘッダで兼ねる場合

で異なる処理を行う。

これを図15 (a)、(b) を参照して説明する。

(1) 多重データを運ぶ標準ATMセルのヘッダを、標準ATMセル化装置5で付与する場合 (図15 (a) を参照)

図14の多重組合せ決定部C (4C-1)において、入力された複数のショートセルを標準ATMセルのペイロードに多重する際に、どの組合せ

で、どの順番で多重を行うか決定する。

この決定に際して、多重組合せ決定部C（4C-1）は、標準ATMセル化装置5で付与する、標準ATMヘッダのアドレスに対応した多重データ構成になるように多重の決定を行う。（または、多重組合せ決定部C（4C-1）の多重の決定に従い、標準ATMセル化装置5で多重データ構成対応した標準ATMヘッダを付与する。）

決定した多重の組合せは、多重データ長により以下の3多重データ長パターンに分類される。

（パターン1）多重データ長が48byteのもの

（パターン2）多重データ長が48byte未満のもの

（パターン3）多重データ長が48byteを超えるもの

ここでの多重データ長とは、多重するショートセル長の和と標準ATMセル化装置5で付与されるAAL情報長を合わせた長さである。

パターン3の場合には1つの標準ATMセルに入りきらないので、最後のショートセルのあふれたデータ分（48byteを超える分）は次の標準ATMセルで送る必要がある。そのため、あふれたデータ分を新たなショートセル（SC-H, SC-AALを持たない）として分割し、次の標準ATMセルに多重されるショートセルの1番目とする。

ショートセル多重部C（4C-2）は、先に述べた多重データ長パターンにより異なった処理を行う。

パターン1は、多重データ長が48byteであるため、多重組合せ決定部C（4C-1）において決定された、ショートセルの組合せと多重の順番に従ってショートセルをつなぎ合わせる。

パターン2は、多重データ長が48byte未満であるため、多重データ長パターン1と同様にショートセルをつなぎ合わせた後、標準ATMセ

ル化装置 5 で付与される A A L 情報長を鑑みて 4 8 b y t e のデータ長になるように多重データの最後にさらに無意情報 (N U L L) を付加する。

パターン 3 は、多重データ長が 4 8 b y t e 超の場合であるが、 4 8 b y t e を超えるデータについては、次の標準 A T M セルに多重されるショートセルの 1 番目にまわすことにより、多重データ長は 4 8 b y t e となっている。従って、多重データ長パターン 1 と同様にショートセルをつなぎ合わせる処理を行う。

ショートセル多重部 C (4 C - 2) で作成された 4 8 b y t e の多重データは、標準 A T M セル化装置 5 に送られる。

(2) 多重データを運ぶ標準 A T M セルのヘッダを、 S C - H 付与部 (3 - 4) で付与するショートヘッダで兼ねる場合 (図 1 5 (b) 参照)

図 1 4 の多重組合せ決定部 C (4 C - 1) において、入力された複数のショートセルを標準 A T M セルと同じ形になるように多重する際に、どの組合せで、どの順番で多重を行うか決定する。

この決定に際して、多重組合せ決定部 C (4 C - 1) は、 S C - H 付与部 (3 - 4) で付与した、標準 A T M ヘッダと同構成のショートセルヘッダのアドレスに対応した多重データ構成になるように多重の決定を行う。

(または、 S C - H 付与部 (3 - 4) で多重組合せ決定部 C (4 C - 1) の多重の決定に先立ち、多重データ構成に対応した標準 A T M ヘッダと同構成のショートセルヘッダを付与する。)。

B - I S D N 網 (7) 内では、多重の先頭のショートセルの S C - H が標準 A T M のヘッダとして働き、 S C - A A L が標準 A T M の A A L として働く。

決定した多重の組合せは、多重データ長により以下の 3 パターンに分類される。

(パターン1) 多重データ長が 53 byte のもの

(パターン2) 多重データ長が 53 byte 未満のもの

(パターン3) 多重データ長が 53 byte を超えるものの

ここでの多重データ長とは、多重するショートセル長を合わせた長さである。

パターン3の場合には1つの標準ATMセルに入りきらないので、最後のショートセルのあふれたデータ分(53 byte を超える分)は次の標準ATMセルで送る必要がある。そのため、あふれたデータ分を新たなショートセル(SC-H, SC-ALLを持たない)として、次の標準ATMセルに多重されるショートセルに含める。(この際SC-Hを持たないため1番目以外に多重される。または、あふれたデータ分を新たなショートセルとする際に元のセルと同じSC-H, SC-ALLをコピー付与し、一番目のショートセルにしても良い。) ショートセル多重部C(4C-2)は、先に述べた多重データ長のパターンにより異なった処理を行う。

パターン1は、多重データ長が 53 byte であるため、多重組合せ決定部C(4C-1)において決定された、ショートセルの組合せと多重の順番に従ってショートセルをつなぎ合わせる。

パターン2は、多重データ長が 53 byte 未満であるため、多重データ長パターン1と同様にショートセルをつなぎ合わせた後、53 byte のデータ長になるように多重データの最後にさらに無意情報(NULL)を付加する。

パターン3は、多重データ長が 53 byte 超の場合であるが、53 byte を超えるデータについては、次の標準ATMセルに多重されるショートセルとすることにより、多重データ長は 53 byte となっている。従って、多重データ長パターン1と同様にショートセルをつなぎ合わせる

処理を行う。

ショートセル多重部C（4C-2）で作成された53byteの多重データは、ATMセル送信装置6に送られる。（標準ATMセル化装置5の処理は省略される。）。

ショートセル分解装置Cについて、図16を用いて説明する。

ショートセル分解装置C（10C）は、ショートセル多重装置C（4C）で多重データを作成した際に、

（1）多重データを運ぶ標準ATMセルのヘッダを、標準ATMセル化装置5で付与した場合

（2）多重データを運ぶ標準ATMセルのヘッダを、SC-H付与部（3-4）で付与するショートヘッダで兼ねた場合

で異なる処理を行う。

多重データを運ぶ標準ATMセルのヘッダを、標準ATMセル化装置5で付与した場合を説明する。

図16において、ショートセル分解装置C（10C）は、ショートセル分解部C（10C-1）からなり、標準ATMセル処理装置9から受け取った、ショートセル多重部C（4C-2）で作成された多重データをショートセルに分解・合成する。

ショートセル分解部C（10C-1）は、標準ATMセル処理装置9で処理した標準ATMヘッダのアドレスから、対応する多重データ構成を判別し、多重データからショートセルの切出しを行う。

事前に示し合わせた多重データ構成に多重データをまたがるショートセルが含まれる場合には、受信したショートセル（前半部）の蓄積を行い、次の多重データ内の後半部のショートセルを受信した時点で合成され完全なショートセルとなる。

セル損失の有無や損失セルの個数を把握するためには、標準ATMセルに順序情報を持つAAL（例えばAALタイプ1）を適用する必要がある。

セル損失による多重データ欠落や伝送誤りによる多重データを破棄により、完全なショートセルに再生不可能となったショートセルは破棄される。

すなわち、後半部と合成するために蓄積されていた前半部のショートセルは、待ち合わせていた後半部ショートセルが得られなかつた場合には破棄される。

多重データの先頭から切り出した後半部ショートセルと合成するための前半部ショートセルが蓄積されていない場合には、切り出した後半部ショートセルは破棄される。従つて、多重データに含まれる2番目のショートセルから有効となる。

(2) 多重データを運ぶ標準ATMセルのヘッダを、SC-H付与部(3-4)で付与するショートヘッダで兼ねた場合

図16において、ショートセル分解装置C(10C)は、ショートセル分解部C(10C-1)からなり、ATMセル受信装置8から受け取った、ショートセル多重部C(4C-2)で作成された多重データをショートセルに分解・合成する。(標準ATMセル処理装置9での処理は省略される)

ショートセル分解部C(10C-1)は、ショートセルヘッダのアドレスから、対応する多重データ構成を判別し、多重データからショートセルの切出しを行う。

事前に示し合せた多重データ構成に多重データをまたがるショートセルが含まれる場合には、受信したショートセル(前半部)の蓄積を行い、次の多重データ内の後半部のショートセルを受信した時点で合成され完全なショートセルとなる。

セル損失の有無や損失セルの個数を把握するためには、ショートセルに

順序情報を持つAAL（例えばAALタイプ1）を適用する必要が有る。

セル損失による多重データ欠落や伝送誤りによる多重データを破棄により、完全なショートセルに再生不可能となったショートセルは破棄される。

すなわち、後半部と合成するために蓄積されていた前半部のショートセルは、待ち合わせていた後半部ショートセルが得られなかつた場合には破棄される。

多重データから切り出した後半部ショートセルと合成するための前半部ショートセルが蓄積されていない場合には、切り出した後半部ショートセルは破棄される。

他の実施例

図17 (A) (B) を用いて、他の実施例である上述のショートセル多重ATM伝送方式と他の伝送方式との混合して伝送する場合を説明する。

図17 (A) (B)において、標準ATMセル作成装置1は、データ受信・ショートセル作成装置3とショートセル多重装置4を含む、ショートセル多重方式ペイロード作成部16に加え、他のATM伝送方式のペイロード作成部18, 20, 22, 24を持つことができる。

既存ATM方式ペイロード作成部18は、AAL type 1～type 5のITU-T国際標準で定められた仕様に従う既存ATMセルのペイロード部(AAL情報を除く)を作成する機能を有する。

パーシャルフィル方式ペイロード作成部20は、セル組立て遅延の軽減のために、ATMのペイロード部の一部分のみにユーザデータを割り当て、残りの部分を無意情報で満たすようなATMセルのペイロード部(AAL情報を除く)を作成する機能を持つ。

バスクラッド方式ペイロード作成部22は、ATMセルのペイロード部

を幾つかのサブセルスロットに分割し、複数のユーザデータを ATMセルのペイロード部のサブセルスロットにそれぞれ格納するような ATMセルのペイロード部（AAL情報を除く）を作成する機能を持つ。この方式は、例えば、STM伝送路のタイムスロットと ATMセルのサブセルスロットを対応付けることにより機械的な高速処理を可能とすることができるこことが特徴である。

その他の ATM方式のペイロード作成部 24 は、前述以外の ATMセルのペイロード部（AAL情報を除く）を作成する機能を持つ。

標準 ATMセル分解装置 2 は、ショートセル分解装置 10 とショートセル処理装置 11 を含む、ショートセル多重方式ペイロード分解部 17 に加え、他の ATM伝送方式のペイロード分解部 19, 21, 23, 25 を合わせて持つことができる。

既存 ATM方式ペイロード分解部 19 は、既存 ATM方式ペイロード作成部 18 で作成されたペイロード部（AAL情報を除く）を分解、処理する機能を持つ。

バーシャルフィル方式ペイロード分解部 21 は、バーシャルフィル方式ペイロード作成部 20 で作成されたペイロード部（AAL情報を除く）を分解、処理する機能を持つ。

バスクラッド方式ペイロード分解部 23 は、バスクラッド方式ペイロード作成部 22 で作成されたペイロード部（AAL情報を除く）を分解、処理する機能を持つ。

その他の ATM方式ペイロード分解部 25 は、他の ATM方式ペイロード作成部 24 で作成されたペイロード部（AAL情報を除く）を分解、処理する機能を持つ。

標準 ATMセル化装置 5 は、ペイロード作成部 16, 18, 20, 22,

24で作成された、様々な内部構成を持つ、標準ATMのペイロードを受信し、必要なAAL情報とATMヘッダを付加して標準ATMセルを作成する機能を持つ。

標準ATMセル処理装置9は、ペイロード作成部16, 18, 20, 22, 24で作成された、様々な内部構成を持つ、標準ATMセルを混合してATMセル受信装置8から受信し、受信した標準ATMセルのATMヘッダを処理し、さらにAAL処理を行う。得られたペイロード部は、ペイロード分解部17, 19, 21, 23, 25に分岐して送られる。

標準ATMセル化装置5と標準ATMセル処理装置9は、複数のATM伝送方式を標準ATMセル化装置5で混合し共通のB-ISDN網7で伝送し、さらに標準ATMセル処理装置9でそれぞれ対応するペイロード分解部に分岐するために、分岐先を判断する手段を持つ。

分岐先判断方式は以下の2方式であり、さらに2方式を併せて用いることができる。

(1) 分岐先判断方式1…ATMヘッダのルーティングビット(VPI, VCI)

) を用いる方式

標準ATMセル分解装置9は、ATMヘッダのルーティングビット(VPI, VCI)を分析することにより、分岐先のペイロード分解部17, 19, 21, 23, 25を判断する。

このために、標準ATMセル作成装置5は、ATMバス設定時にATMヘッダを付与する際に標準ATMセル分解装置9と通信し、付与するATMヘッダのルーティングビットと伝送方式の種類を対応付ける処理を行う。この対応付けは、予め局データ等で設定しておけば省略できる。

(2) 分岐先判断方式2…ATMペイロードのAAL情報の一部として

伝送方式情報を持つ方式

標準ATMセル処理装置9は、AAL処理時に、AAL情報の一部に含まれる伝送方式情報を分析することにより、分岐先のペイロード分解部17, 19, 21, 23, 35を判断する。

このために、標準ATMセル化装置5は、AAL付与時にAAL情報の一部に伝送方式を示す伝送方式情報を含める。ペイロード作成部16, 18, 20, 22, 24では、このAAL情報長を鑑みた長さのペイロードを作成する。

実施例4

さて、再度、AAL情報と、ショートセル多重のための情報との関係を考える。

AAL情報は、ATMのアダプテーションのための情報である。また、本発明における各実施例におけるショートセル多重を考えた場合、複数のショートセルを1ATMコネクションに多重して伝送するために必要となるアダプテーションのための情報すべてを総称してショートセル多重用AAL情報と呼ぶことができる。

これを、図18と図19とを用いて説明する。図18は上記実施例1に対応する場合、図19は上記実施例2に対応する場合を示している。

図4～図6に示した実施例1で示すように、ショートセル毎に長さ情報を付与する例をとった場合には、ショートセルヘッダ(SC-H)や個別のショートセル情報とSC-AALと標準ATMセルにおけるAALとを合わせたものをショートセル多重用AALと呼ぶことができる。そして、標準ATMセルにおけるAALをショートセル用共通AALであり、各ショートセル毎に付与されるショートセル情報、SC-HおよびSC-AAL

をショートセル用個別AALとしている。

上記を具体的に示した図18において、各記号の意味は以下の通りである。

・ショートセル多重用共通AAL

S N : シーケンス番号 (Sequence Number)

O I D : またがり識別子 (Overlapping Identifier) C : チェックビット (Check bit)

・ショートセル多重用個別AAL

(ショートセル情報)

L I : 長さ情報 (Length Information)

(S C - H)

S C I : ショートセルコネクション識別子 (Short cell Connection Identifier)

P T : ペイロードタイプ (Payload Type)

C : チェックビット (Check bit)

(S C - A A L)

F N : フレーム番号 (Frame Number)

V b : 有音／無音ビット (Voice activation bit)

C O N : 信頼度情報 (Confidentiality Information)。

図7～図13に示した実施例2に示すように、標準ATMに多重するショートセルを1つの多重情報で表す形態をとった場合には、標準ATMセルのAALおよびその多重情報と、各ショートセルのヘッダ (S C - H) およびS C - A A Lとを合わせたものをショートセル多重用AALと呼ぶことができる。そして、ショートセル多重を行うAAL (ATMアダプター

ションレイヤ)において、ショートセルを多重して作成する多重データ単位に付加されるAAL情報を「ショートセル多重用共通AAL」とし、ショートセル多重を行うAAL(ATMアダプテーションレイヤ)において、ショートセル単位に付加されるAAL情報を「ショートセル多重用個別AAL」としている。

上記を具体的に示した図19において、各記号の意味は以下の通りである。

ショートセル多重用共通AAL

S N : シーケンス番号 (Sequence Number)

O I D : またがり識別子 (Overlapping Identifier) (多重情報)

N : ショートセルの数 (Number)

L I 1 ~ L I n : 長さ情報 (Length Information)

C : チェックビット (Check bit) · ショートセル多重用個別AAL (SC-H)

S C I : ショートセルコネクション識別子 (Shortcell Connection Identifier)

P T : ベイロードタイプ (Payload Type)

C : チェックビット (Check bit)
(SC-AAL)

F N : フレーム番号 (Frame Number)

V b : 有音／無音ビット (Voice activation bit)

C O N : 信頼度情報 (Confidentiality Information)。

図14～図16に示した実施例3を取った場合には、標準ATMセル化

装置(5)で付与するAALをショートセル多重用AAL情報と呼ぶことができる。

さて、これをショートセルの多重処理とともに説明したのが図20(A) (B)～図22(A) (B)である。図20(A) (B)～図22(A) (B)において、Layersは、処理の階層を示している。また、データフォーマットは、多重処理されて作成されるデータフォーマットを示している。

Layersにおいて、Applicationは、この場合はいろいろなソースからユーザデータを入出力する処理を行う層である。SDUとは、サービスデータ単位(service data unit)の略である。

次に、CSはConvergence Sublayerで、ショートセルを完成させる処理を行う層である。このCSは2つに分かれており、ショートセルを構成するデータ個々の属性に応じた個別の処理を行って、SC-AALを付与したり、取り去ったりするSSCS(Service Specific CS)と、ショートセルを多重して伝送するためのショートセルコネクション識別子等(SC-H)を付与し、SC-Hに対して処理して取り去るCPCS(Common Part CS)である。ここで、PDUはプロトコルデータ単位(Protocol Data Unit)の略である。

これらのショートセルに対する処理の次には、作成されたショートセルを標準ATMセルに多重する処理する階層(Multiplex and Demultiplex:MAD)がある。この階層も2つに分かれている。ショートセルを伝送される標準ATMセルに合わせてセグメンテーションしたり、標準ATMセルからショートセルを作成するSSAR(Sho

rt cell Segmentation And Reassembly) と標準ATMセルを作成したり分解するMAD (Multiplex And Demultiplex) である。SSARでは、ショートセルを必要に応じて分割 (セグメンテーション) し、結果的にMADで多重の際に48バイトになるように調整する。

図20 (A) (B), 図21 (A) (B) は、図4～図6に示した実施例1で示すように、ショートセル毎に長さ情報を付与する形態をとった場合を示している。

図22 (A) (B) は、図7～図13に示した実施例2に示すように、標準ATMに多重するショートセルを1つの多重情報で表すに形態をとった場合を示している。

図20 (A) (B)において、ユーザデータが入力されて標準ATMセルが構成されるまでを説明する。もちろん標準ATMセルが入力されて、ユーザデータが分解されるまでは、その逆の処理が行われる。

図20 (A) (B) で、まず、可変長の様々なデータが入力されると、データ個々の属性に応じた個別の処理が行われる (SSCS)。このときに、個別の処理が行われた結果を受けてSC-AALが付与される。多重するためのショートセルコネクション識別子等を含むSC-Hが付与される (CPCS)。

SSARでは、標準ATMセル上に多重するために、必要に応じてショートセルを分割 (ショートセルセグメント) (標準ATMセルをまたがる場合) して、分割後の個々のデータユニット (SSAR-PDU) に長さ情報等を付与する。

MADでは、複数のSSAR-PDUを多重して標準ATMセルを構成する。また、標準ATMセルのペイロードの余り部に無意情報やダミーショ

ートセルを挿入する。標準ATMセルを構成するときに、シーケンスナンバーやまたがり情報を作成・付与する(MAD)。

この場合、分割後のSSAR-PDU単位に長さ情報を付与しているので、付与される長さ情報は48byteを超えることはない。

図21(A)(B)は、図20(A)(B)とは、ショートセルの長さの付与の仕方が異なっている。図20(A)(B)においては、標準ATMセルに合わせて多重化するためにショートセルを分割した後に各分割した単位(SSAR-PDU)に付与した(MAD層)。図21(A)(B)に示したものは、ショートセル単位に、ショートセルの長さを付与している(CPCS)。そして、標準ATMセルに多重化する際に、分割された場合には、その分割された後半部にも長さ情報を付与している(MAD)。

この場合に付与される長さ情報は、ショートセルごとに付与されているので、48byteを超えることがある。

図22(A)(B)においては、標準ATMセル毎にショートセルの長さ情報を付与するため、最後の標準ATMセル作成部分において、その標準ATMセルに多重化されている個々のSSAR-PDUの数や長さ情報およびまたがり情報をなどを作成して付与している(MAD)。

このように、標準ATMのAALとショートセル多重のための情報を合わせて考えると、ショートセル多重用AALを作成付与する図11～16に示した装置部分の役割分担を、図23～図25のように整理することができる。

図4において、図2に示したSC-AAL付与部(3-3)とSC-H付与部(3-4)とショートセル情報付与部A(4A-2)とで、ショートセル単位に付与るべきSC-AALとSC-Hとショートセル情報を付与する、ショートセル多重用のATMアダプテーションのための情報

を取り扱う（図23および図24）。

また、図7においては、多重情報作成部B（4B-2）でショートセル多重する際に多重情報を多重データ単位に付与する（図25）。

そして、各実施例に共通の図1（A）（B）における標準ATMセル化装置（5）では、多重後のATMペイロード単位に付与する、ショートセル多重用のATMアダプテーションのための情報を取り扱う。標準ATMセル化装置（5）において、付与するAAL情報として、現在ITU-Tにおいて標準化作業が行われているType1～Type5で規定されている情報に限らず、さまざまな要求条件を満たすためのATMのアダプテーションのための情報（例えば、SNやOIDなど

）を自由に付与することができるよう構成するように変更することは容易にできる。

上記の整理を考慮しながら、ショートセル多重用AALの情報の効率的配置、装置構成の簡素化の観点から、各ショートセル多重用AALを作成付与する装置部分を以下のようにすることができる。

実施例4-1

図4～図6に示されている実施例1のように、各ショートセルにショートセル情報を付与している場合に、上記の考え方を適用することを説明する。この場合、図4においては、ショートセル情報付与部A（4A-2）で付与するショートセル状態情報（ST）を、標準ATMセル化装置（5）でATMペイロード単位で付与するセルまたがり情報（OID）として置き換えることが可能である。

このようにすると、各ショートセル毎に付与していたショートセル状態情報（ST）は付与する必要がない。図18にショートセル状態情報（ST）

の代わりにOIDを用いたショートセル多重用AALの情報構成例、図26(A) (B)にそのための装置構成を示す。なお、以下の説明は、図21(A) (B)の処理を図24の装置分担で行う場合である。ショートセルのコネクション識別子(SC1)は、SC-H付与部(3-4)、長さ情報(LI)、チェックビット(パリティ)(C2, C3)はショートセル情報付与部A(4A-2)で各ショートセル単位で付与し、ATMセルシーケンスナンバー(SN)、セルまたがり情報(OID)、パリティ(C1)は標準ATMセル化装置(5)でATMペイロード単位で付与する。

上記のように行うには、図26(A) (B)に示されているように、SC-H付与部(3-4)とショートセル情報付与部A(4A-2)とを一体化して、各ショートセルに情報を付加するようにすることで、構成が簡単になる。その際、多重汲み合わせ決定部A(4A-1)は(4A-2)の後段に配置される。4A-1にて、ATMペイロードの空き部分が足りないためにショートセルの分割がされる場合には、その分割された後半部にも長さ情報を付与し、4A-3で多重する。

このような情報が受信された場合、図26(A) (B)において、標準ATMセル分解装置(2)にて、ショートセル多重用AALの情報構成を持つATMセルを受信した場合のショートセル分解手順を示す。標準ATM処理装置(9)では、ATMセルシーケンス番号(SN)、セルまたがり情報(OID)、パリティ(C)をAALから取得し、パリティビット(C)により情報誤りの有無の確認を行う。次に、ATMセルシーケンス番号(SN)により、ATMセルの単位でセルロスがあったかどうか検出する。セルロス有無の検知は、以降のまたがりショートセルの分離処理を行う上で重要な判断情報となる。セルまたがり情報(OID)は、図9におけるショートセル分解装置(10B)の説明における多重形態情報(C

T) と同様に働く。したがって、またがり情報(OID)を処理する標準ATM処理装置(9)とショートセル分解部(10-A)とが協調して働いている。

OIDの説明は、図9におけるCTと同様なので省略する。シーケンス番号(SN)を用いずにセルロスがあったかどうかも、CTと同じようにOIDを用いることに検出することができる。

次に、標準ATMのペイロードからショートセルを切り出す際は、各ショートセル毎に付与されているショートセル情報のLIを見ることによりショートセル分解部A(10A)で図6と同様に実現され、ショートセル処理データ送信装置(11)に送られる。実施例4-1は、図35、図36、図39のフローチャートに示すように、長さ情報を多重用個別AALに、またがり情報を多重用共通AALに含む。

実施例4-2

図7～図13に示されている実施例2のように、標準セルごとに多重情報を付与している場合に、上記の考え方を適用することを説明する。この場合、図19に示すように、ショートセル情報はまとめられて標準AALの多重情報として配置される。なお、以下の説明は、図25の処理を図24を用いて説明する。

図27(A)(B)に示すように、多重情報作成部B(4B-2)と標準ATMセル化装置(5)とを一体化する。そして、多重情報作成部B(4B-2)で多重データ単位に作成する多重情報の一部もしくは全部を、標準ATMセル化装置(5)でATMペイロード単位で付与するAALに含めることができる。この場合、各ショートセルのショートセル長情報(LI)については、多重組合せ決定部B(4B-1)において組合せ

が決定された後、多重情報作成部B（4B-2）においてまとめて作成され、ショートセル多重部B（4B-3）で多重後の多重データに付与される。

この時、ATMセルシーケンス番号（SN）、セルまたがり情報（OID）、パリティ（C1）も同時に多重情報作成部B（4B-2）又は標準ATMセル化装置（5）でATMペイロード単位で付与される。

標準ATMセル分解装置（2）における分解の手順については、基本的に上記実施例4-1の場合と同じである。この場合、ショートセルを切り出すための情報は、多重情報または標準AALに入っているため、多重情報分析部B（10B-1）および標準ATMセル処理装置9を一体に形成して、情報を取り出す。

そして、ショートセル分解部B（10-B）で各ショートセルに分解され、ショートセル処理・データ送信装置（11）に送られる。

実施例5

CPCSで扱うショートセル長に制約条件がある時に、SSCSにおいてユーザデータを許されたショートセル長に収まるように複数のデータに分割し、個々の分割データに受信側で復元組立できるような情報を付与する。

上記の場合にはデータ受信・ショートセル作成装置内のSC-PL作成部とSC-AAL付与部は以下の処理を行う。

SC-PL作成部とSC-AAL付与部は協調して動作する。

SC-PL作成部は、ショートセルペイロード長に制約がある場合、データ受信部で得た入力データのユーザデータ部をショートセルペイロード長に納まるように複数に分割する。

S C - A A L 付与部では、以下の（1）から（3）のいずれか1つの処理、もしくは組合せの処理を行う。

（1）分割した順序や分割ユーザデータの抜けがわかるように、S C - A A Lとして分割ユーザデータ通番を付与する。付与方法としては、たとえば、3分割した場合に a) 個々の分割ユーザデータに1、2、3と付与する場合、b) 1/3、2/3、3/3と付与する場合、c) ユーザデータの単位を意識せずに、分割ユーザデータの到着順に、ある周期で1、2、3、4、...、Nを付与する方法がある。

ここで、分割ユーザデータがショートセル多重装置とA T Mセル送信装置等の制御により、ショートセル処理・データ送信装置に等時間間隔で到達する場合には（1）の処理を省略できる。

（2）分割ユーザデータの最後のもの（最終分割ユーザデータ）または分割ユーザデータの最初のもの（先頭分割ユーザデータ）にS C - A A Lとしてd) 最終識別情報又はe) 先頭識別情報を付与する。

最終識別情報には、分割ユーザデータの最終であることを示す識別ビットが表示される。分割数情報を付加してもよい。

先頭識別情報には、分割ユーザデータの先頭であることを示す識別ビットが表示される。分割数情報を付加してもよい。

（3）S C - A A Lとしてf) 最終分割ユーザデータまたはg) 先頭分割ユーザデータに誤り検出・訂正情報を付加する。この誤り検出・訂正情報は、ユーザデータ分割前の全体について計算しておいたものである。

ここで設定されたS C - A A L情報のタイプ（S C - A A Lタイプ）は、S C - H付与部（3-4）と標準A T Mセル分解装置（2）のS C - H処理部（11-1）でショートセルヘッダを決定する際に併せて通知、S C - A A L処理部（11-2）での処理に対応づけられる。

上記SC-P1作成部とSC-AAL付与部の処理に対応して、ショートセル処理・データ送信装置内のSC-AAL処理部とSC-P1処理部は以下の処理を行う。

SC-AAL処理部とSC-P1処理部は協調して動作する。

SC-P1処理部は、SC-P1作成部で分割された分割ユーザデータを合成し、元のユーザデータを復元する。そのために、SC-AAL処理部はSC-AAL付与部で付与された情報を分析する。

SC-AAL処理部で行う処理は、SC-H処理部(11-1)がアドレス変換テーブル2を用いて、ショートセルヘッダから、SC-AALの対応を索引することにより決定する。

SC-AAL処理部は、SC-AAL付与部での処理に対応し、以下の(1)から(3)のいずれか1つの処理、もしくは組合せの処理を行う。

(1) SC-AAL情報を読みとり、分割ユーザデータ通番から順序の正当性、分割ユーザデータの抜けの有無、分割した全分割ユーザデータの到達を確認する。a)では通番が1に戻ったことによりそれまでの分割ユーザデータが分割単位であることが確認できる。b)では通番に分割数が含まれる。c)では分割単位がわからぬいため(2)若しくは(3)と併用する。

(2) SC-AAL情報を読みとり、d)では最終識別情報から分割単位の最終であることを判別し、それまで蓄積していた分割ユーザデータと合わせて分割ユーザデータ全体とする。分割数情報が付加されている場合には、分割ユーザデータ全体の数と一致するか確認を行う。e)では先頭識別情報から分割単位の先頭であることを判別し、それまで蓄積していた分割ユーザデータまでを分割ユーザデータ全体とする。先頭識別情報に合わせて分割数情報が付加されている場合には、受信分割ユーザデータ数を分

割数情報までカウントすることによって分割ユーザデータ全体を得ることができる。

(3) SC-AAL情報を読みとり、f) では受信蓄積した分割ユーザデータについて誤り検出・訂正計算を順次行い、受信した分割ユーザデータの特定の位置に誤り検出・訂正情報があることを想定し、計算した値と比較して一致した場合に最終分割ユーザデータと判別する。g) では先頭分割ユーザデータの特定の位置に含まれる誤り検出・訂正情報を記憶すると共に、順次受信する分割ユーザデータについて誤り検出・訂正計算を行い、記憶していた値と比較して一致した場合に最終分割ユーザデータと判別する。

f) g) に共通して誤り検出・訂正計算情報を用いることによってユーザデータ全体の正当性の確認、異常データ部分の訂正を行うことができる。

SC-PL処理部は、SC-AAL処理部で判別した分割ユーザデータ全体の合成を行い、元のユーザデータを復元する。

実施例 6

本発明における可変長ショートセルの長さを識別する方法として、上記実施例1の図5で説明されているように、ショートセル毎に付与されているショートセル状態情報STとショートセル長情報LIとを用いている。また、上記実施例2における図12、図13で示したように、多重セル数情報、ショートセル長LIおよび多重形態情報で識別し、標準ATMセル毎に多重情報としてまとめて付与していた。

さて、このショートセル長を表す方法を改めて整理すると、大きく分けて3通りが考えられる。

以下で、「分割前」の長さとは、セルまたがりのためにショートセルを

2つ以上に分割して複数のATMセルに乗せる場合において、ショートセル分割前のショートセル全体の長さをいう。「分割後」の長さとは、セルまたがりのためにショートセルを2つ以上に分割して複数のATMセルに乗せる場合において、ショートセル分割後のショートセル全体の長さをいう。

セルまたがりを行わない場合には「分割前」の長さに該当する。

方法1：多重される標準ATMセルとは無関係に、セルまたがりによる分割前のショートセル全体の長さを表す方法（図21（A）（B）および図22（A）（B）参照）

この方法は、図21（A）（B）で説明した付与方法である。図21（A）（B）では、標準ATMセルでまたがる分割後の後半部分にも長さ情報を付与している。しかし、分割後のまたがり部分に長さ情報を付与しないことも可能である。この場合、標準ATMセルの処理終了時に、ショートセルに付与した長さのショートセルが完成されない不足分の長さを検出して、分割されていることを認識かつ、続くショートセルの長さを算出することができる。この場合、STまたはCT（上記ではOIDと表記）を省略できる。同様のことが図22（A）（B）でも可能である。

方法2：ST又はCT（上記ではOIDと表記）を用いることにより標準ATMセルのペイロードの48byte以内の範囲で多重されている分割後のショートセルの長さを表す方法（図20（A）（B）および図22（A）（B）参照）

例えば、100byteのショートセルがあった場合、LIは100byteを示すわけではなく、1つ目の標準ATMセルではLI=47（多重情報長、標準AAL長による）、2つ目の標準ATMセルではLI=47、3つ目の標準ATMセルではLI=6として示す。

方法3：ショートセル長にある程度のパターンがある場合、ショートセル長をパターンで識別する方法

図10において、標準ATMセル内に多重されているショートセルのパターンを識別するためにPIビットを設けていた。上記の方法3は、このようなパターンを用いてショートセル長を示すものである。これについて、図18、図19等で示した各ショートセル毎に付与されている長さ情報LIも同様にショートセル長のパターンを示す方法として使用できる。

この方法により、ショートセル長が可変であっても数に限りがある離散的な場合、長さ情報の長さを短縮できる。例えば、5byte, 10byte, 15byte, 20byte, 25byteの5種類の長さのショートセルがあった場合、1番に5byte、2番に10byte、…と対応させることによりLIは3bitあれば8通りのパターンを識別できるため、実際のショートセル長を2進法で示すよりも、長さを少なくできる。

このように、上記で示したLIをショートセル長のパターンで表すことができる。これは、予め送信側と受信側とは、ショートセル長のパターンについて了解している場合に適用可能である。

実施例7

図18、図19に示したショートセルAALの具体的な構成を説明する。

ショートセルAALの構成1

ショートセルAALにはショートセルのペイロードに関する属性や処理情報を付加できる。

ショートセルAALにペイロードに関する処理情報を配置する場合、ショートセルAAL処理部において、ペイロード部を読み出し、分析することなく、ペイロード部の属性や必要な処理を判定できる。このため、高速に

的確にペイロードを処理することができる。ペイロード部に処理情報を配置する場合は、ペイロードまで分解した後に情報を分析して判断する必要がある。

具体的に説明するために、例えば、移動通信において、無線方式にCDMA方式を用いた場合のダイバーシティ合成ハンドオーバー処理を例にする。この場合、交換局のハンドオーバートランクにおいて複数無線基地局から到来する情報パケット（本発明におけるショートセル）を、パケット単位に付加された信頼度情報の比較によって、より良い品質の情報を選択合成する処理を行う必要がある。

図18のショートセルAAL部に例示したフレーム番号FNと信頼度情報CONは、ハンドオーバートランクにおいて、この選択合成の制御に用いることができる。FNはフレーム番号で、これを用いて複数基地局から来た情報の情報パケットの同一性を判断することができる。信頼度情報CONは、基地局において、受信された無線パケットの品質（受信レベル、CRCチェック等から判断）により作成する。ショートセルAAL部にこれらの情報を配置する。

ハンドオーバートランクにおいて、ショートセルAAL処理部でショートセルAALのフレーム番号FNと信頼度情報CONを用いて、情報の品質の優劣の判断を行うことができる。このようにして、ペイロード部を読み出し・分析することなく、高速に的確にペイロードを取り扱うことができる。

ショートセルAALの構成2

音声通信において、音声データの無音圧縮（会話の間の音声情報のとぎれた部分の音声伝送データを圧縮／削除する技術）を行っている。この場合において、有音／無音の切り替わりを判定し音声データ処理を切り替え

るために、音声の有音／無音の情報が必要である。

この情報を、図18のショートセルAAL部に例示ように、ショートセルAALに、Vb (Voice activation bit)として設けることができる。このVbを用いて、音声の有音／無音の判定に用いることができる。

例えば、音声データ処理部(CODEC)は、ペイロード部を読み出し・分析することなく、ショートセルAAL部のVbを分析することで、有音／無音の切り替わりを高速に判断することができ、的確にペイロードを取り扱うことができる。

実施例 8

図1(A) (B)に示した標準ATMセル作成装置(1)に入力されるショートセル(可変長)は、そのペイロードに複数のサブショートセルを多重して待つことができる

。そのような複数のサブショートセルのショートセルへの多重方法として、上記で示したような複数のショートセルをATMセルに多重する多重方式を適用することができる。サブショートセル多重のための装置構成を図29に示す。

図28(A) (B)において、データ受信・サブショートセル作成装置(52)は、さまざまな入力情報を受信し、サブショートセルを作成する。データ受信・サブショートセル作成装置(52)の詳細構成・動作は、図1(A) (B)に示したデータ受信・ショートセル作成装置(3)と同様である。

また、サブショートセル多重装置(53)は、1以上のショートセルのペイロードとして、サブショートセルを多重する機能を持つ。サブショートセル多重装置(53)の詳細構成・動作は、図1(A) (B)に示した

ショートセル多重装置（4）と同様である。

ショートセル化装置（54）は、多重された多重データをショートセルのペイロードとして受信し、ショートセルAALとショートセルヘッダを付加してショートセルを作成する機能を持つ。ショートセル化装置（54）の詳細構成・動作は、図1（A）（B）に示した標準ATMセル化装置（5）と同様である。

ショートセル送信装置（55）は作成したショートセルをショートセル伝送網（60）、標準ATMセル作成装置（1）等に出力する機能を持つ。ショートセル送信装置（55）の詳細構成・動作は、図1（A）（B）に示したATMセル送信装置（6）と同様である。

以上述べたように、図28（A）（B）に示した多重ショートセル作成装置（50）内の各装置は、図1（A）（B）に示した標準ATMセル作成装置（1）と基本的に同様である。しかし、図1（A）（B）は標準ATMセルに対して多重化しているため、作成される標準ATMセルは固定長であるが、上記の図29に示した多重ショートセル作成装置50において作成されるショートセルは、固定長でも、可変長でも良い。

図28（A）（B）に示した多重ショートセル作成装置（50）により作成されるショートセルが固定長の場合には、標準ATMセルのペイロード長が48byte固定長であるために行う必要がある無意情報付加制御（パーシャルフィル）や次のセルへのまたがり制御は、図28（A）（B）においても同様に適用して行う必要がある。

図28（A）（B）に示した多重ショートセル作成装置（50）により作成されるショートセルが可変長の場合には、サブショートセルを多重した長さをそのままショートセルのペイロード長としても良いし、適当な長さで次のショートセルへのまたがり制御を行っても良い。ただし、作成さ

れた可変長ショートセルには、受信部で長さを判定するための情報を付加しておく必要がある。

さて、このようにして作成されたサブショートセルにより多重化されたショートセルは、ショートセル伝送網（60）、標準ATMセル分解装置（2）等を通して、ショートセル受信装置（56）に入力する。ショートセル受信装置（56）は、ショートセル伝送網（60）、標準ATMセル分解装置（2）等から受信する機能を持つ。ショートセル受信装置（56）の詳細構成・動作は図1（A）（B）における標準ATMセル受信装置（8）と同様である。

ショートセル処理装置（57）は、受信したショートセルを分解・処理を行い、ペイロードを得る機能を持つ。ショートセル処理装置（57）の詳細構成・動作は図1（A）（B）における標準ATMセル処理装置（9）と同様である。

サブショートセル分解装置（58）は、得られたペイロードをサブショートセルに分解する機能を持つ。サブショートセル分解装置（58）の詳細構成・動作は図1（A）（B）におけるショートセル分解装置（10）と同様である。

サブショートセル処理・データ送信装置（59）はサブショートセル毎に特定の処理を行い、出力伝送路に応じてさまざまなデータフォーマットに変換、出力する。この装置の詳細構成・動作はショートセル処理・データ送信装置（11）と同様である。

以上述べたように多重ショートセル分解装置（51）内の各装置は、標準ATMセル分解装置（2）と基本的に同様である。入力されるショートセルは固定長の場合と可変長の場合が有る。

ショートセルが固定長の場合には、標準ATMセルのペイロード長が4

8 byte 固定長であるために行った無意情報付加制御（パーシャルフィル）や次のセルへのまたがり制御に関する受信側の制御を適用することができる。

ショートセルが可変長の場合には、多重ショートセル作成装置（50）でショートセルに付加した長さを判定するための情報から、ショートセル長を判定し、処理を行う。

サブショートセルのペイロードにさらに同様に複数のサブショートセルを多重することができる。すなわち、ATMセルの内部に多階層的なショートセル多重が可能である。

2階層のショートセル多重の具体的な例として、2B+DのISDNの各チャネル（B1-CH, B2-CH, D-CH）をサブショートセルとしてショートセルに多重する場合を説明する。

図29は、ISDNの3チャネルを2msの時間フレーム単位にデータをサブショートセル化してショートセルに多重し、さらに、この多重化したショートセルをATMセルに多重した場合を示している。

図29において、B1-CH, B2-CH, D-CHの各チャネルを2ms単位にそれぞれをサブショートセル化し、この順に多重してショートセルヘッダを付与している。この場合、図28（A）（B）におけるサブショートセル多重装置（53）では、図14におけるショートセル多重装置C（C4）と同様の処理を行っている。

ショートセルに多重するサブショートセルの組合せ、多重構成が固定される場合にはデータ受信・サブショートセル作成装置（52）におけるサブショートセルヘッダ付与を省略しても良い。

図1（A）（B）に示した標準ATMセル作成装置（1）のデータ受信・ショートセル作成装置（3）へのATMセルの入力するショートセルの形

態として、ショートセルのデータ長が 48 byte を超える場合もある。また、パーシャルフィル ATM セルのみならず、標準 ATM セルで伝送されうる様々な形式を持ったペイロードをもつ標準 ATM セルや Type 1 ~ Type 5 等の AAL を用いた ATM セルを入力することができる。

そして、図 1 (A) (B) に示した標準 ATM セル分解装置 (2) のショートセル処理・データ送信装置 (11) から ATM セルとして出力する形態として、ショートセルのデータ長が 48 byte を超える場合も有り、パーシャルフィル ATM セルのみならず、標準 ATM セルで伝送され得る様々な形式を持ったペイロードをもつ標準 ATM セルや Type 1 ~ Type 5 等の AAL を用いた ATM セルとして出力することができる。例えば、標準 ATM セルにおいて、Type 5 は、64 Kbyte までの可変長のデータを伝送することができる。実施例 1, 2 におけるショートセル多重装置の処理は、標準 ATM セル化装置にて、Type 1 のような固定ビットレート通信のためのアダプテーションを採用することも可能にするためにまたがり制御を行っているが、標準 ATM セル化装置にて Type 5 のような可変ビットレート通信のためのアダプテーションを採用した場合には、またがり制御を省略し、可変長の多重データをそのまま、標準 ATM セル化装置に送ることができる。

本発明により、ATM 網 (パーシャル、独自ショートセル)、STM 網、無線、パケット網、FR (フレームリレー) 網などから受信した低ビットレートデータを ATM 伝送する際に、遅延時間が極力少なく、ペイロード使用効率を高くすることができる。

請 求 の 範 囲

1. 様々な種類の入力情報からショートセルを作成し、それらのショートセルを多重して1以上の標準ATMセルのペイロードに乗せ、ATM交換網へ出力する機能を持つ標準ATMセル作成装置(1)と、

標準ATMセルを伝送するATM交換網(7)と、

ショートセル多重ATMセルを受信し、ショートセルに分解した後、出力データの形式に変換し伝送路に出力する機能を持つ標準ATMセル分解装置(2)とを備えることを特徴とするショートセル多重ATM伝送システム。

2. 独自ショートセル、ATMセル、STMフレーム、フレームリレー、パケット網などの情報パケット、TDMA/FDMA無線フレーム、CDMA無線パケット等の様々な入力情報を受信し、それぞれの情報単位毎にショートセルを作成する機能を持つデータ受信・ショートセル作成装置(3)と、

1以上の標準ATMセルのペイロードとして、ショートセルを多重を行う機能を持つショートセル多重装置(4)と、

多重された多重データを標準ATMペイロードとして受信し、AALとヘッダを附加して標準ATMセルを作成する機能を持つ標準ATMセル化装置(5)と、

その標準ATMセルをATM交換網に出力する機能を持つATMセル送信装置(6)と

を備えることを特徴とする標準ATMセル作成装置。

3. 請求項2記載の標準ATMセル作成装置(1)において、前記標準ATMセル化装置(5)は、前記ショートセル多重装置(4)からの多重化データ以外からもデータを入力して、ATM標準セルを作成することを特徴とする標準ATMセル作成装置。

4. 請求項2又は3記載の標準ATMセル作成装置(1)において、前記データ受信・ショートセル作成装置(3)は、

独自ショートセル、ATMセル、STMフレーム、フレームリレー・パケット網の情報である情報パケット、TDMA/FDMA無線フレーム、CDMA無線パケットなどの様々な形態のデータを受信する機能を持つデータ受信部(3-1)と、

入力データをフレーム単位/パケット単位毎に切り出しショートセルのペイロード(SC-PL)を作成する機能を持つSC-PL作成部(3-2)と、

必要に合わせてデータの属性からショートセルのAALを付与する機能を持つSC-AAL付与部(3-3)と、データのアドレス情報からショートセルのヘッダに変換し付与する機能を持つSC-H付与部(3-4)と

を備えることを特徴とする標準ATMセル作成装置。

5. 請求項2～4いずれか記載の標準ATMセル作成装置(1)において、前記ショートセル多重装置(4)は、

自由長のショートセルが複数入力されてきたものを、様々な目的(例:データ属性毎、同一セル長毎、同一方路毎、等に多重)に合わせ、多重相手の組合せや順序などを決定する機能を持つ多重組合せ決定部A(4A)

- 1) と、

ショートセルの長さ情報等を含むショートセル情報を各ショートセル毎に付与する機能を持つショートセル情報付与部A (4 A - 2) と、

多重組合せ決定部A (4 A - 1) の決定に従いショートセル情報を付与したショートセルを結合する機能を持つショートセル多重部A (4 A - 3) と

を備えることを特徴とする標準ATMセル作成装置。

6. 請求項2～4いずれか記載の標準ATMセル作成装置(1)において、前記ショートセル多重装置(4)は、

自由長のショートセルが複数入力されてきたものを、様々な目的(例:データ属性毎、同一セル長毎、同一方路毎、等に多重)に合わせ、あらかじめ定められた多重相手の組合せや順序などを決定する機能を持つ多重組合せ決定部B (4 B - 1) と、

多重されるショートセルの長さや多重数などの情報を含む多重情報を生成する機能を持つ多重情報作成部B (4 B - 2) と、

多重組合せ決定部B (4 B - 1) の決定に従いショートセル、多重情報を結合する機能を持つショートセル多重部B (4 B - 3) と

を備えることを特徴とする標準ATMセル作成装置。

7. 請求項2～4いずれか記載の標準ATMセル作成装置(1)において、前記ショートセル多重装置(4)は、

自由長のショートセルが複数入力されてきたものを、様々な目的(例:データ属性毎、同一セル長毎、同一方路毎、等に多重)に合わせ、予め定められた多重相手の組合せや順序などを決定する機能を持つ多重組合せ決

定部C (4C-1) と、

多重組合せ決定部C (4C-1) の決定に従いショートセルを結合する機能を持つショートセル多重部C (4C-2) と
を備えることを特徴とする標準ATMセル作成装置。

8. 請求項6記載の標準ATMセル作成装置(1)において、前記多重情報は、

多重データ構成を示す多重パターン識別子(P I : P a t t e r n I d e n t i f i e r)を含み、

この多重パターン識別子と多重データ構成を対応づけておき、前記ショートセル多重装置(4)は、多重データ構成に応じた多重情報を付与することを特徴とする標準ATMセル作成装置。

9. 請求項6記載の標準ATMセル作成装置(1)において、前記多重情報として、

標準ATMセルのペイロードに同一長のショートセルがいくつ多重されているかを示す多重セル数情報(N)と、

多重されているショートセルの長さを示すショートセル長情報(L)とを含み、

前記ショートセル多重装置(4)は、多重データ構成に応じた多重情報を付与することを特徴とする標準ATMセル作成装置。

10. 請求項6記載の標準ATMセル作成装置(1)において、前記多重情報は、

標準ATMセルのペイロードにいくつショートセルが多重されているか

を示す多重セル数情報（N）と、多重されているショートセルの長さを多重セル数（N）分だけ示すセル長情報（L I 1～L I N）を含み、

前記ショートセル多重装置（4）は、多重データ構成に応じた多重情報を付与することを特徴とする標準ATMセル作成装置。

11. B-ISDN網（7）から入力されてきた標準ATMセルを受信する機能を持つATMセル受信装置（8）と、

受信した標準ATMセルの分解・処理を行い、ペイロードを得る機能を持つ標準ATMセル処理装置（9）と、

得られたペイロードをショートセルに分解する機能を持つショートセル分解装置（10）と、

そのショートセル毎に特定の処理を行い、独自ショートセル、ATMセル、STMセル、フレームリレーやパケット網の情報である情報パケット、TDMA／FDMA無線フレーム、CDMA無線パケットなどに変換し、それぞれの伝送路に出力する機能を持つショートセル処理・データ送信装置（11）と

を備えることを特徴とする標準ATMセル分解装置。

12. 請求項11記載の標準ATMセル分解装置（2）において

、前記標準ATMセル処理装置（9）は、前記ショートセル分解装置（10）以外にもデータを出力して、ATM標準セルを処理することを特徴とする標準ATMセル分解装置。

13. 請求項11または12記載の標準ATMセル分解装置（2）において、

前記ショートセル分解装置（10）は、多重データの先頭から順次ショートセル情報を切り出し、分析してショートセルに分解することを特徴とする標準ATMセル分解装置。

14. 請求項11または12記載の標準ATMセル分解装置（2）において、

前記ショートセル分解装置（10）は、多重情報を切り出して分析する多重情報分析部B（10B-1）と、

多重情報分析部B（10B-1）からの分析結果によりショートセルに分解するショートセル分解部B（10B-2）と
を有することを特徴とする標準ATMセル分解装置。

15. 請求項11または12記載の標準ATMセル分解装置（2）において、

前記ショートセル分解装置（10）は、あらかじめ定められた構成により、ショートセルに分解することを特徴とする標準ATMセル分解装置。

16. 請求項11～15のいずれか記載の標準ATMセル分解装置（2）において、

前記ショートセル処理・データ送信装置（11）は、
受信したショートセルのSC-Hを処理する機能を持つSC-H処理部
(11-1)と、

そのショートセルにAALがあった場合に必要なAAL処理を行う機能
を持つSC-AAL処理部（11-2）と、

ショートセルのペイロードを処理する機能を持つSC-PL処理部（1

1 - 3

) と、

それぞれの出力データの形に変換を行い伝送路に出力する機能を持つデータ送信部 (11-4) と

を備えることを特徴とする標準ATMセル分解装置。

17. 請求項11、12又は14のいずれか記載の標準ATMセル分解装置(2)において、前記標準ATMセルの多重情報は、

多重データ構成を示す多重パターン識別子 (PI : P a t t e r n I d e n t i f i e r) を含み、

この多重パターン識別子と多重データ構成を対応づけておき、前記ショートセル分解装置(10)は、多重情報に応じた多重データ構成に分解することを特徴とする標準ATMセル分解装置。

18. 請求項11、12又は14のいずれか記載の標準ATMセル分解装置(2)において、前記標準ATMセルの多重情報は、

標準ATMセルのペイロードに同一長のショートセルがいくつ多重されているかを示す多重セル数情報 (N) と、

多重されているショートセルの長さを示すショートセル長情報 (L) を含み、

前記ショートセル分解装置(10)は、多重情報に応じた多重データ構成に分解することを特徴とする標準ATMセル分解装置。

19. 請求項11、12又は14のいずれか記載の標準ATMセル分解装置(2)において、

前記多重情報は、

標準ATMセルのペイロードにいくつショートセルが多重されているかを示す多重セル数情報（N）と、多重されているショートセルの長さを多重セル数（N）分だけ示すセル長情報（L1～LN）を含み、

前記ショートセル分解装置（10）は、多重情報に応じた多重データ構成に分解することを特徴とする標準ATMセル分解装置。

20. 請求項2～10又は22～36のいずれかに記載の標準ATMセル作成装置（1）と請求項11～19又は37～51のいずれかに記載の標準ATMセル分解装置（2）とを含むことを特徴とする標準ATMセル作成／分解装置。

21. 請求項20記載の標準ATMセル作成／分解装置において、

前記ショートセルは、サブショートセルを階層的に多重化したものであることを特徴とする標準ATMセル作成／分解装置。

22. 様々な種類の入力情報からショートセルを作成し、それらのショートセルを多重して1以上の標準ATMセルのペイロードに乗せ、ATM交換網へ出力する機能を持つ標準ATMセルを作成し、

標準ATMセルを伝送し、

ショートセル多重ATMセルを受信し、ショートセルに分解した後、出力データの形式に変換し伝送路に出力する機能を持つ標準ATMセルに分解する

ことを特徴とするショートセル多重ATM伝送方法。

23. 請求項22記載のショートセル多重ATM伝送方法において、前記ショートセルは、サブショートセルを階層的に多重化したものであることを特徴とするショートセル多重ATM伝送方法。

24. 様々な種類の入力情報からショートセルを作成し、それらのショートセルを多重して1以上の標準ATMセルのペイロードに乗せ、多重された多重データを標準ATMペイロードとして受信し、AALとヘッダを付加して標準ATMセルを作成し、その標準ATMセルをATM交換網に伝送し、

ショートセル多重ATMセルを受信し、受信したショートセル多重ATMセルの分解・処理を行い、ペイロードを得て、得られたペイロードをショートセルに分解した後、出力データの形式に変換し伝送路に出力する機能を持つ標準ATMセルに分解する

ことを特徴とするショートセル多重ATM伝送方法。

25. 様々な種類の入力情報からショートセルを作成し、ショートセルに個別に付与する必要がある情報をショートセル多重用個別AALとして付与し、ショートセルを多重して多重データを作成し、多重データに、作成されるATMセルに共通するショートセル多重用共通AALを付与し、標準ATMセルにATMヘッダを付与し、その標準ATMセルをATM交換網に伝送し、

ショートセル多重ATMセルを受信し、ATMヘッダに従って処理装置ヘルーチングを行い、

ショートセル多重用共通AALとショートセル多重用個別AALとの組合せにより多重データを処理してショートセルを取り出し、

該ショートセルをショートセル多重用個別AALに従って個別に処理し、
ショートセルを出力データに変換して出力する
ことを特徴とするショートセル多重ATM伝送方法。

26. 請求項25記載のショートセル多重ATM伝送方法において、
ショートセル多重用共通AALとショートセル多重用個別AALとの組合
せは、ショートセル多重用個別AALが長さ情報及びまたがり情報を含む
ことを特徴とするショートセル多重ATM伝送方法。

27. 請求項25記載のショートセル多重ATM伝送方法において、
ショートセル多重用共通AALとショートセル多重用個別AALとの組合
せは、ショートセル多重用共通AALが長さ情報及びまたがり情報を含む
ことを特徴とするショートセル多重ATM伝送方法。

28. 請求項25記載のショートセル多重ATM伝送方法において、
ショートセル多重用共通AALとショートセル多重用個別AALとの組合
せは、ショートセル多重用共通AALがまたがり情報を含み、ショートセ
ル多重用個別AALが長さ情報を含むことを特徴とするショートセル多重
ATM伝送方法。

29. 独自のショートセル、ATM、STMフレーム、フレームリレー
やパケット網などの情報パケット、TDMA/FDMA無線フレーム、CD
MA無線パケット等の様々な入力データを受信して標準ATMセルを作
成する標準ATMセル作成装置において、
作成される標準ATMセルに共通に付与されているAALをショートセ

ル多重用共通A A Lとして付与し、

ショートセルに個別に付与する必要がある情報をショートセル多重用個別A A Lとして付与する

ことを特徴とする標準A TMセル作成装置。

3 0 . 前記ショートセル多重用個別A A Lにショートセル多重のための長さ情報を付与することを特徴とする請求項29に記載された標準A TMセル作成装置。

3 1 . 前記長さ情報は、多重するショートセルの分割前の長さを付与することを特徴とする請求項30に記載された標準A TMセル作成装置。

3 2 . (旧請求項30) 前記長さ情報は、標準A TMセル単位に分割後の長さを付与することを特徴とする請求項30に記載された標準A TMセル作成装置。

3 3 . 前記ショートセル多重用共通A A Lにショートセル多重のための長さ情報を付与することを特徴とする請求項29に記載された標準A TMセル作成装置。

3 4 . 前記ショートセル多重用共通A A Lに、標準A TMセルをまたがってショートセルが多重化されていることを示すまたがり情報を付与することを特徴とする請求項29～28いずれか記載の標準A TMセル作成装置。

3 5 . 前記ショートセル多重用個別A A Lに、標準A TMセルをまたがつ

てショートセルが多重化されていることを示すまたがり情報を付与することを特徴とする請求項29～28いずれか記載の標準ATMセル作成装置。

36. 前記ショートセル多重用個別AALに、ショートセルを個別に処理する情報を付与することを特徴とする請求項29～29いずれか記載の標準ATMセル作成装置。

37. 前記ショートセルを個別に処理する情報には、有音／無音の切り替わりを識別する情報を付与することを特徴とする請求項36記載の標準ATMセル作成装置。

38. 前記ショートセルを個別に処理する情報には、ショートセルに含まれるデータ内容の個別性を示す情報や品質を示す情報を付与することを特徴とする請求項36又は32記載の標準ATMセル作成装置。

39. 標準ATMセル作成装置において、ショートセル多重用個別AALを付与し、ショートセル多重用個別AALには分割後の長さ情報を付与することを特徴とする標準ATMセル作成装置。

40. 独自のショートセル、ATM、STMフレーム、フレームリレー やパケット網などの情報パケット、TDMA/FDMA無線フレーム、CDMA無線パケット等の様々な入力データから作成された標準ATMセル を受信してショートセルに分解する標準ATMセル分解装置において、 標準ATMセルに共通に付与されているショートセル多重用共通AAL およびショートセルに個別付与されているショートセル多重用個別AAL

を用いて、ショートセルを分解し、分解された個別のショートセル処理を行うことを特徴とする標準ATMセル分解装置。

4 1. 前記ショートセル多重用個別AALに、ショートセル多重のための長さ情報が付与されていることを特徴とする請求項40に記載された標準ATMセル分解装置。

4 2. 前記長さ情報は、多重されたショートセルの分割前の長さが付与されていることを特徴とする請求項41に記載された標準ATMセル分解装置。

4 3. 前記長さ情報は、標準ATMセル単位に分割後の長さを付与されていることを特徴とする請求項41に記載された標準ATMセル分解装置。

4 4. 標準ATMセル分解装置において、ショートセル多重用個別AALを付与し、ショートセル多重用個別AALには分割後の長さ情報を付与することを特徴とする標準ATMセル分解装置。

4 5. 前記ショートセル多重用共通AALにショートセル多重のための長さ情報が付与されていることを特徴とする請求項40に記載された標準ATMセル分解装置。

4 6. 前記ショートセル多重用共通AALに、標準ATMセルをまたがってショートセルが多重されていることを示すまたがり情報が付与されていることを特徴とする請求項40～40いずれか記載の標準ATMセル分解

装置。

47. 前記ショートセル多重用個別A A Lに、標準ATMセルをまたがつてショートセルが多重されていることを示すまたがり情報が付与されていることを特徴とする請求項40～40いずれか記載の標準ATMセル分解装置。

48. 前記ショートセル多重用個別A A Lに、ショートセルを個別に処理する情報が付与されていることを特徴とする請求項40～42いずれか記載の標準ATMセル分解装置。

49. 前記ショートセルを個別に処理する情報には、有音／無音の切り替わりを識別する情報が付与されていることを特徴とする請求項48記載の標準ATMセル分解装置。

50. 前記ショートセルを個別に処理する情報には、ショートセルに含まれるデータ内容の個別性を示す情報や品質を示す情報を付与することを特徴とする請求項48又は44記載の標準ATMセル分解装置。

51. 請求項2～10又は24～34のいずれかに記載の標準ATMセル作成装置と請求項11～19又は35～45のいずれかに記載の標準ATM分解装置とを標準ATMセル交換網を介して接続したことを特徴とするショートセル多重ATM伝送システム。

52. 請求項51記載のショートセル多重ATM伝送システムにおいて、

前記ショートセルは、サブショートセルを階層的に多重化したものであることを特徴とするショートセル多重ATM伝送システム。

53. 請求項2～4記載の標準ATMセル作成装置(1)における前記データ受信・ショートセル作成装置(3)のSC-AAL付与部(3-3、3-3')は、

分割ユーザデータの最後のものまたは分割ユーザデータの最初のものに、SC-AALとして最終識別情報又は先頭識別情報を付与することを特徴とするデータ受信・ショートセル作成装置(3)のSC-AAL付与部。

54. 請求項53記載のデータ受信・ショートセル作成装置(3)のSC-AAL付与部において、

最終識別情報には、分割ユーザデータの最終であることを示す識別ビットが表示されることを特徴とするデータ受信・ショートセル作成装置(3)のSC-AAL付与部。

55. 請求項53記載のデータ受信・ショートセル作成装置(3)のSC-AAL付与部において、

先頭識別情報には、分割ユーザデータの先頭であることを示す識別ビットが表示されることを特徴とするデータ受信・ショートセル作成装置(3)のSC-AAL付与部。

FIG.1

FIG.1A

FIG.1B

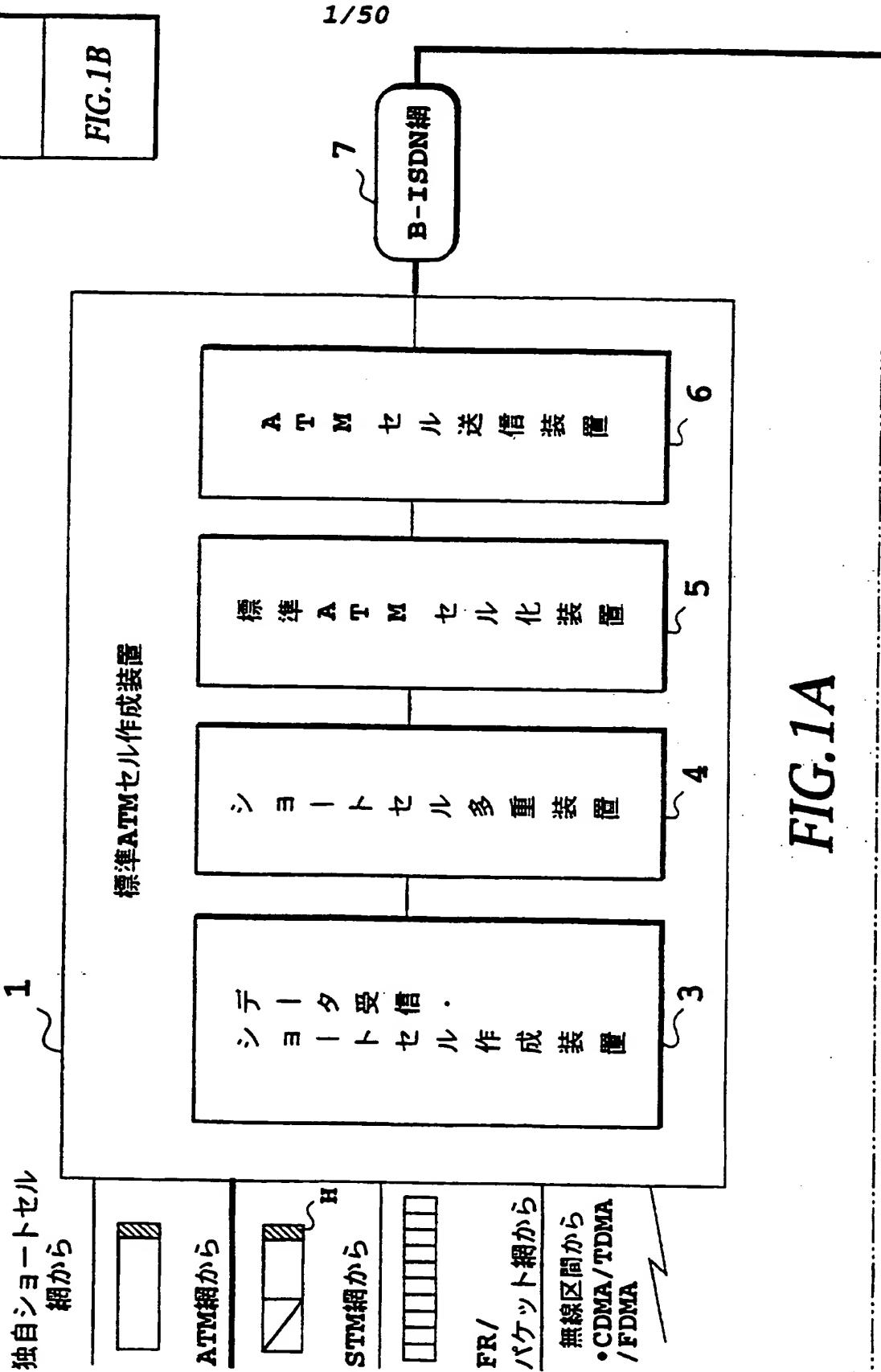


FIG.1A

2/50

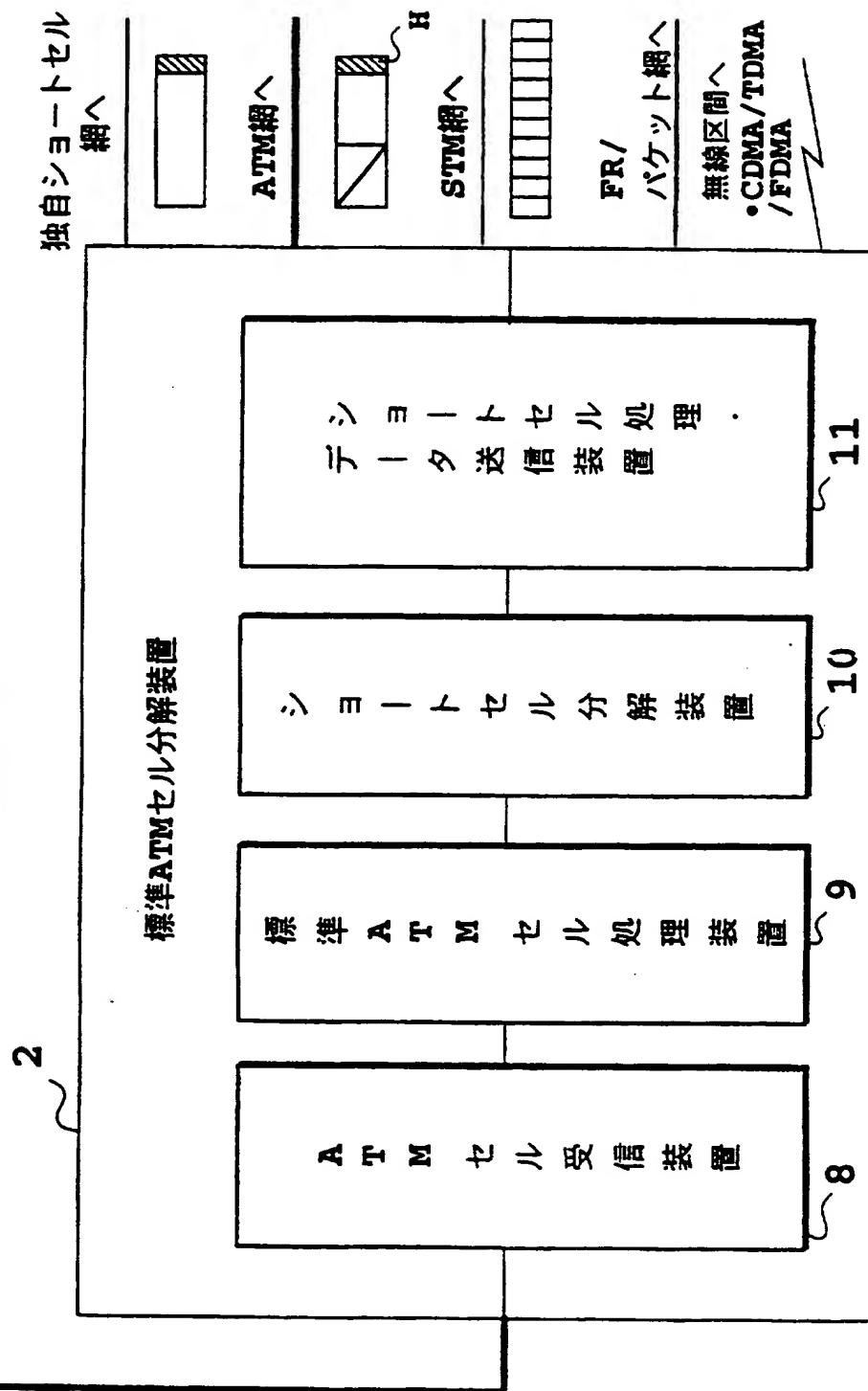
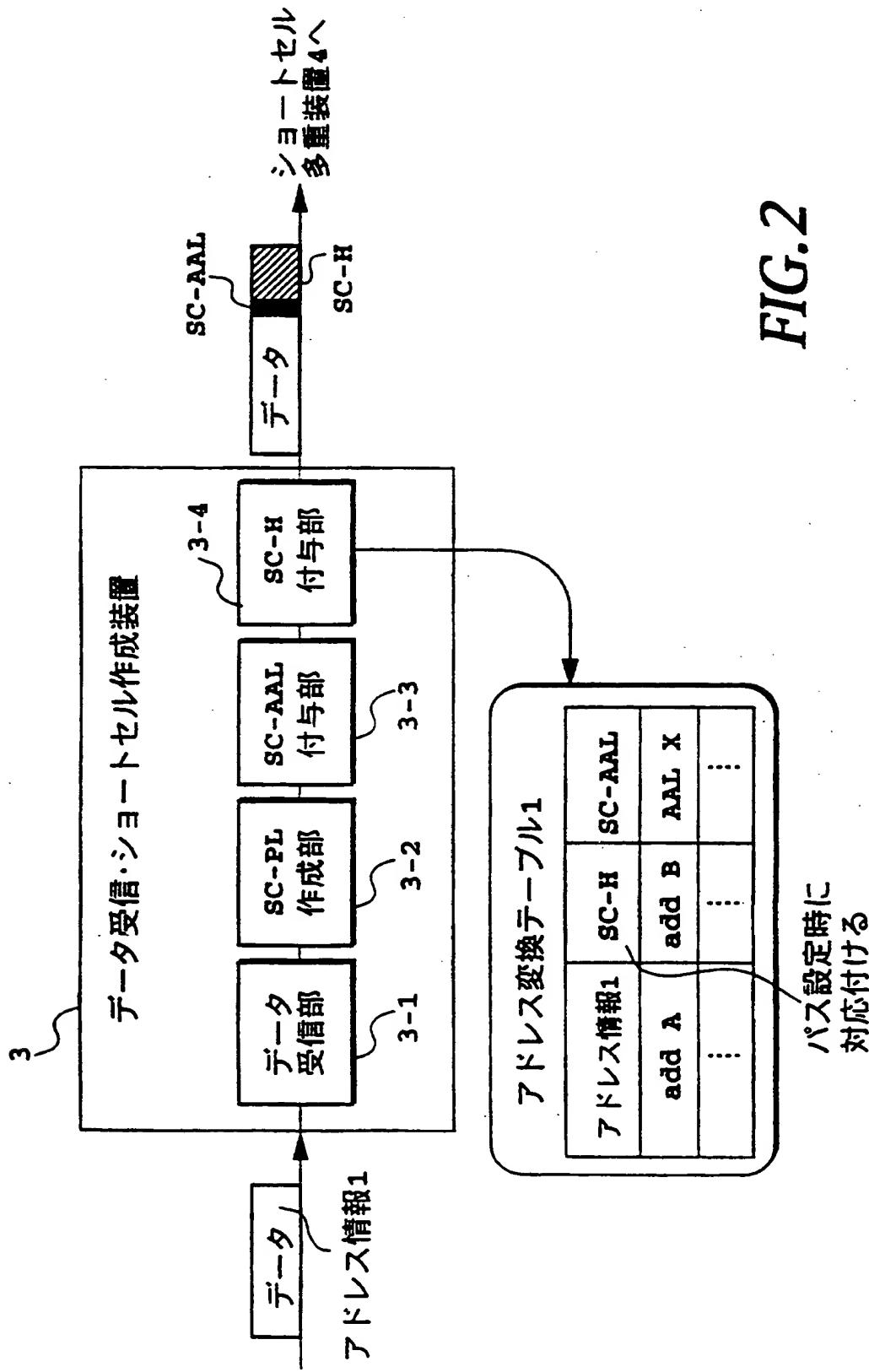


FIG.1B

3/50



4/50

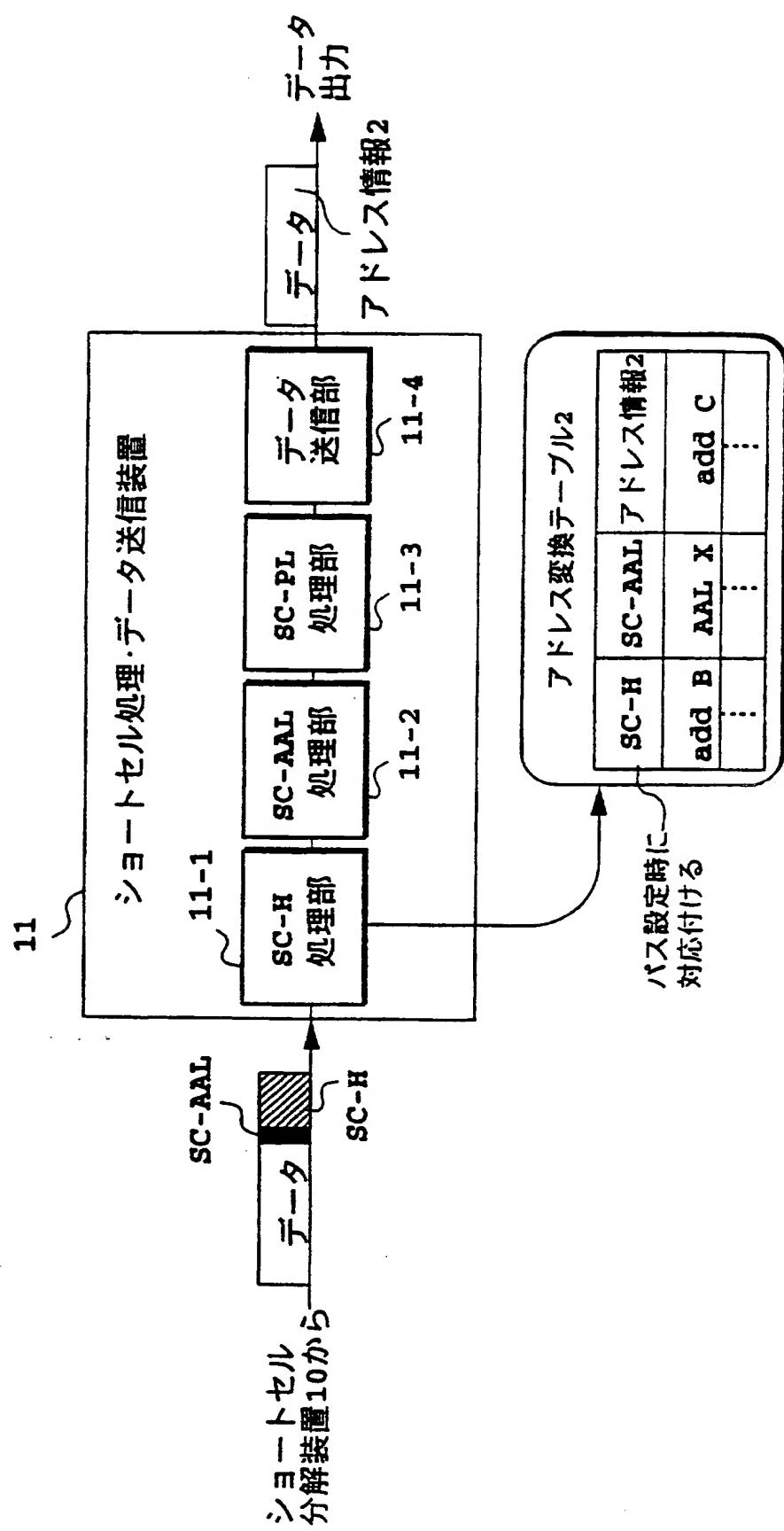


FIG.3

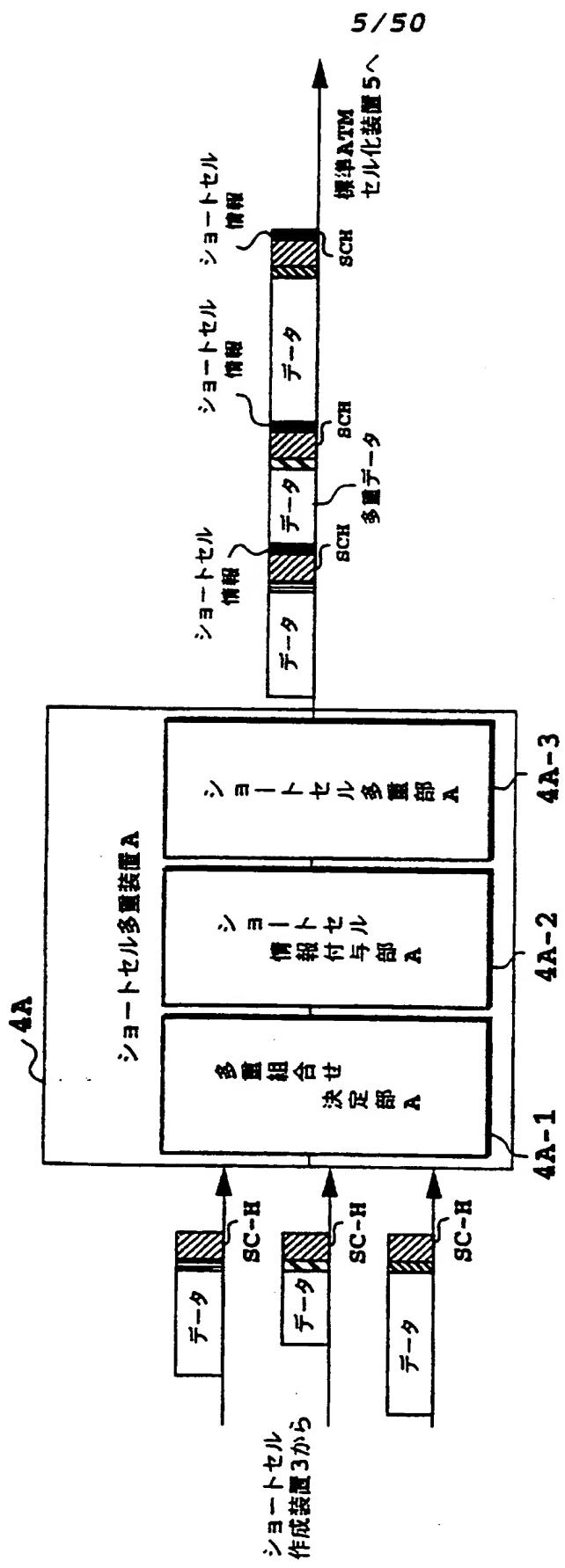


FIG.4

6/50

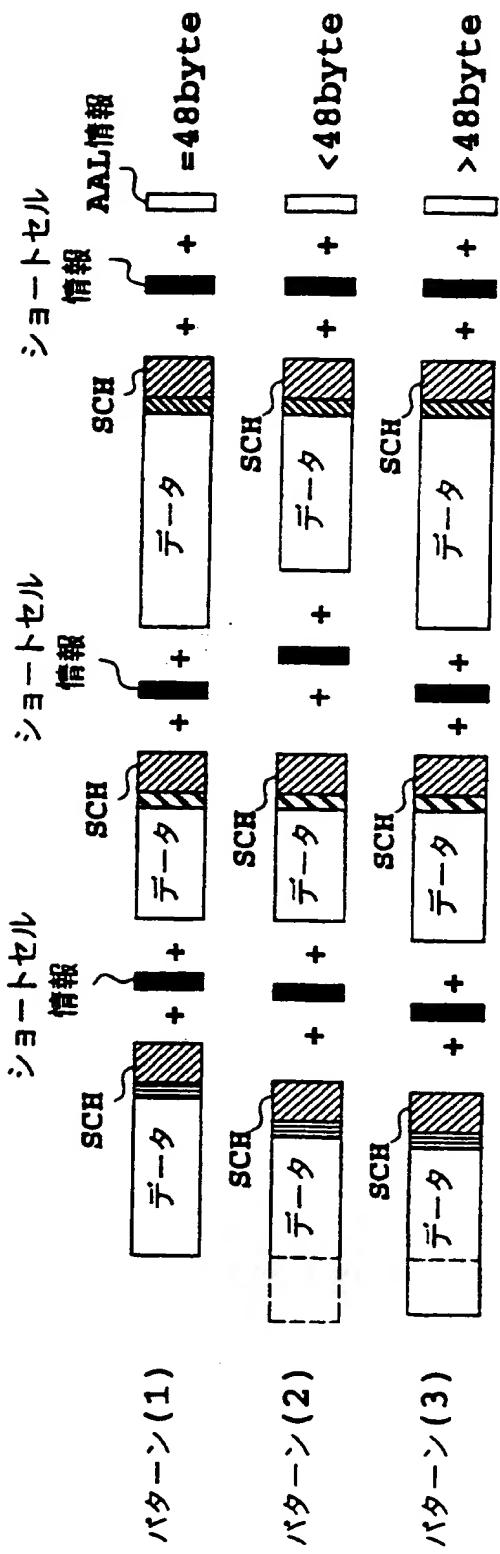


FIG.5

7/50

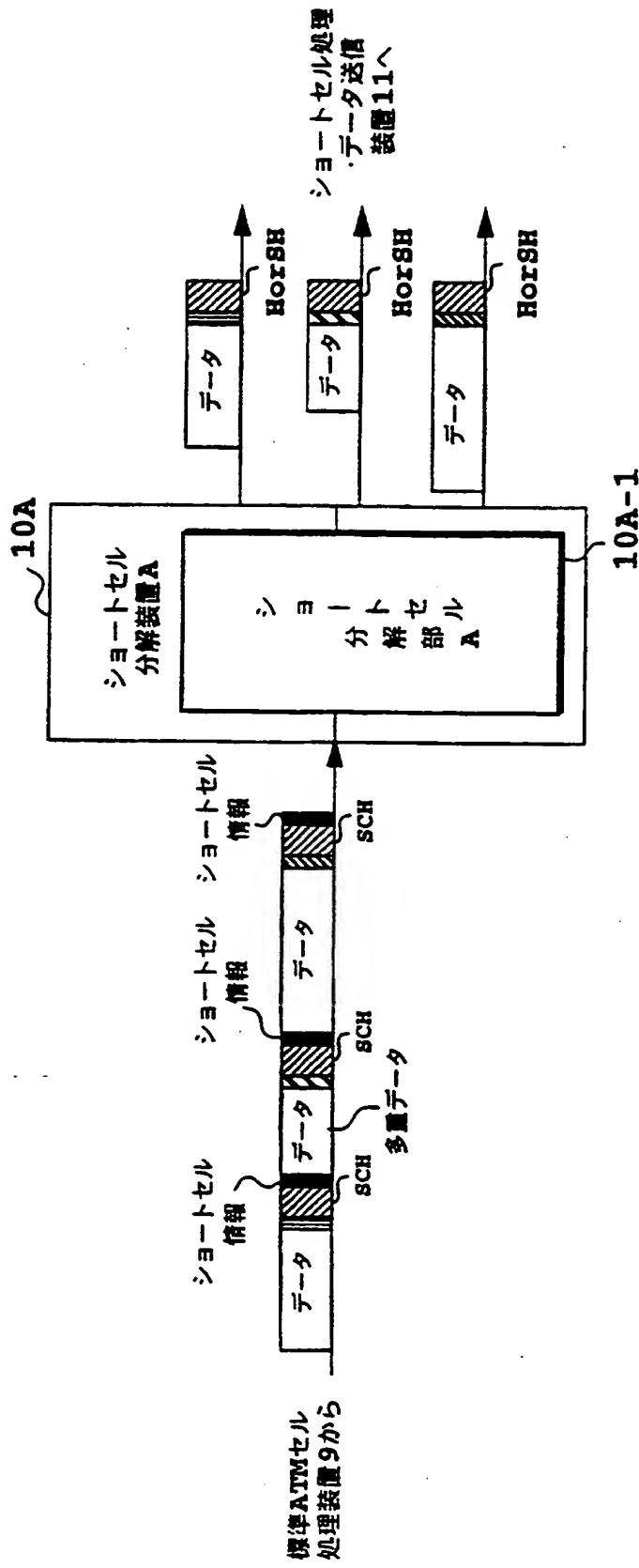


FIG.6

8/50

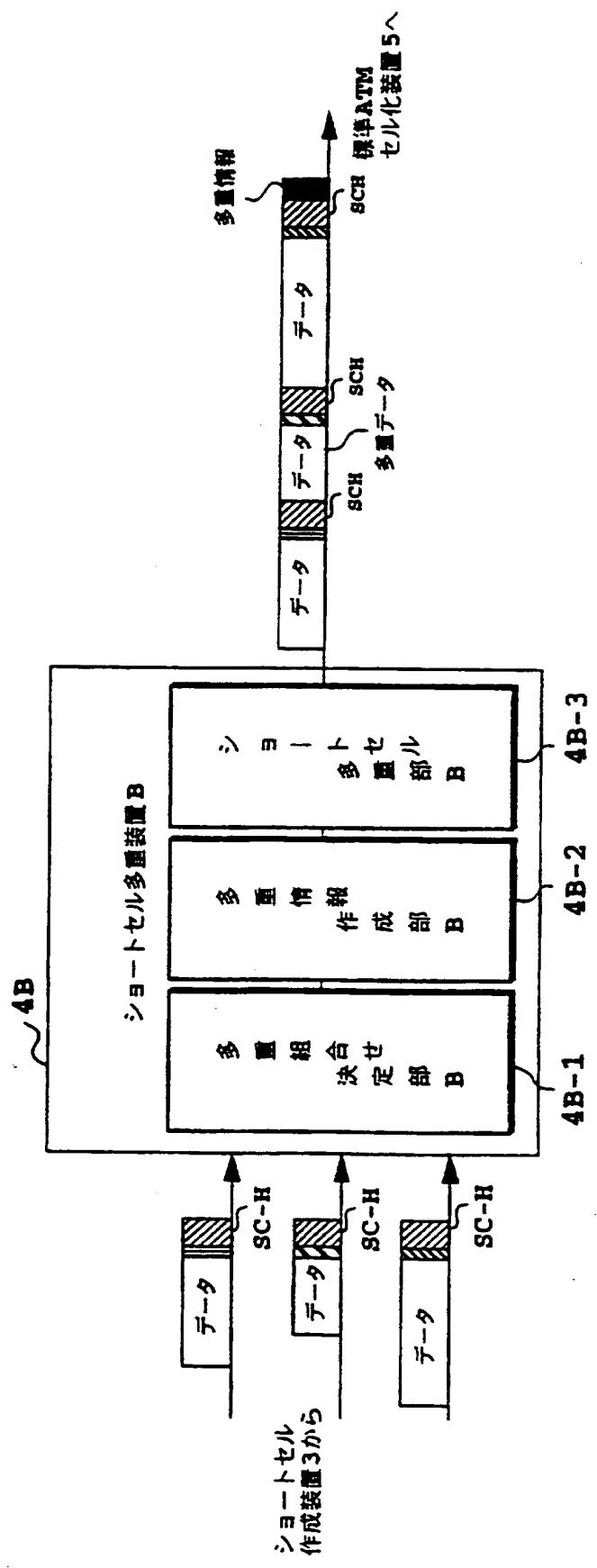


FIG. 7

9/50

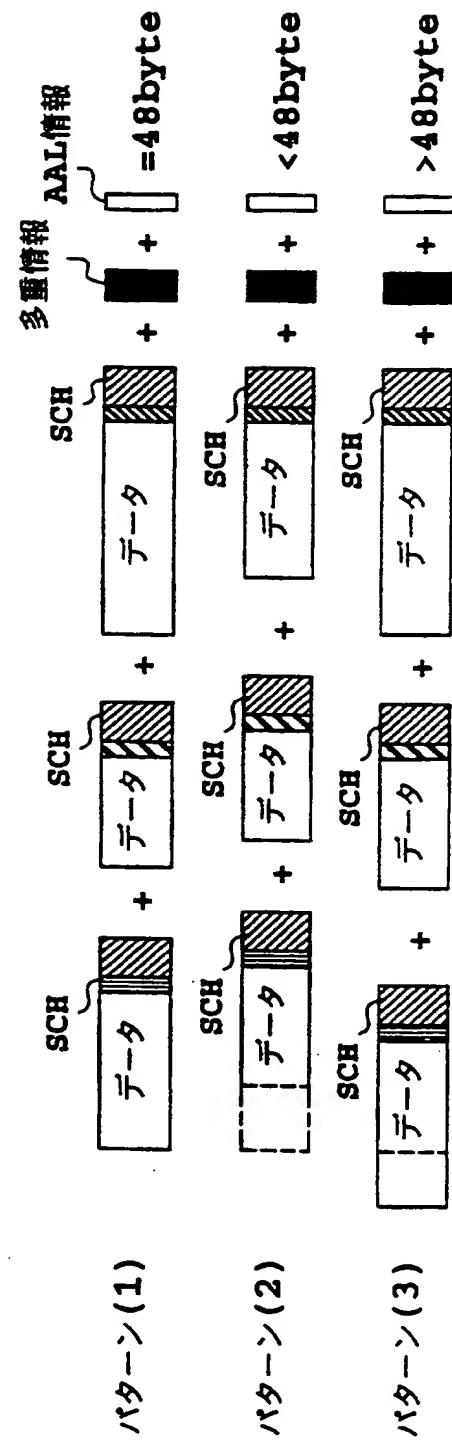


FIG.8

10/50

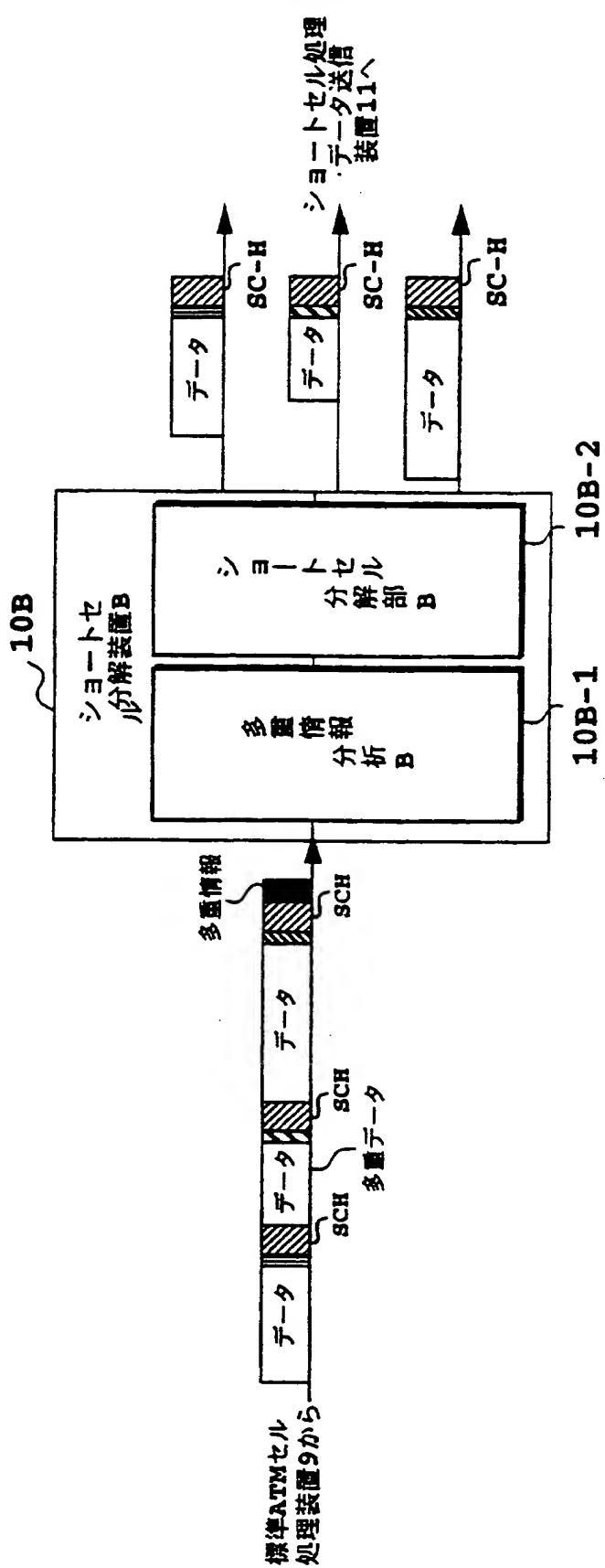
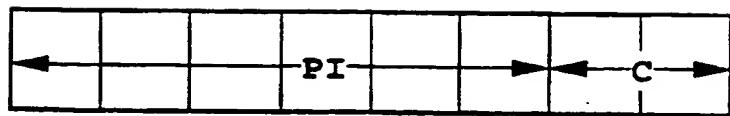


FIG. 9

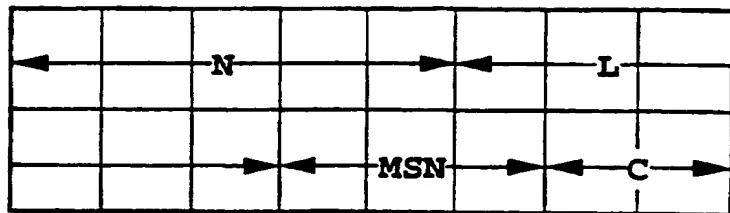
11/50



PI (Pattern Identifier): 多重パターン識別子
C: 誤り訂正・誤り修正ビット (パリティビット、CRC、etc)

FIG. 10

12/50



N: 多重セル数情報

L: ショートセル長情報

MSN: 多重シーケンス番号

C: 誤り訂正・誤り修正ビット (パリティビット、CRC、etc)

FIG. 11A

36byte同一長セル多重の例
(AALが1byte, 多重情報が2byteと仮定した場合)

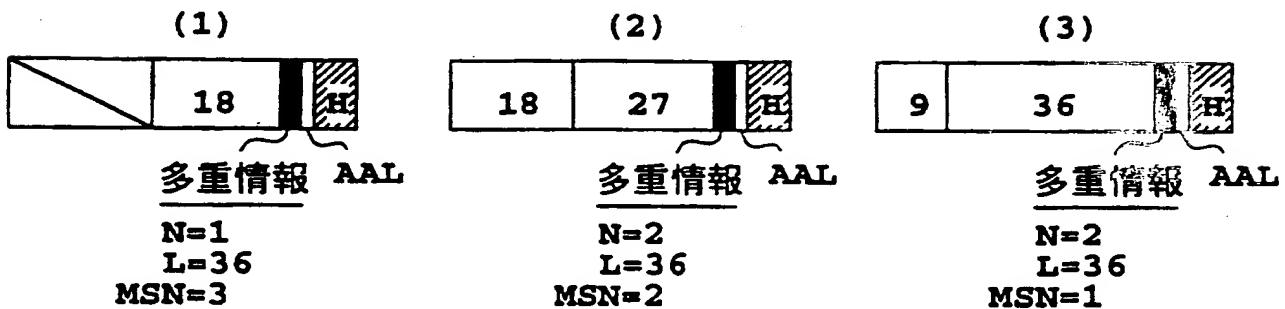
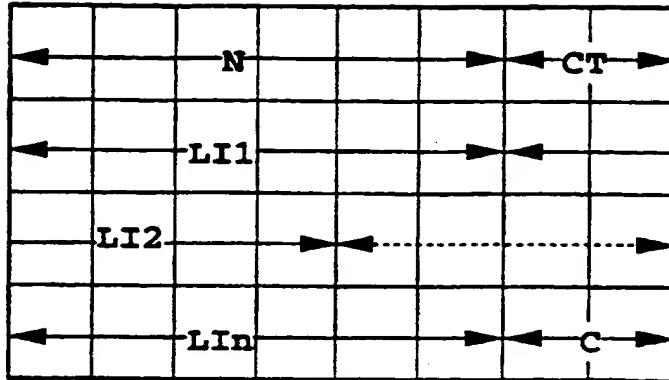


FIG. 11B

13/50



N:多重セル数情報

LI1～LIn:ショートセル長情報

CT(Composite Type):多重形態情報

C:誤り訂正・誤り修正ビット (パリティビット、CRC、etc)

FIG.12A

CTビット

1番目のセル	最後のセル
0	0
0	1
1	0
1	1

0:かけていない
1:かけている

FIG.12B

14/50

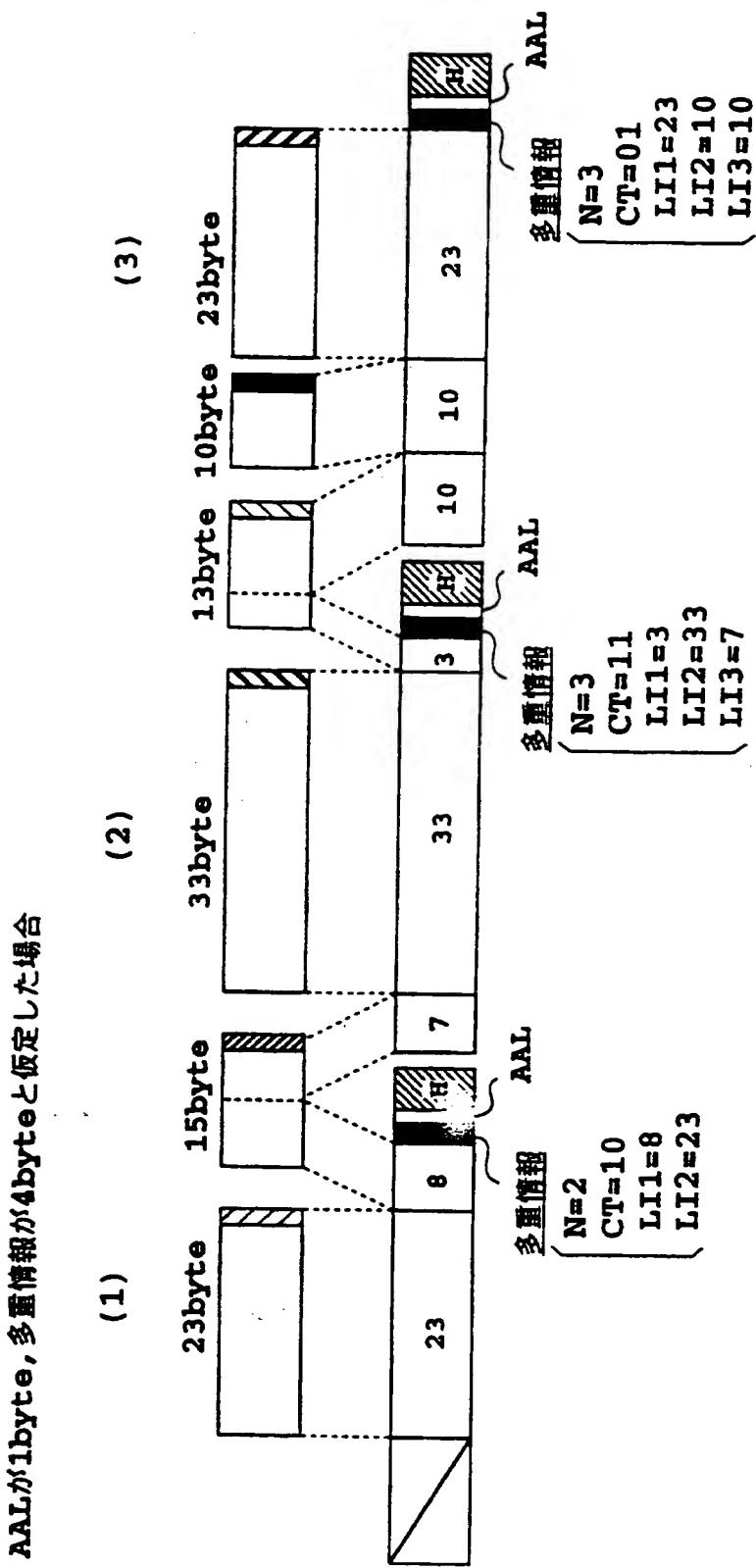


FIG. 13

15/50

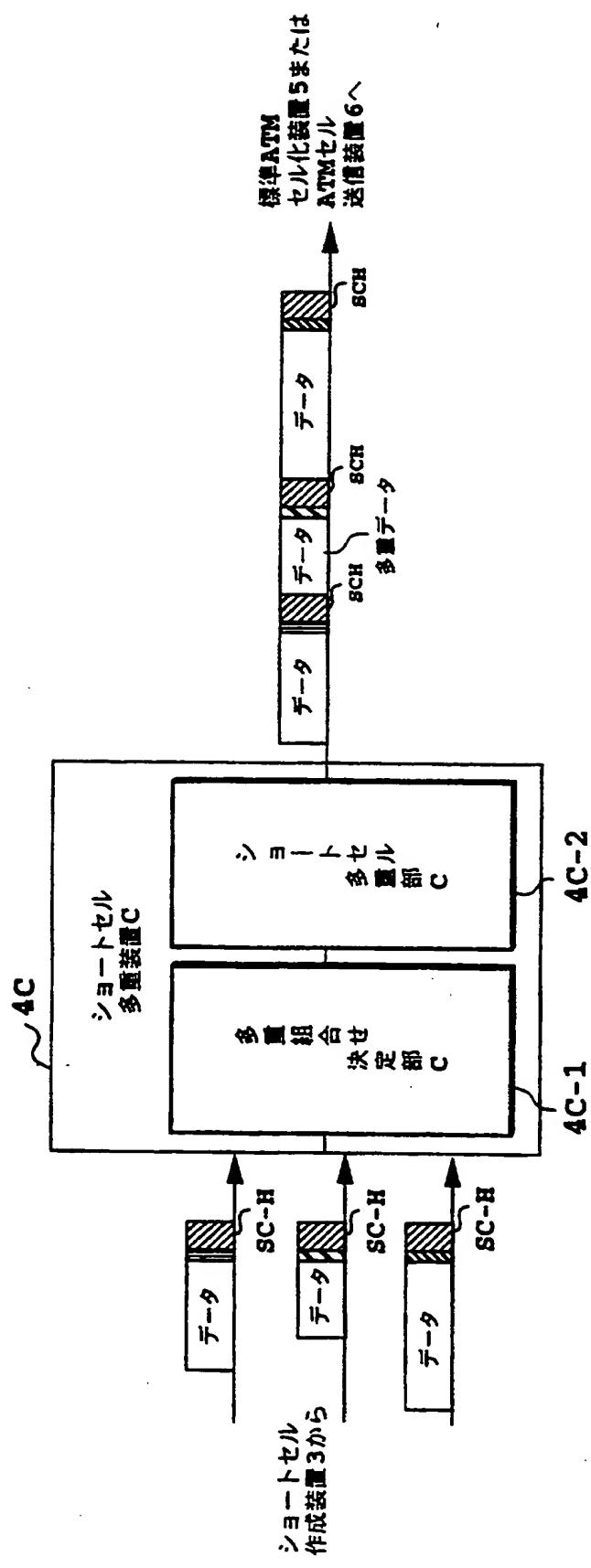


FIG. 14

標準ATMセルのヘッダを、標準ATMセル化装置(5)で付与する場合

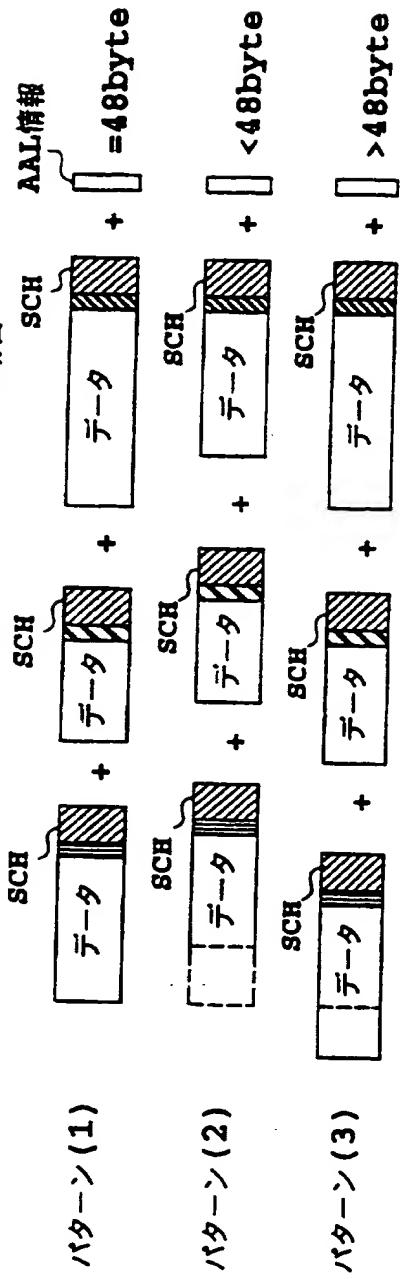


FIG.15A

標準ATMセルのヘッダを、SC-H付与部(3-4)で付与するショートセルヘッダで兼ねる場合

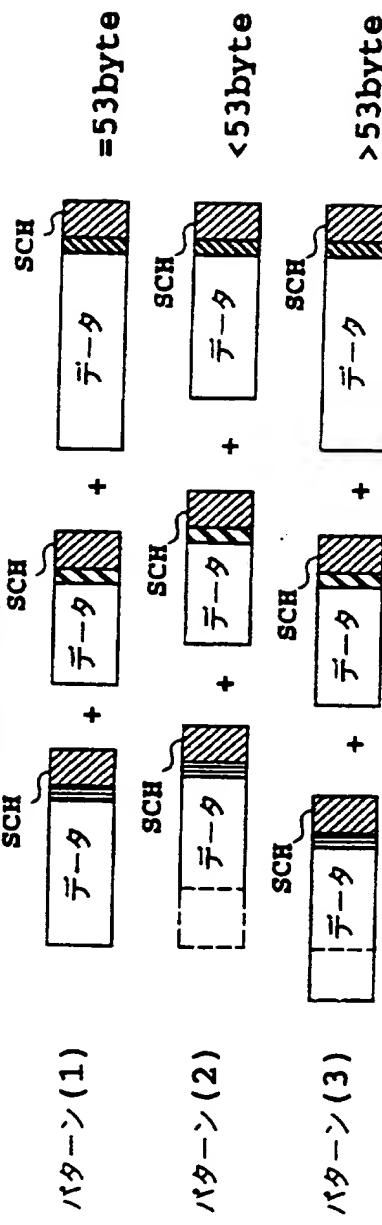


FIG.15B

17/50

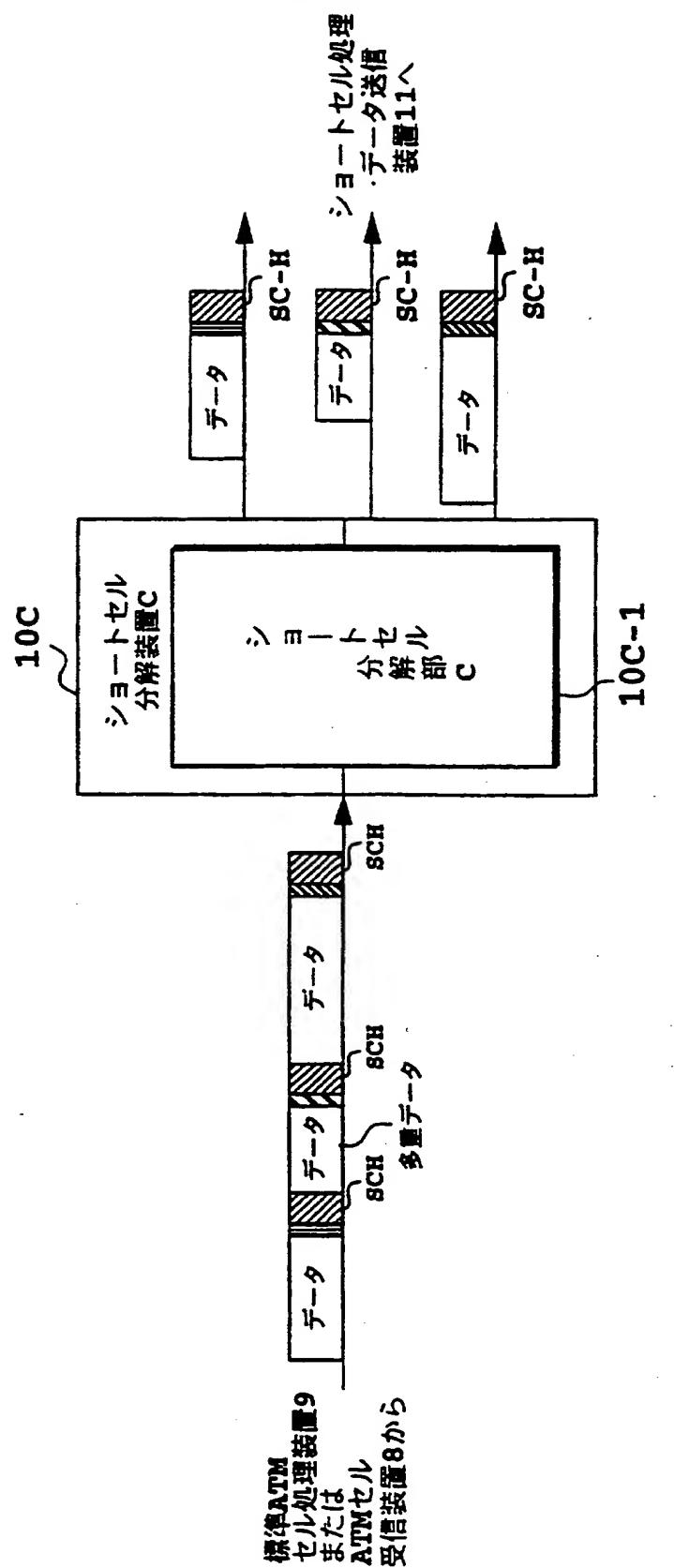


FIG. 16

18/50

FIG.17

FIG.17A

FIG.17B

標準ATMセル作成装置
1

ショートセル多量方式
ペイロード作成部

多シ
重ヨ
装ト
セル
作シ
成ヨ
装ト
受信
セル：

16

ATMセル送信装置

標準ATMセル化装置

7

B-ISDN網

既存ATM方式
ペイロード作成部

バーシャルファイル方式
ペイロード作成部

バスクラッシュ方式
ペイロード作成部

その他のATM方式
ペイロード作成部

4

3

18

20

22

24

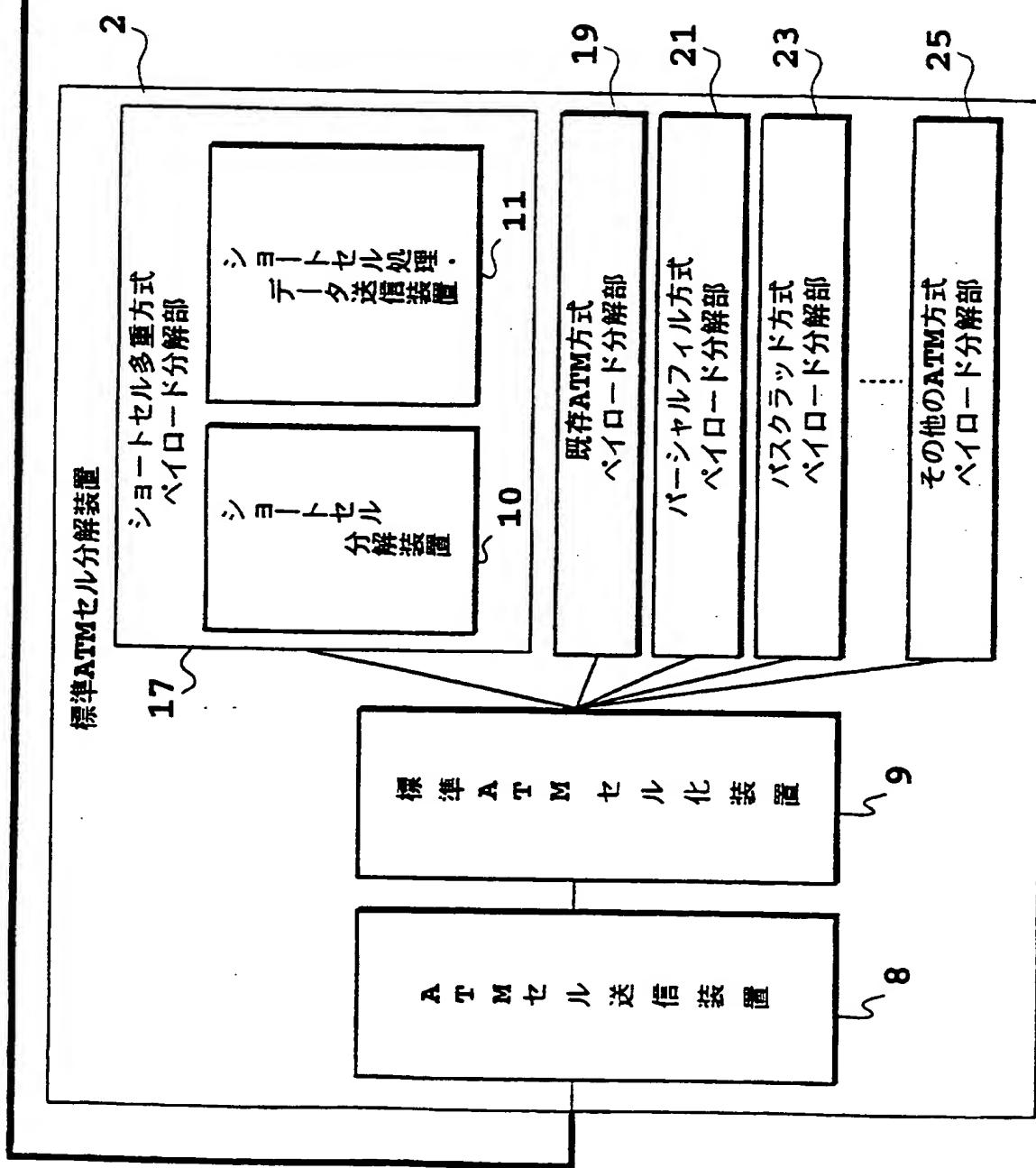
6

5

FIG.17A

19/50

FIG. 17B



20/50

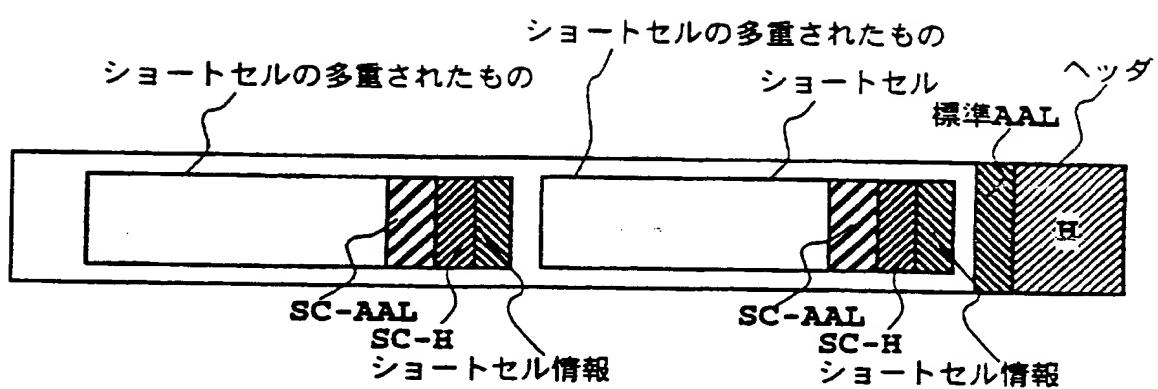
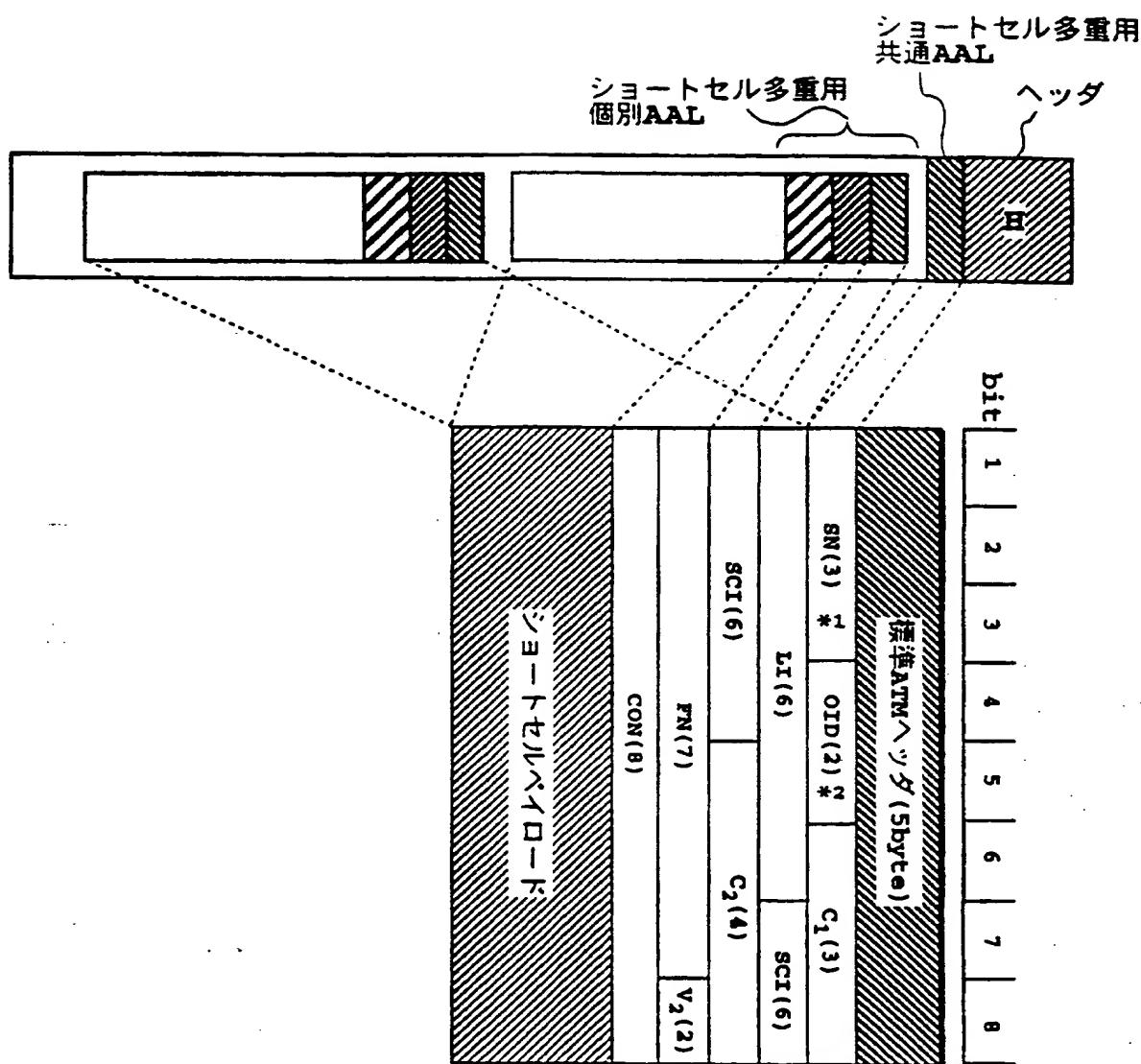


FIG. 18A



*1:SNは、AAL-Type1に含まれるSNと同様。

*2:OIDは、実施形態1で示したSTをまとめたもので、
実施形態2で示したCTと同様。

FIG.18B

22/50

多重装置Bを使用した場合のデータ構成例

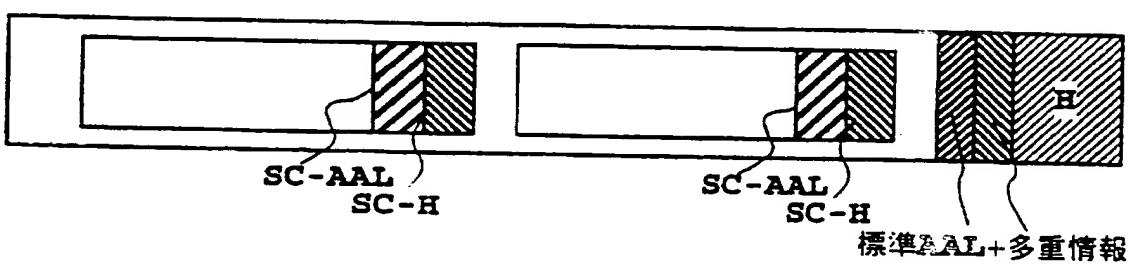
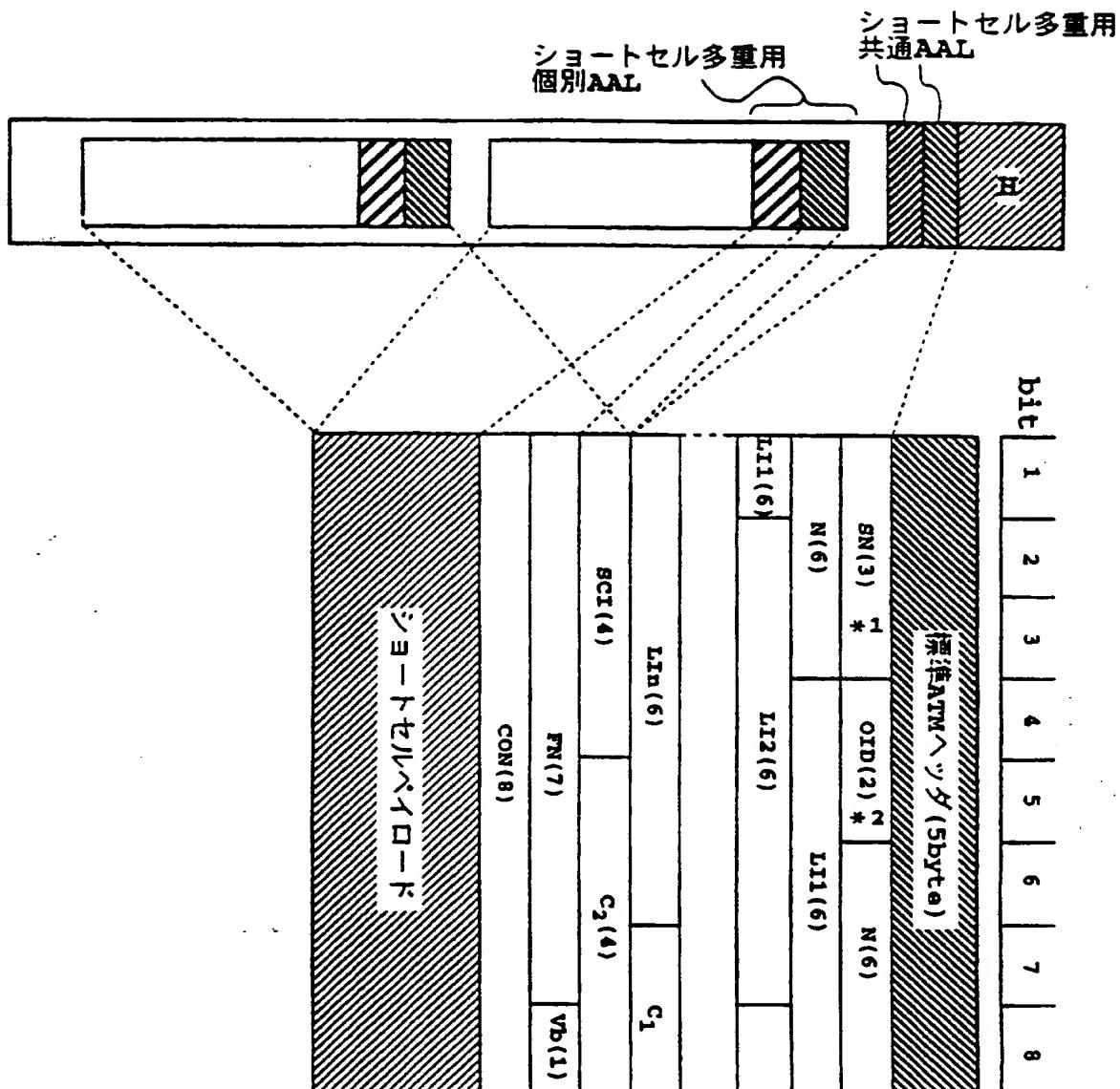


FIG.19A



*1: SNIは、AAL-Type1に含まれるSNと同様。

*2: OIDは、実施形態2で示したCTと同様。

FIG. 19B

24/50

FIG.20

FIG.20A

FIG.20A

FIG.20B

Layers	データフラー・マット	備考
Application	AAL User_1 AAL User_2 AAL-SDU_1 AAL-SDU_2	可変長のさまざまなデータ
AAL-CU service specific	SSCS SSCS SSCS-PDU header(SC-AAL) SSCS	データ固々の属性に応じた個別の 処理を行う。 (=SC-AAL)
CS	CPCS for all AAL-CU user CPCS CPCS	多層するための、ショートセル コネクション識別子を付与 (=SC-H)
	AAL-SDU_1 AAL-SDU_2	CPCS-PDU header SCI(Short cell Connection Identifier)

25/50

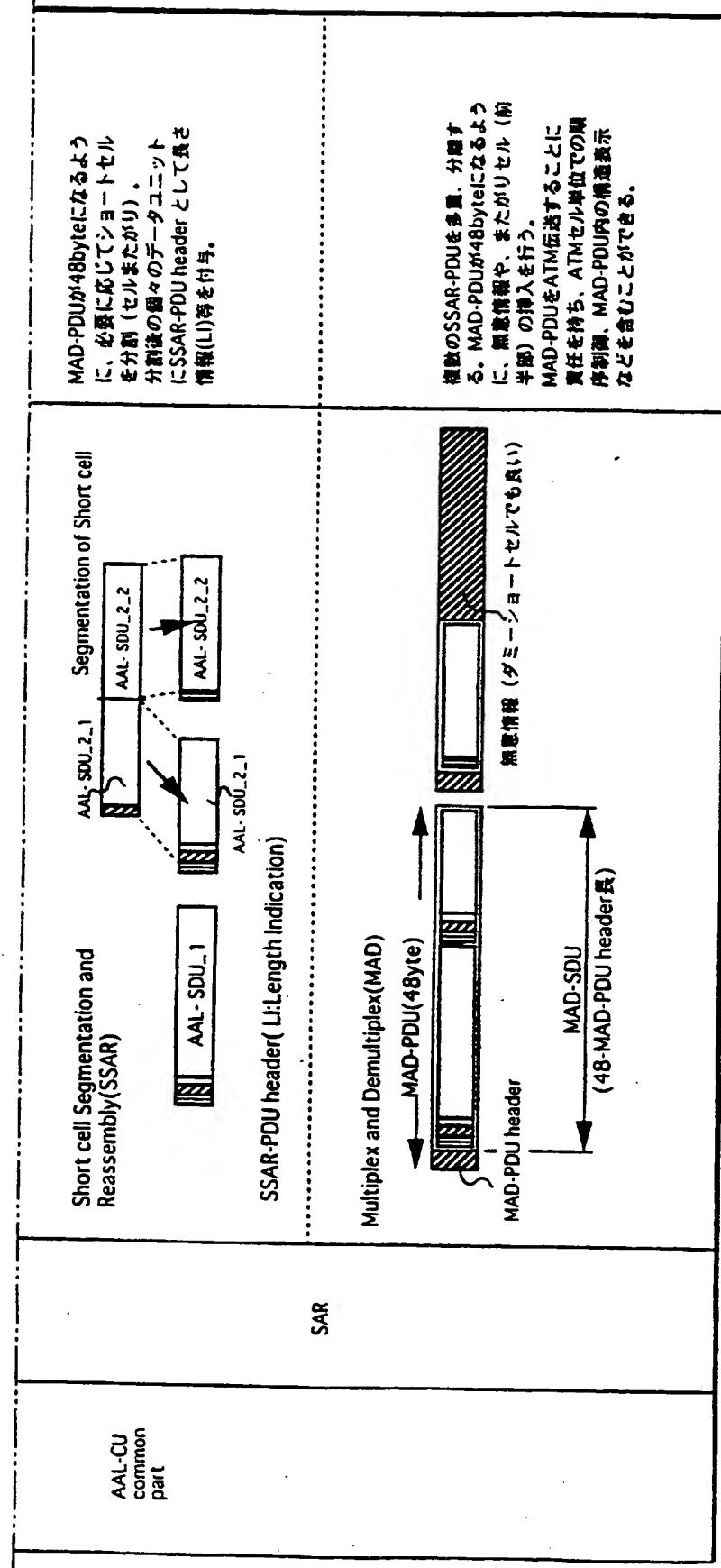


FIG.20B

26/50

FIG.21

FIG.21A

FIG.21B

FIG.21A

Layers	データフォーマット		備考
Application	AAL User_1 AAL- SDU_1	AAL User_2 AAL- SDU_2	可変長のさまざまなデータ
SSCS	SSCS AAL- SDU_1	SSCS-PDU header AAL- SDU_2	データ固々の属性に応じた個別の 処理を行う。 (=SC-AAL)
AAL-CU service specific	CPCS for all AAL-CU user AAL- SDU_1	CPCS AAL- SDU_2	多量するための、ショートセル コネクション識別子を付与 (=SC-H) さらにショートセル単位の長さ 情報(LI)を付与。
CS	CPCS	CPCS AAL- SDU_2	CPCS-PDU header SCI:Short cell Connection Identifier,LI)

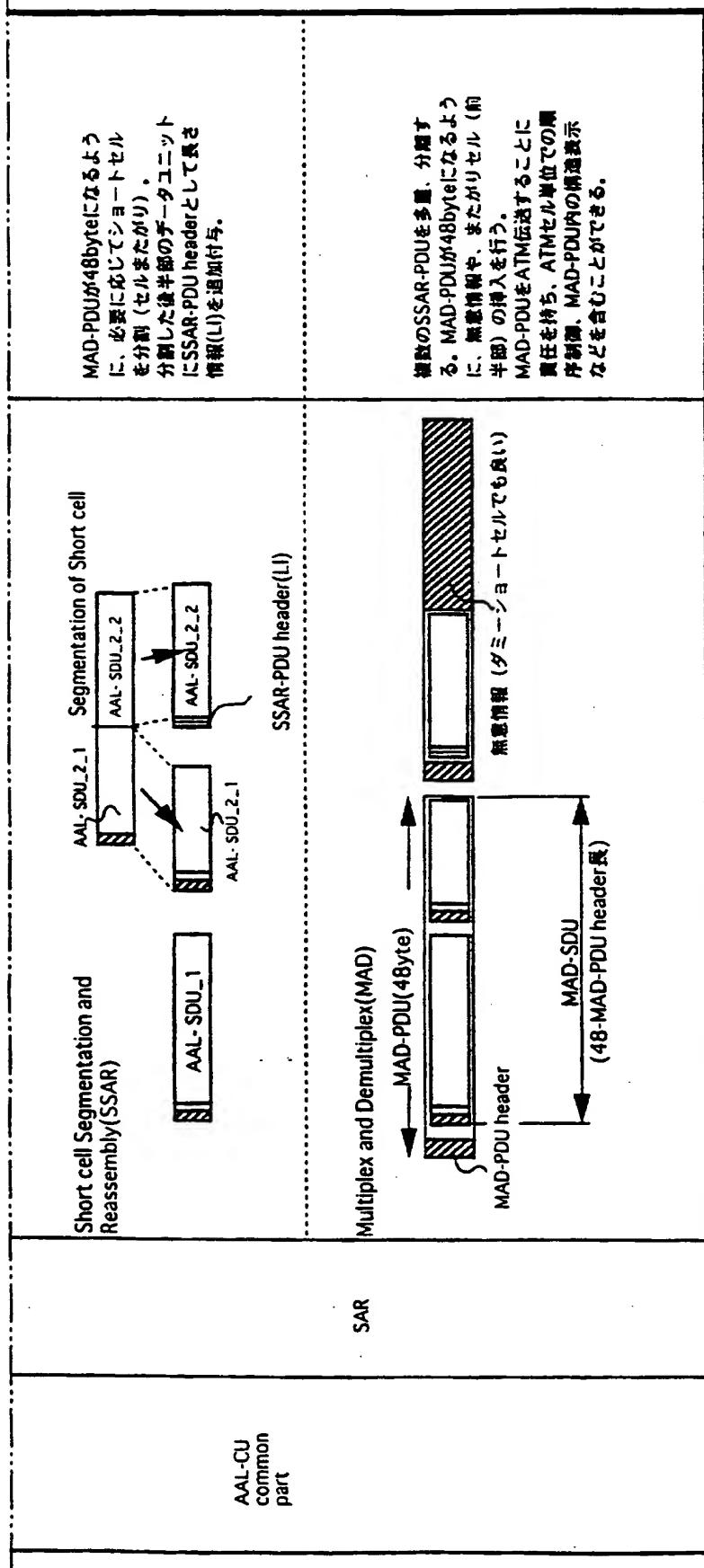


FIG.21B

28/50

FIG.22

FIG.22A

FIG.22A

FIG.22B

Layers	データフォーマット		備考
Application	AAL User_1 AAL- SDU_1	AAL User_2 AAL- SDU_2	可変長のさまざまなデータ
AAL-CU service specific	SSCS SSCS SSCS-PDU header	SSCS SSCS SSCS-PDU header	データ個々の属性に応じた個別の 処理を行う。 (=SC-AAL)
CS	CPCS for all AAL-CU user CPCS	AAL- SDU_1 AAL- SDU_2	多層するための、ショートセル コネクション識別子を付与 (=SC-H) CPCS-PDU header SCI:Short cell Connection Identifier

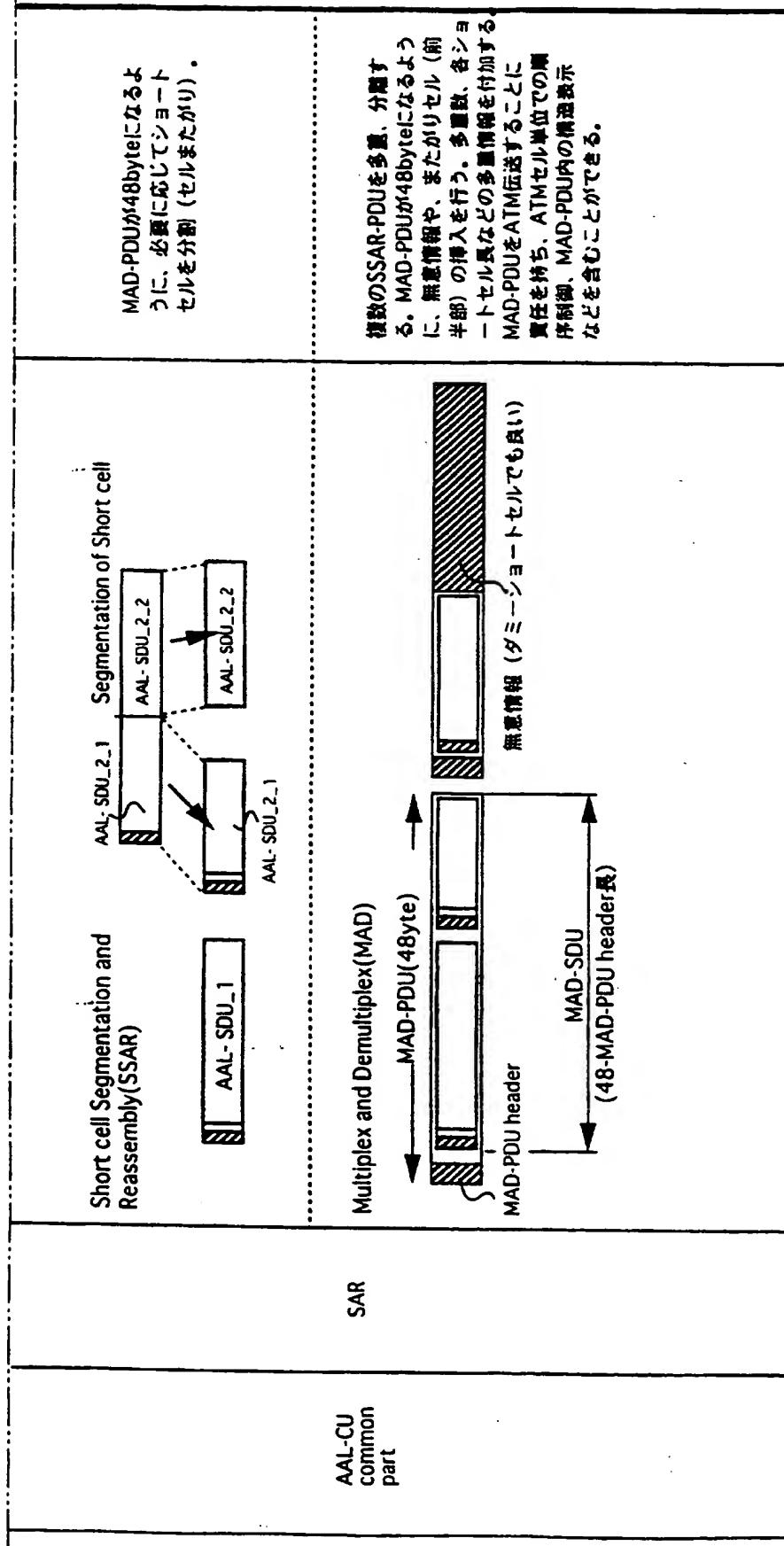


FIG. 22B

30/50

標準ATM作成装置		標準ATMセル分解装置		図20	
データ受信部		データ送信部		Application	
SC-PL作成部	ショートセル 処理部	SC-PL処理部			
SC-AAL付与部	データ送信装置	SC-AAL処理部	SSCS		
SC-H付与部		SC-H処理部	CPCS		
多重組合せ 決定部A		ショートセル 分解部	SAR		
ショートセル 多重装置A	ショートセル 情報付与部A	ショートセル 分解装置			
	ショートセル 多重部A				
標準ATM セル化装置	標準AAL付与部	標準ATM セル処理装置	ATM-layer(AALの下位)		
	ATM-H付与部				

FIG.23

31/50

標準ATM作成装置		標準ATMセル分解装置		図21	
データ受信部	SC-PL作成部	データ送信部	SC-PL処理部	Application	
データ受信・ ショートセル 作成装置	SC-AAL付与部	ショートセル処理・ データ送信装置	SC-AAL処理部	SSCS	
	SC-H付与部(注1)		SC-H処理部	CPCS	
ショートセル 多重装置A	ショートセル (注1) 情報付与部A	ショートセル 分解装置	ショートセル 分解部	SAR	
ショートセル 多重装置A	多重組合せ 決定部A				
	ショートセル 多重部A				
標準ATM セル化装置	標準AAL付与部 ATM-H付与部	標準ATM セル処理装置	標準AAL処理部 ATM-H処理部	ATM-layer(AALの下位)	

注1：SC-H付与部とショートセル情報付与部Aは
協調して動作もしくは一体化しても良い

FIG.24

32/50

標準ATM作成装置		標準ATMセル分解装置		図22
データ受信・ ショートセル 作成装置	データ受信部	データ送信部	SC-PL処理部	Application
	SC-PL作成部	ショートセル処理・ データ送信装置	SC-AAL処理部	
	SC-AAL付与部		SC-H処理部	SSCS
	SC-H付与部			CPCS
	多重組合せ 決定部B	ショートセル 分解装置	ショートセル 分解部B	SAR
ショートセル 多重装置B	ショートセル 多重部B	多重情報作成部B (注1)	多重情報分析部B (注2)	
	多重情報作成部B (注1)		標準AAL処理部 (注2)	標準AAL処理部 (注2)
	標準ATM セル化装置	標準ATM セリル処理装置	ATM-H付与部	ATM-layer(AALの下位)

- 注1：多重情報作成部Bと標準AAL付与部は
協調して動作もしくは一体化しても良い
注2：多重情報分析部Bと標準AAL処理部は
協調して動作もしくは一体化しても良い

FIG.25

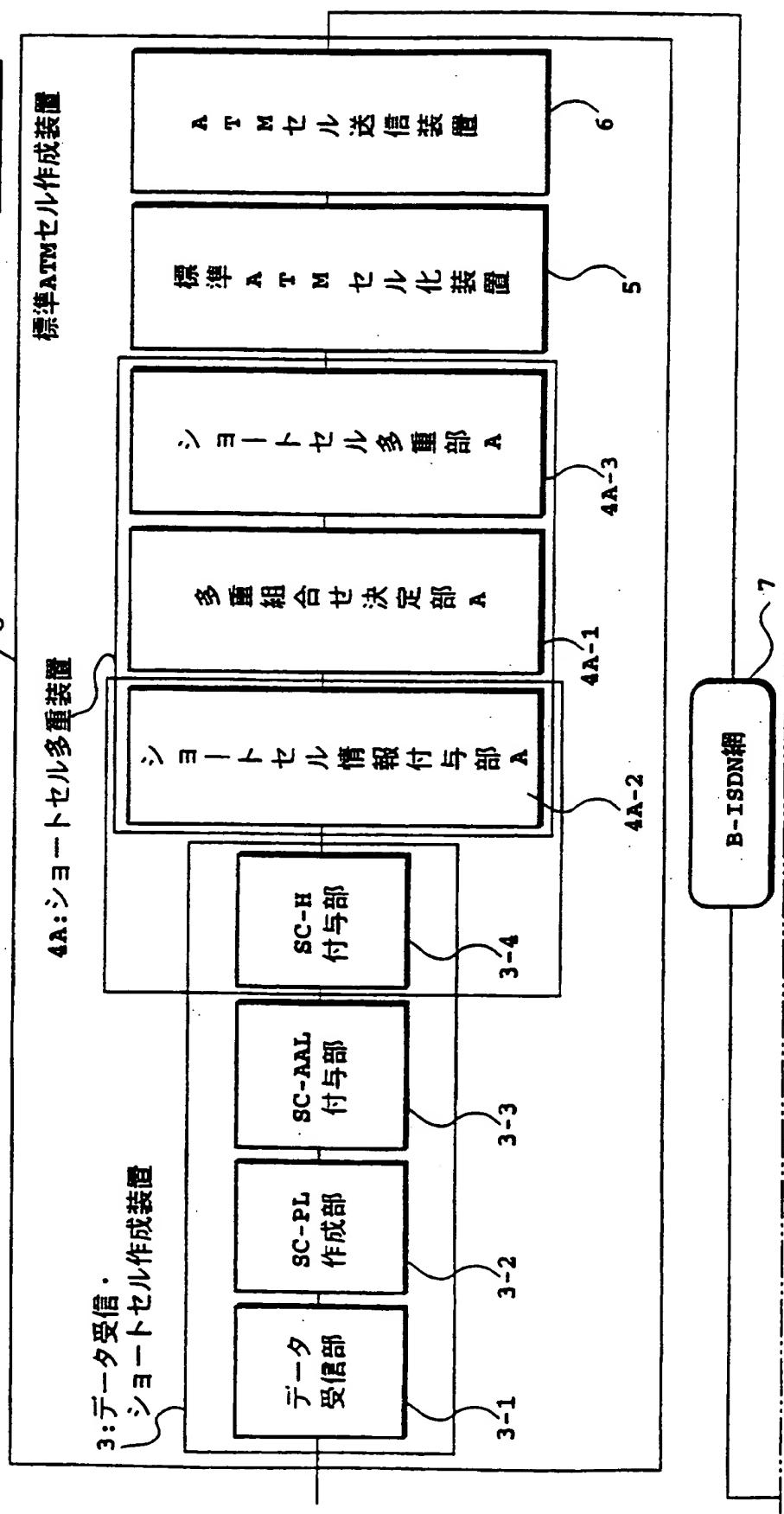
33/50

FIG.26A

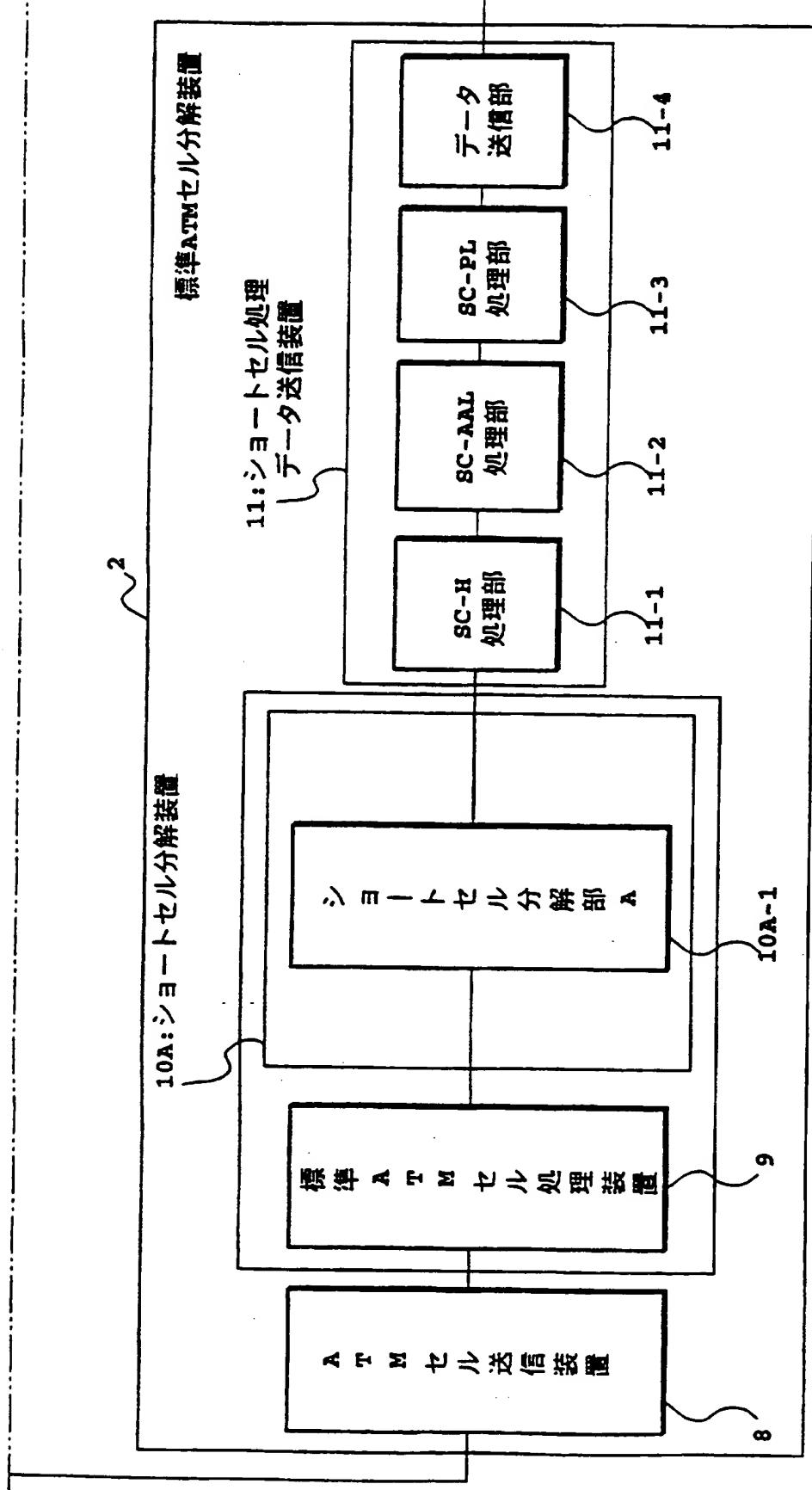
FIG.26

FIG.26A

FIG.26B



34/50



4A: ショートセル多重接続を含む構成

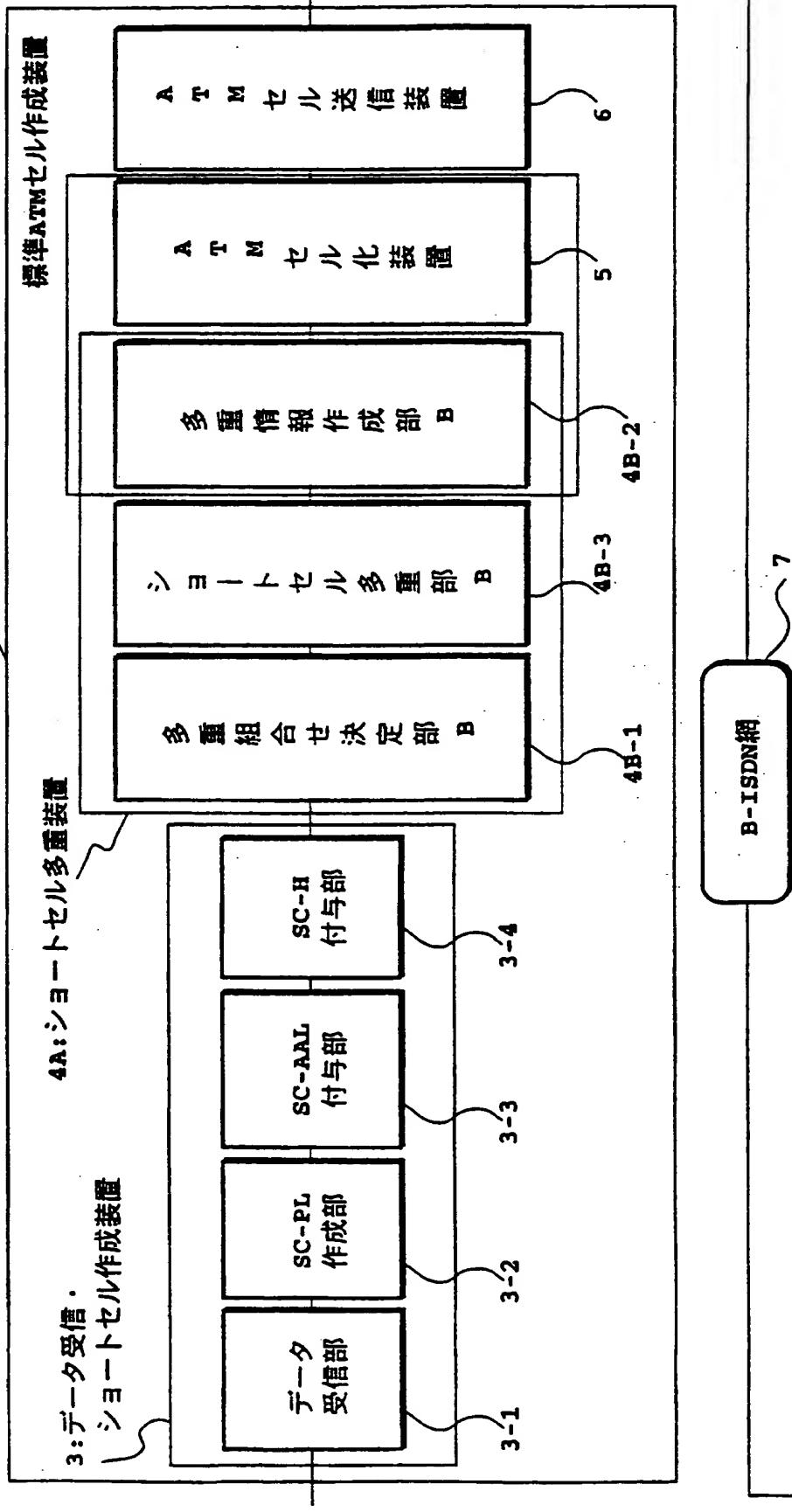
FIG. 26B

35/50

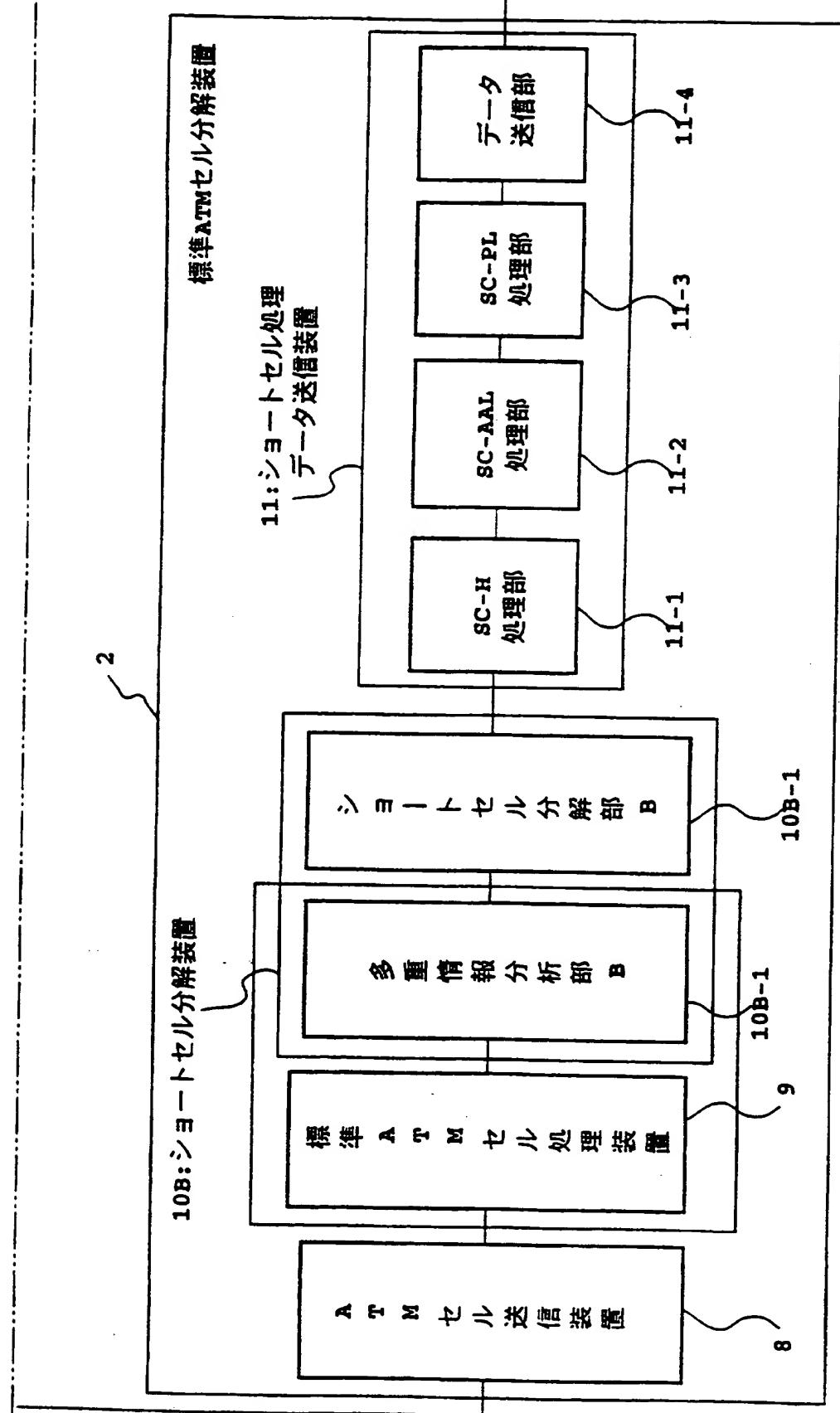
FIG.27A

FIG.27A

FIG.27B



36/50



4B: シヨートセル多重装置を含む構成

FIG. 27B

FIG.28

FIG.28A

FIG.28B

1

標準 ATM セル作成装置

SC-H

37/50

B-ISDN網

7

60

ショートセル伝送網

SC-H

多重ショートセル作成装置

50

ショートセル送信装置

ショートセル化装置

サブショートセル多重装置

データ受信・サブショートセル作成装置

FIG.28A

50

ATM網から
STM網からFR/
パケット網無線区間から
•CDMA/TDMA

55

54

53

52

38/50

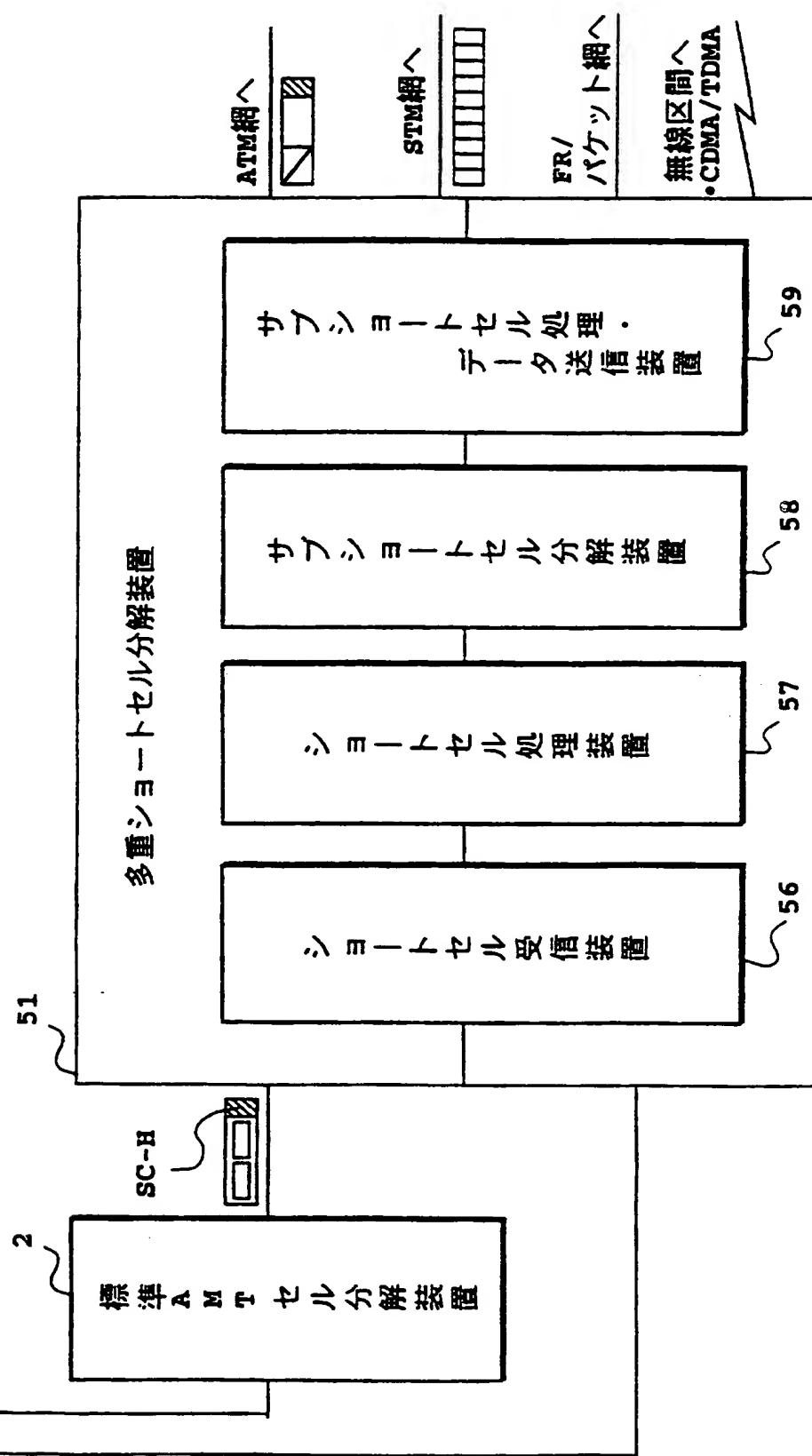
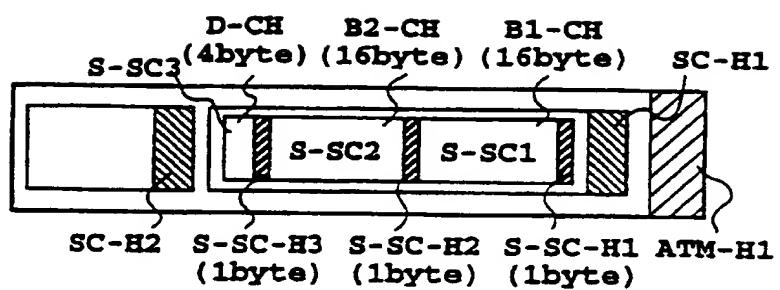


FIG. 28B

39/50



S-SC:サブショートセル

S-SC-H:サブショートセルヘッダ

FIG.29

40/50

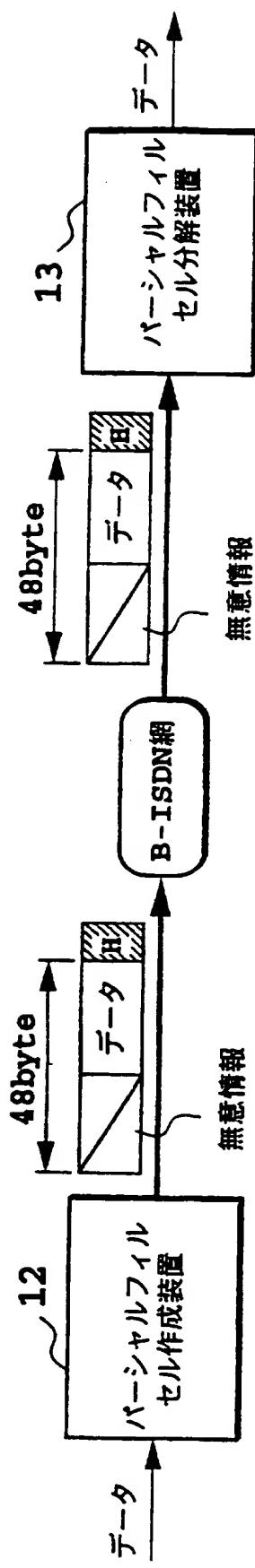


FIG. 30A

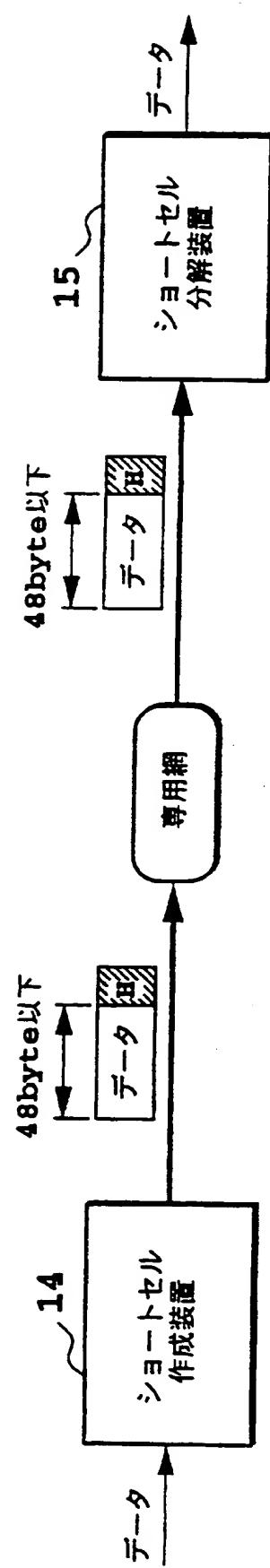


FIG. 30B

41/50

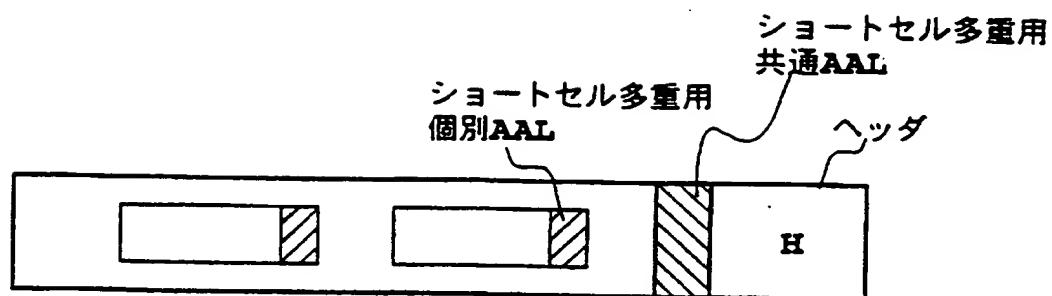


FIG. 31A

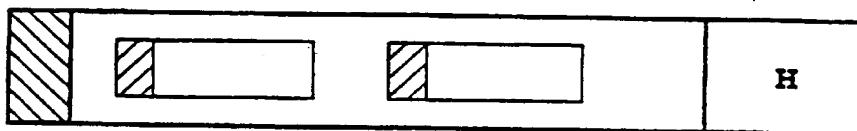


FIG. 31B

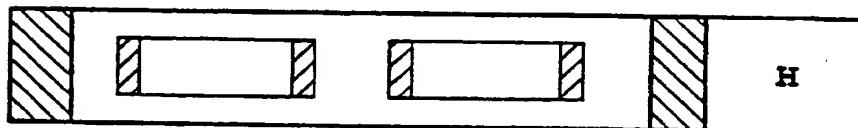


FIG. 31C

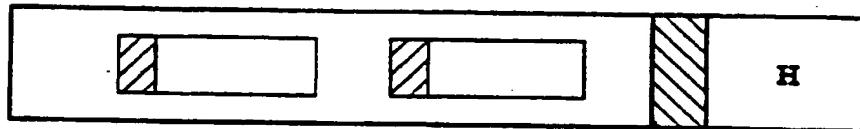


FIG. 31D

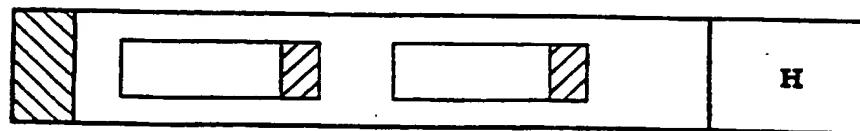
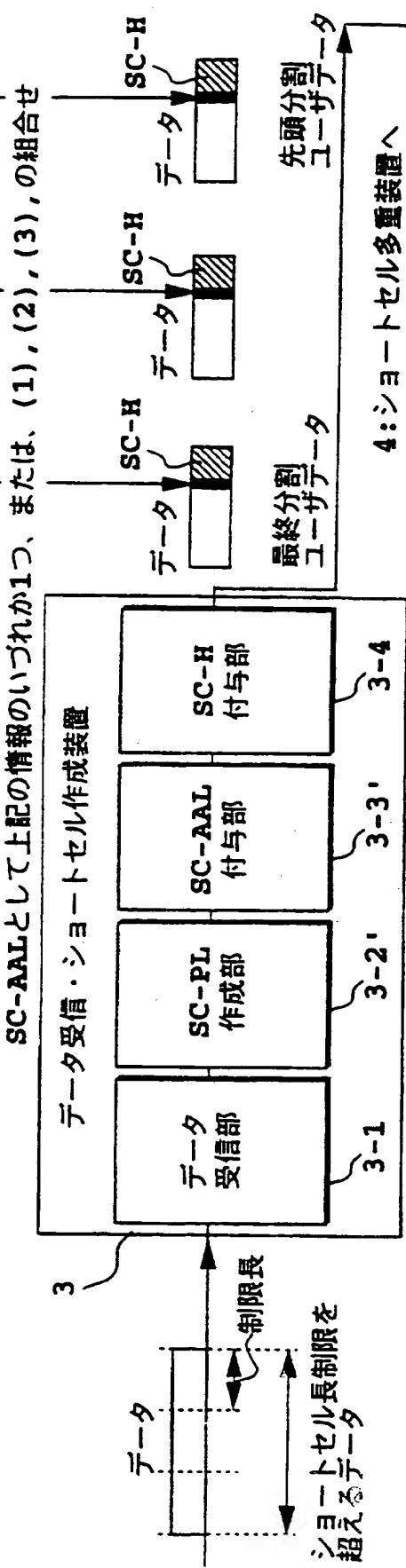
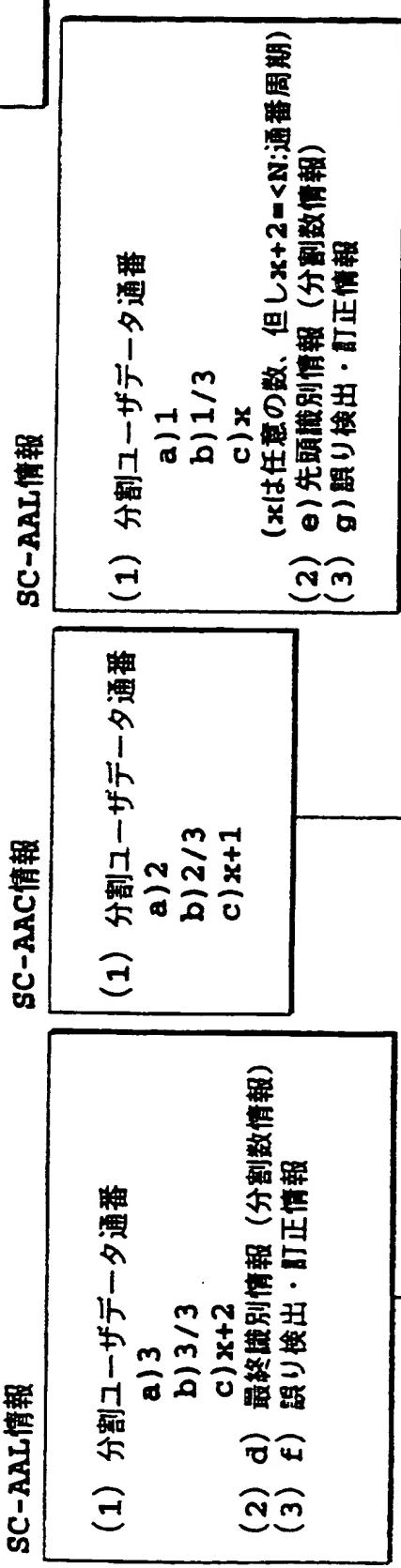


FIG. 31E

42/50

FIG.32A



43/50

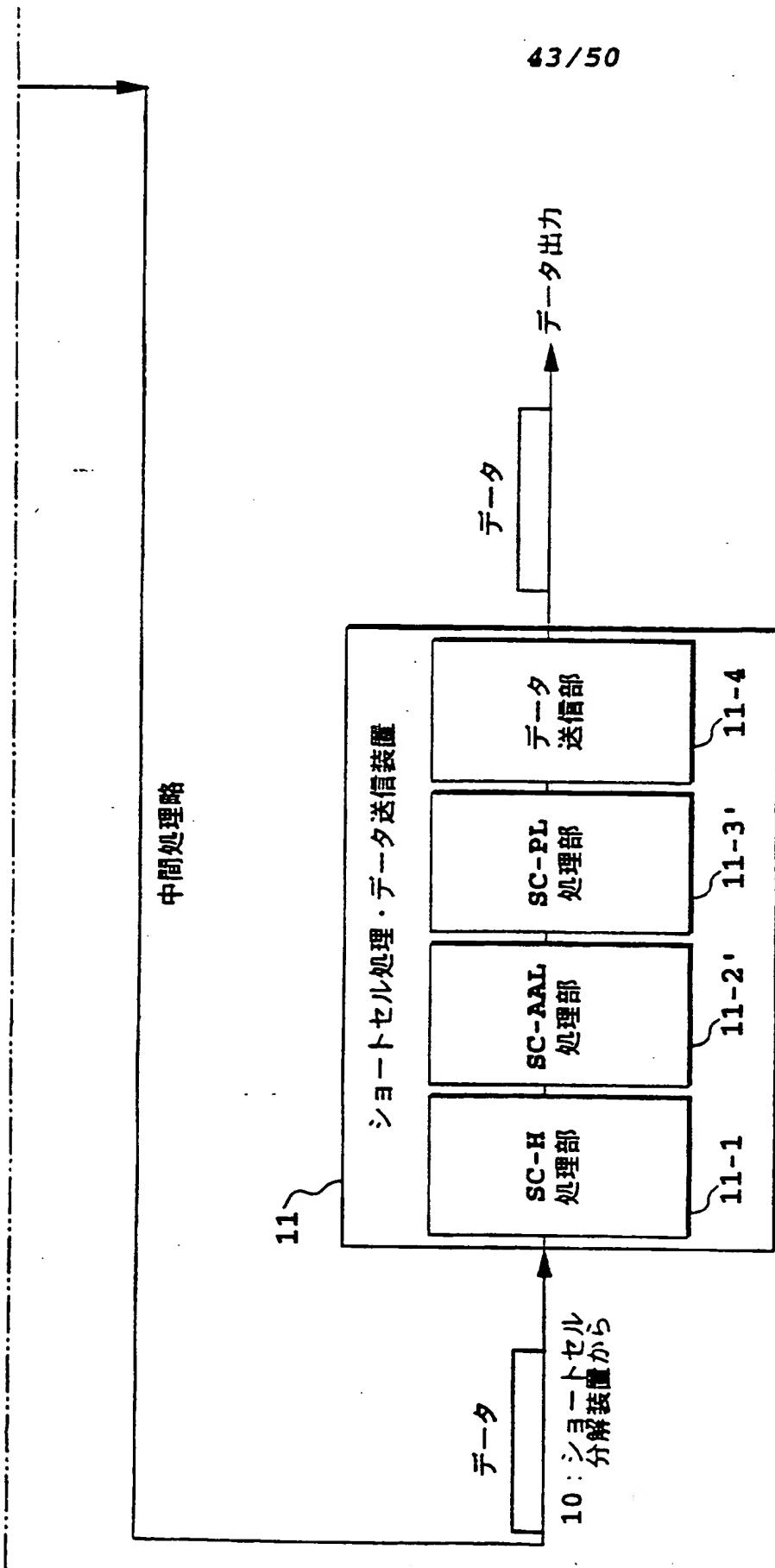


FIG. 32B

Layers	データフォーマット	備考
Application	<p>AAL User_1 AAL- SDU_1</p> <p>AAL User_2 AAL- SDU_2</p> <p>可変長のさまざまなデータ</p>	
AAL-CU service specific		<p>データ個々の属性に応じた個別の処理を行う。 (=SC-AAL)</p> <p>ユーザデータを許されたショートセル長に収まるように複数のデータに分割・組立。</p>
SSCS		
CS		<p>CPCS以下の処理は、図20～22のCPCS以下</p>
	<p>AAL-CU common part</p>	MAD (SAR)

FIG.33

45/50

標準ATM作成装置		標準ATMセル分解装置	
データ受信部		データ送信部	Application
SC-PL作成部		SC-PL処理部	
SC-AAL付与部		SC-AAL処理部	SSCS
SC-H付与部		SC-H処理部	CPCS

FIG.34

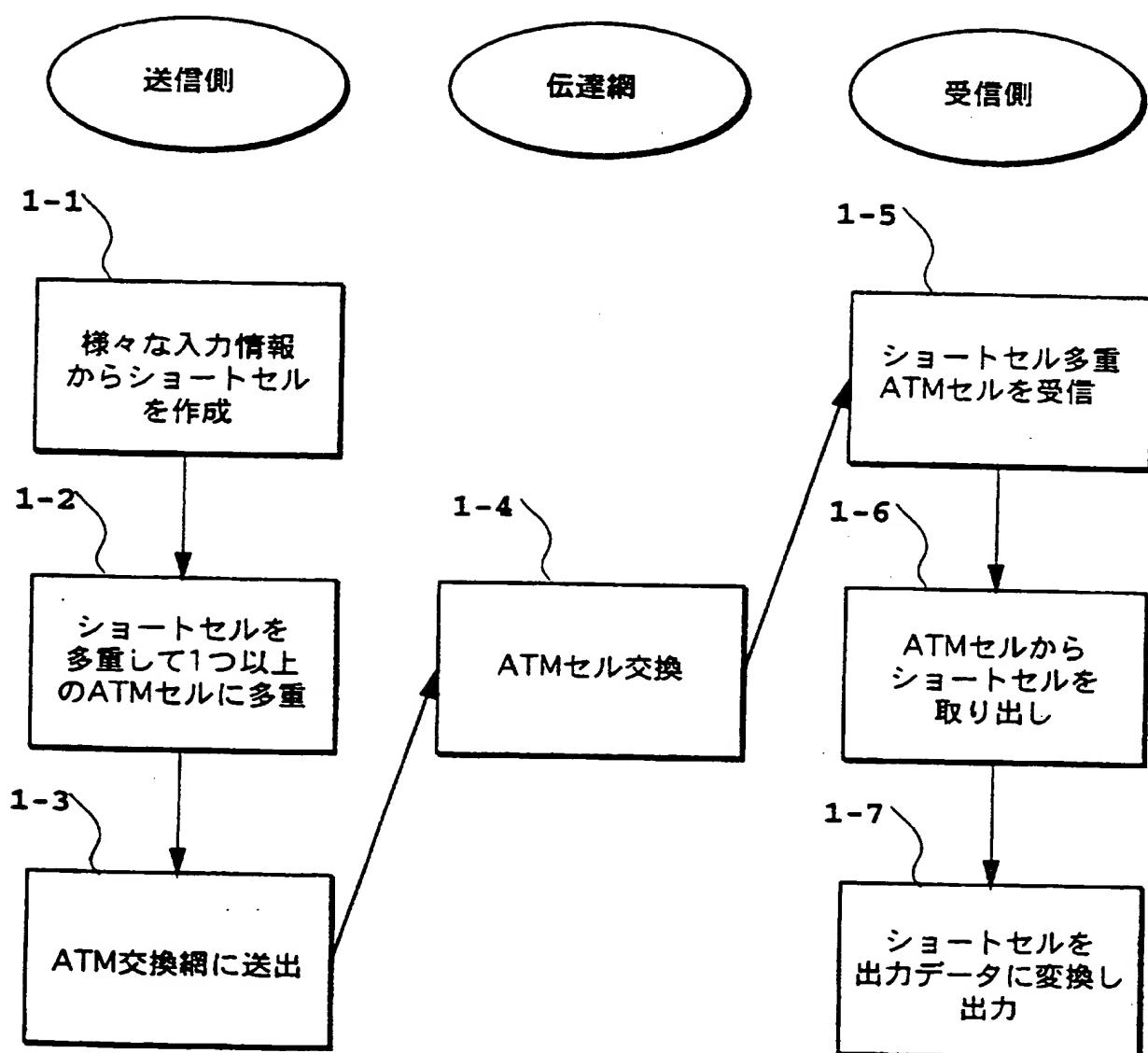


FIG.35

47/50

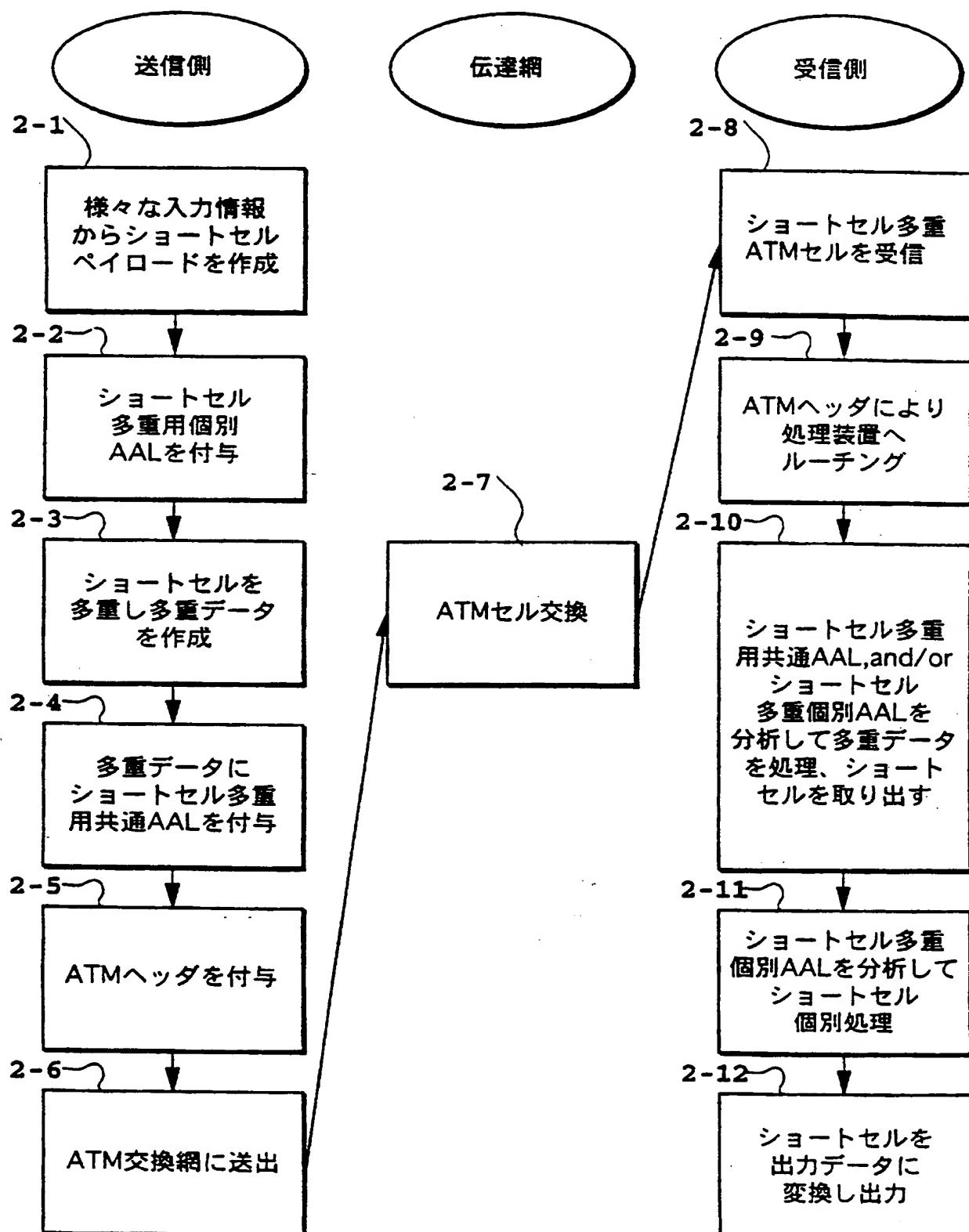


FIG.36

48/50

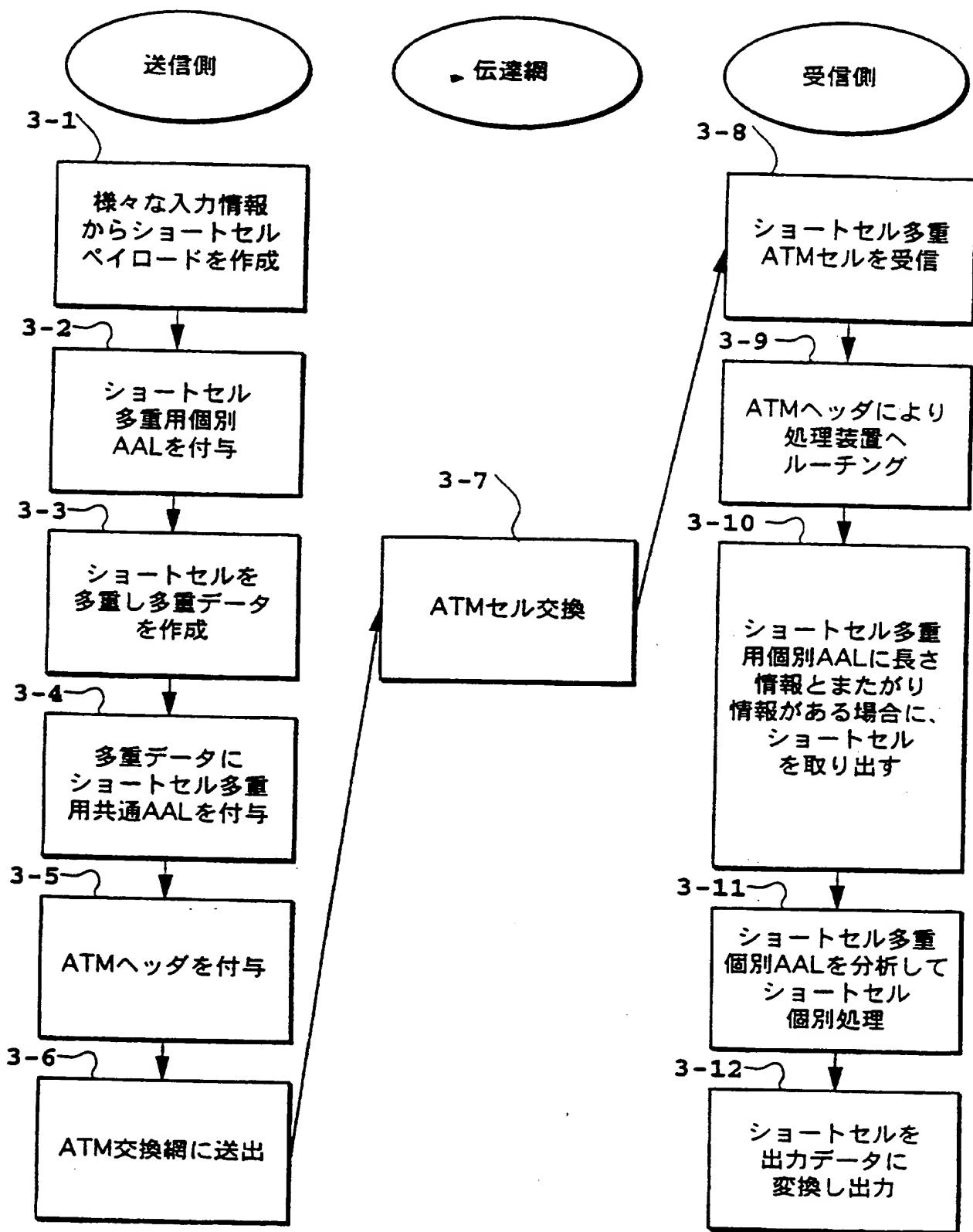


FIG.37

49/50

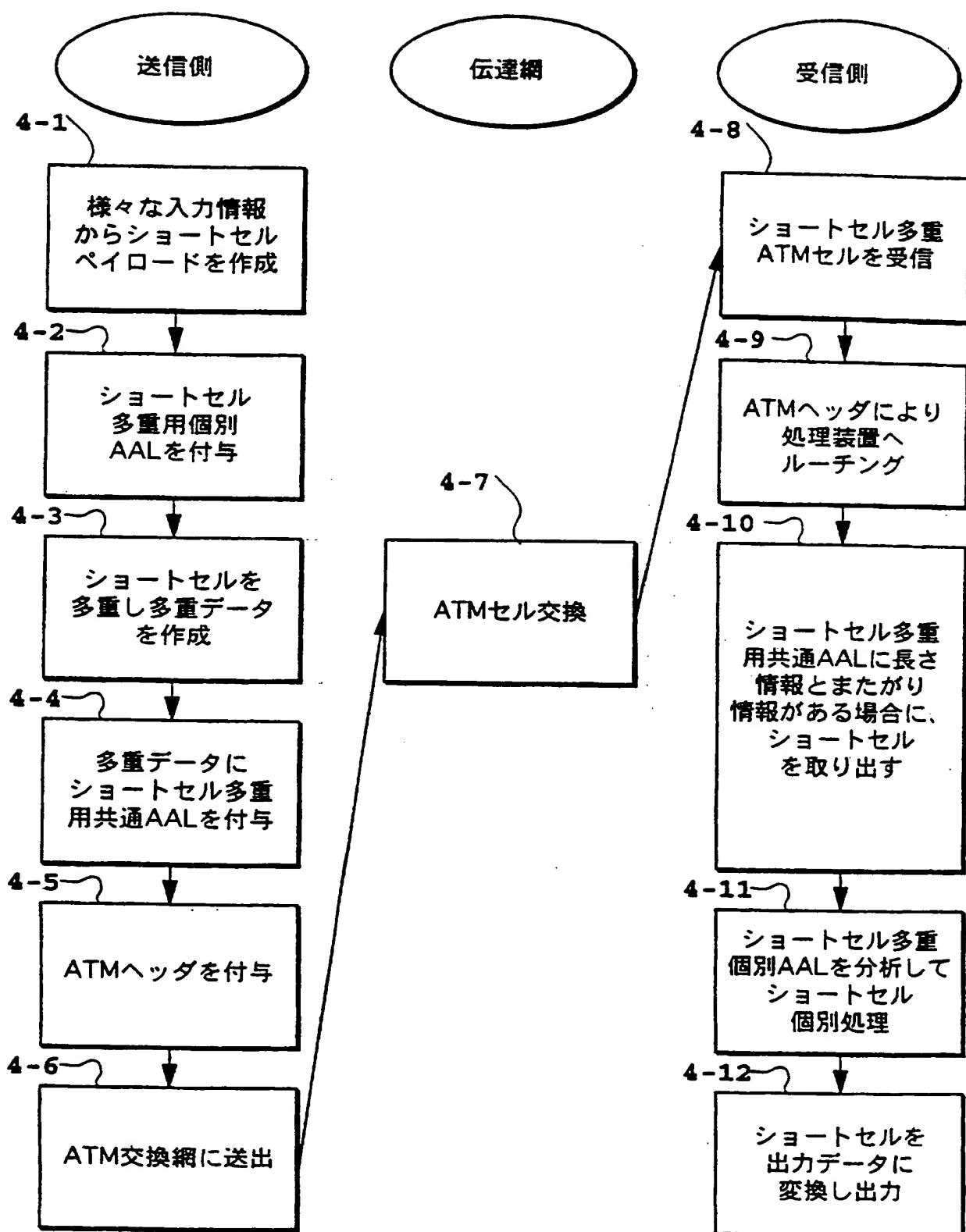


FIG.38

50/50

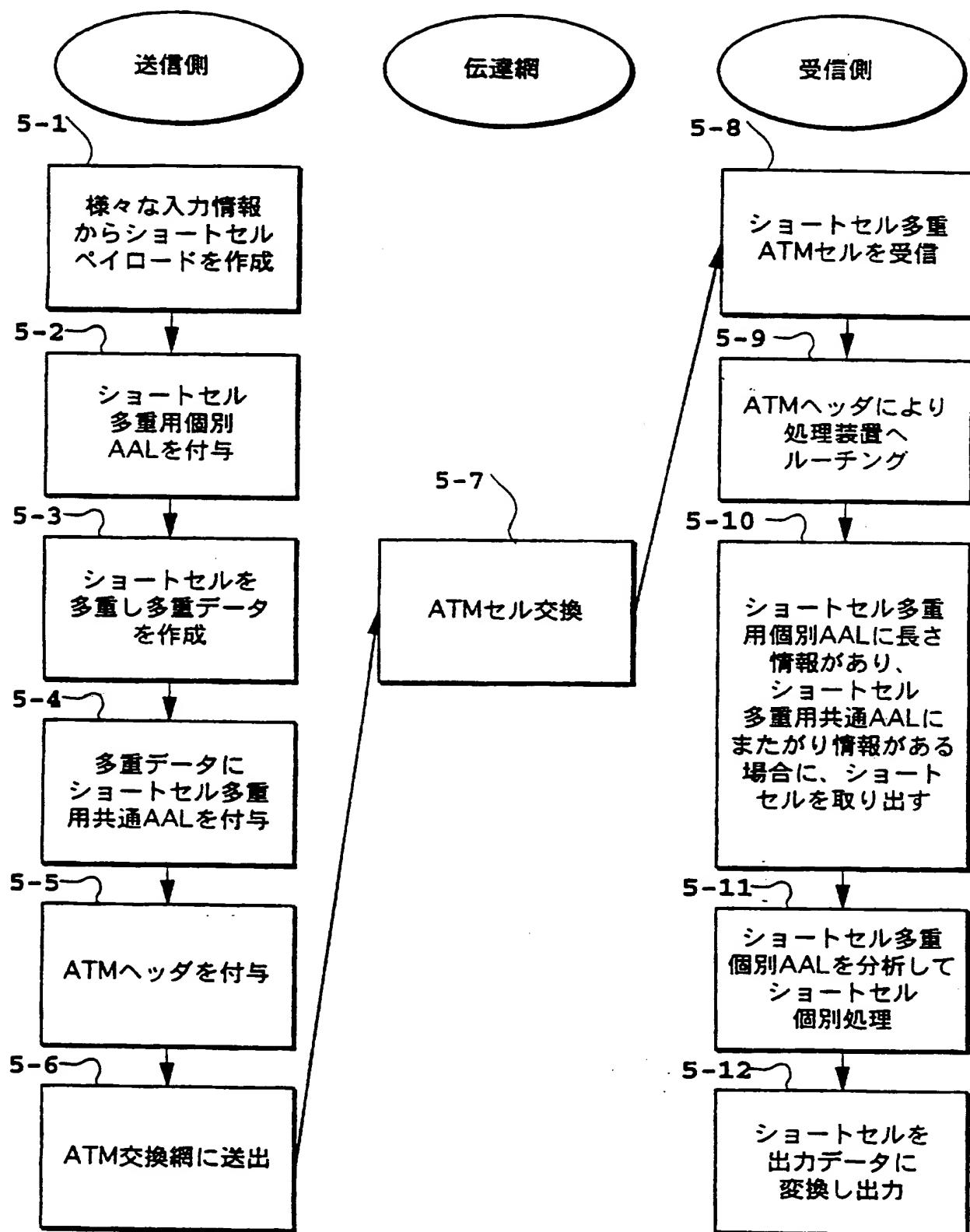


FIG.39

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP96/02954

A. CLASSIFICATION OF SUBJECT MATTER

Int. Cl⁶ H04L12/28

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int. Cl⁶ H04L12/28, H04L12/56

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1926 - 1995
Kokai Jitsuyo Shinan Koho	1971 - 1995

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	JP, 7-245628, A (NTT Mobil Communications Network Inc.), September 19, 1995 (19. 09. 95) & EP, 662778, A2	1-4, 7, 11-16, 20, 22, 24, 29, 36, 38, 40, 48, 50-51
Y		5-6, 8, 17, 25-26, 30-34, 37, 39, 41-46, 49, 53-55
A		9-10, 18-19, 21, 23, 27-28, 35, 47, 52
Y	JP, 63-197148, A (Mitsubishi Electric Corp.), August 16, 1988 (16. 08. 88) (Family: none)	5-6, 8, 25-26, 30, 32-33, 39, 41, 43-45
Y	JP, 4-157843, A (Fujitsu Ltd.), May 29, 1992 (29. 05. 92), Page 2, lower left column, line 7 to page 3, lower left column, line 18 (Family: none)	26, 34, 37, 46, 49
A		35, 47

 Further documents are listed in the continuation of Box C. See patent family annex.

- * Special categories of cited documents:
- "A" document defining the general state of the art which is not considered to be of particular relevance
- "E" earlier document but published on or after the international filing date
- "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- "O" document referring to an oral disclosure, use, exhibition or other means
- "P" document published prior to the international filing date but later than the priority date claimed
- "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
- "&" document member of the same patent family

Date of the actual completion of the international search
January 7, 1997 (07. 01. 97)

Date of mailing of the international search report

January 21, 1997 (21. 01. 97)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP96/02954

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP, 5-103016, A (Hitachi, Ltd.), April 23, 1993 (23. 04. 93), Column 4, line 42 to column 5, line 38 (Family: none)	30-31, 41-42, 45, 53-55
Y	JP, 7-162437, A (Fujitsu Ltd.), June 23, 1995 (23. 06. 95) (Family: none)	8, 17
A	JP, 7-336354, A (Oki Electric Industry Co., Ltd.), December 22, 1995 (22. 12. 95) (Family: none)	1 - 55
A	JP, 7-202895, A (Hitachi, Ltd.), August 4, 1995 (04. 08. 95) (Family: none)	1 - 55
A	JP, 5-211523, A (Siemens AG.), August 20, 1993 (20. 08. 93) & EP, 528087, A1 & US, 5287348, A	1 - 55

国際調査報告

国際出願番号 PCT/JP96/02954

A. 発明の属する分野の分類(国際特許分類(IPC))

Int. Cl' H04L12/28

B. 調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int. Cl' H04L12/28, H04L12/56

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1926-1995年

日本国公開実用新案公報 1971-1995年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	J P, 7-245628, A (エヌ・ティ・ティ移動通信網株式会社) 19. 9月. 1995 (19. 09. 95), & EP, 662778, A2	1-4, 7, 11-16, 20, 22, 24, 29, 36, 38, <u>40, 48, 50-51</u>
Y		5-6, 8, 17, 25-26, 30-34, 37, 39, 41- <u>46, 49, 53-55</u>
A		9-10, 18-19, 21, 23, , 27-28, 35, 47, 52
Y	J P, 63-197148, A (三菱電機株式会社) 16. 8月. 1988 (16. 08. 88). (ファミリーなし)	5-6, 8, 25-26, 30, 32-33, 39, 41, 43- 45

 C欄の続きにも文献が例挙されている。 パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」先行文献ではあるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献(理由を付す)

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日 07. 01. 97	国際調査報告の発送日 21.01.97
国際調査機関の名称及びあて先 日本国特許庁 (ISA/JP) 郵便番号100 東京都千代田区霞が関三丁目4番3号	特許庁審査官(権限のある職員) 江崎 浩仁 印 5K 9466 電話番号 03-3581-1101 内線 3555

C (続き) 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y — A	J P. 4-157843, A (富士通株式会社) 29. 5月. 1992 (29. 05 . 92), 第2頁左下欄第7行—第3頁左下欄第18行, (ファミリーなし)	26.34.37.46.49 35.47
Y	J P. 5-103016, A (株式会社日立製作所) 23. 4月. 1993 (23. 04. 93), 第4欄第42行—第5欄第38行, (ファミリーなし)	30-31.41-42.45. 53-55
Y	J P. 7-162437, A (富士通株式会社) 23. 6月. 1995 (23. 06 . 95), (ファミリーなし)	8.17
A	J P. 7-336354, A (沖電気工業株式会社) 22. 12月. 1995 (22 . 12. 95), (ファミリーなし)	1-55
A	J P. 7-202895, A (株式会社日立製作所) 4. 8月. 1995 (04. 0 8. 95), (ファミリーなし)	1-55
A	J P. 5-211523, A (シーメンス アクチエンゲゼルシャフト) 20. 8月 . 1993 (20. 08. 93), &EP, 528087, A1, &US, 5287 348, A	1-55

THIS PAGE BLANK (USPTO)